

بسم الله الرحمن الرحيم



Association for Alternative Energy Research e.V.,
www.vaeef.de
Middle East Institute for Alternative Energy (MEAE),
www.aecenar.com/institutes/meae



مدخل الى

Siemens S7-300

مترجم من كتاب تعليمي من شركة Siemens

See <http://hassanheha.forumn.net/montada-f154/topic-t3284-90.htm#20549> and
<http://support.automation.siemens.com/WW/view/en/10966404>

فهرس

1. تثبيت البرنامج STEP 7 V 5.x 4
2. التعامل مع الترخيص 12
3. مواءمة الواجهة البينية للبرنامج (وصلة الحاسب) 16
4. تثبيت البرنامج STEP 7 22
5. مواءمة الواجهة البينية للبرنامج (وصلة الحاسب) 23
6. ما هو الـ PLC ولماذا يستخدم 28
6. 1. ما هو مفهوم الـ PLC 28
6. 2. كيف يقود الـ PLC العملية 28
6. 3. من أين يحصل الـ PLC على المعلومات حول وضع العملية 29
6. 4. أين يكمن الفرق بين التماسات المفتوحة عادةً والتماسات المغلقة عادةً 29
6. 5. كيف يتواصل الـ PLC مع إشارات الدخل والخرج 30
6. 6. كيف يعمل البرنامج ضمن الـ PLC 31
6. 7. كيف تظهر العمليات المنطقية في برنامج الـ PLC 32
6. 7. 1. عملية and 32
6. 7. 2. عملية OR 35
6. 7. 3. النفي 36
6. 8. كيف يتم توليد برنامج الـ PLC ؟ وكيف يصل إلى ذاكرة الـ PLC ؟ 37
7. تجميع وتشغيل SIMATIC S7-300 38
8. تمرين مثال 41
9. تطبيق مشروع STEP 7 42
10. كتابة برنامج STEP 7 بلغة FBD 50
11. تعقب برنامج STEP 7 ضمن الـ CPU 62
12. توليد ترقية الكيان الصلب من أجل CPU 315-2dp 64
13. كتابة برنامج STEP 7 76
14. تعقب برنامج الـ STEP 7 79
1. مقدمة 81
2. وظيفة وتصميم الـ PLC 82
2. 1. أنواع الإشارات في تكنولوجيا نظم التحكم 82
2. 1. 1. إشارة ثنائية 82
2. 1. 2. الإشارة التماثلية 83

84	2. 2. أنظمة العد.....
84	2. 2. 1. النظام العشري.....
85	2. 2. 2. النظام الثنائي.....
85	2. 2. 3. ترميز BCD (ترميز-1-2-4-8).....
86	2. 2. 4. نظام العد السداسي عشر.....
86	2. 2. 5. توضيح لأنظمة العد.....
88	2. 2. 6. قواعد التحويل.....
90	2. 3. 3. مصطلحات معلوماتية.....
90	2. 3. 1. البت BIT.....
90	2. 3. 2. البايت BYTE.....
90	2. 3. 3. الكلمة WORD.....
91	2. 3. 4. الكلمة المزدوجة Double-word.....
91	2. 3. 5. عنوان البت.....
91	2. 3. 6. عنوان البايت.....
91	2. 3. 7. عنوان الكلمة.....
92	2. 3. 8. عنوان الكلمة المزدوجة.....
93	2. 4. تجميع الـ PLC.....
95	2. 5. 5. الوحدات الوظيفية الرئيسية للـ PLC.....
95	2. 5. 1. وحدة المعالجة المركزية CPU.....
96	2. 5. 2. مسار المنظومة the BUS SYSTEM.....
96	2. 5. 3. وحدة التغذية.....
96	2. 5. 4. ذاكرة البرنامج.....
96	2. 5. 5. الـ RAM.....
97	2. 5. 6. فلاش ابيروم Flash- EPROM.....
98	2. 6. نظام الأتمتة SIMATIC S7.....
98	2. 6. 1. SIMATIC S7 - 300.....
104	2. 7. معالجة البرنامج.....
104	2. 7. 1. ذاكرة البرنامج.....
104	2. 7. 2. المعالجة الخطية للبرنامج.....
105	2. 7. 3. معالجة برامج بنوية.....
106	2. 7. 4. أجزاء المستخدم.....
106	2. 7. 5. أجزاء النظام للوظائف العيارية ووظائف النظام.....
107	3. لغة البرمجة STEP 7.....
107	3. 1. لغة البرمجة STEP 7 بشكل عام.....

107.....	3 .2. تحويل STEP 7 ⇒ STEP 5
108.....	3 .3. المعيارية IEC 61131 من أجل الـ PLC
109.....	3 .4. هيكلية المجلدات
111.....	3 .5. تعريف التركيبة والبارامترات
112.....	3 .6. تعليمة التحكم
112.....	3 .6.1. جزء العملية
114.....	3 .6.2. جزء المعاملات
115.....	3 .7. العنوان
115.....	3 .7.1. العنوان بالرموز
115.....	3 .7.2. العنوان المطلقة
117.....	3 .8. وصف البرنامج
117.....	3 .8.1. المخطط السلمى LAD
117.....	3 .8.2. مخطط الكتل الوظيفية FBD (في STEP 7 VERSION 3.x و أعلى)
118.....	3 .8.3. القائمة المعيارية stL
119.....	3 .9. ذواكر البت
119.....	3 .9.1. ذواكر البت الباقية
119.....	3 .9.2. ذواكر البت غير الباقية

1. تثبيت البرنامج STEP 7 V 5.x

إن STEP 7 له ثلاث نسخ :

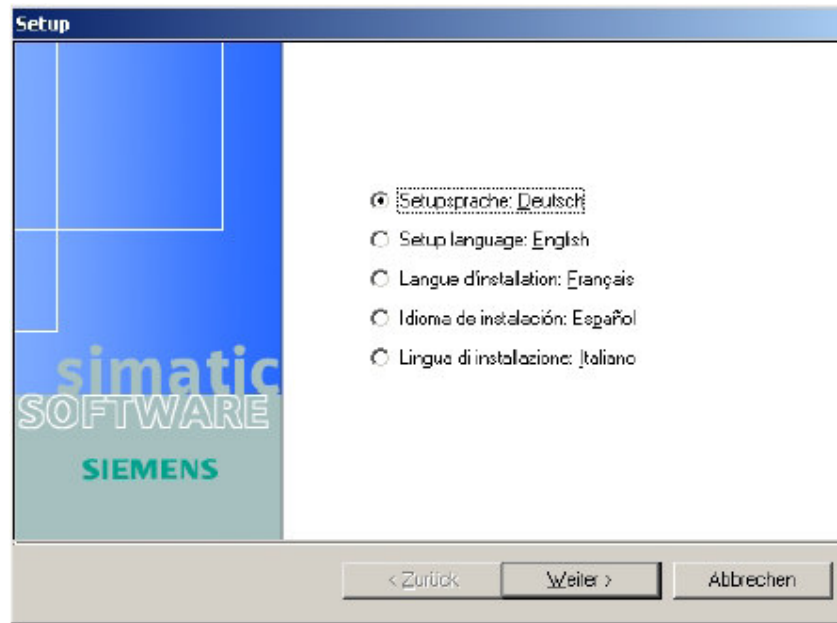
- STEP 7 النسخة التخصصية التي يمكنها تشغيل جميع التطبيقات المزودة من قبل STEP 7 (S7-GRAPH أو S7-PLCSIM). يجب أن تكون هذه الباقة البرمجية مرخصة.
- STEP 7 النسخة التدريسية والتي تحتوي على الباقة الخيارية S7-PLCSIM . يجب أن تكون هذه الباقة البرمجية مرخصة ويمكن استعمالها لمدة 120 يوم.
- STEP 7 Mini المختصرة. وهي نسخة محدودة لا تحتاج إلى ترخيص، لكنها بالمقابل لا تسمح باستخدام الباقت الخيارية الأخرى (مثلاً S7-GRAPH أو S7-PLCSIM).



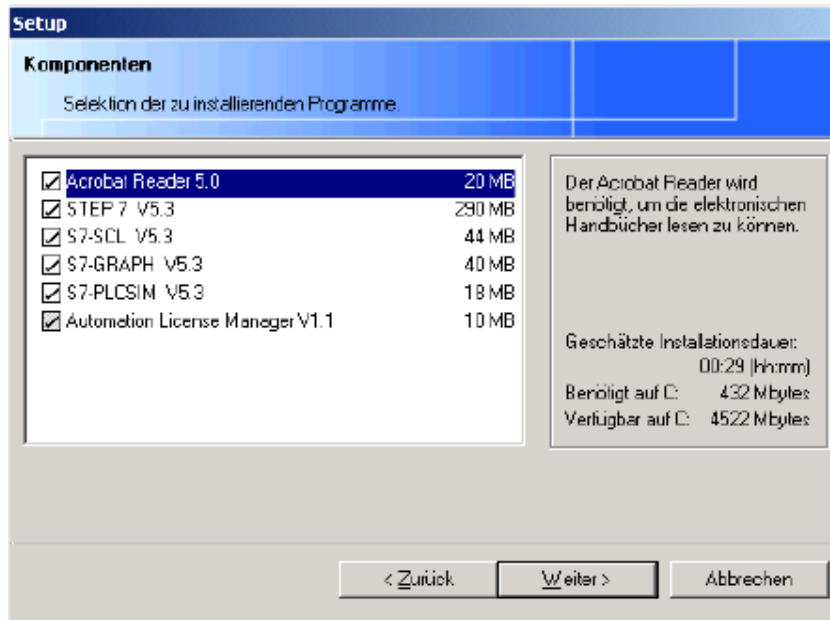
يوزع STEP 7 على أقراص مدمجة تحتوي على البرنامج ويرفق القرص المدمج بقرص مرن يحتوي على ترخيص تشغيل البرنامج. بعد نقل المعطيات من القرص المرن إلى الحاسب يمكن للمستخدم تشغيل نسخة STEP 7 التخصصية. كما ويمكن أيضاً استخدام قرص الترخيص هذا على حاسب آخر أو نسخه لترخيص البرنامج.

من أجل تثبيت STEP 7 اتبع الخطوات الآتية :

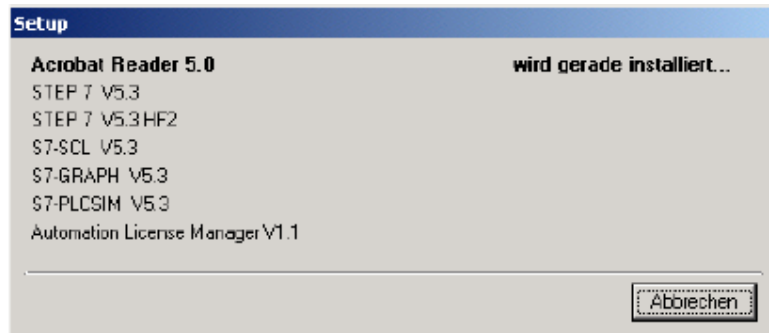
1. ضع قرص STEP 7 المدمج في السواعة.
2. يجب أن يقلع برنامج التثبيت آلياً. إن لم يحدث ذلك يمكن إقلاعه بالنقر المزدوج على الملف التنفيذي **setup.exe** ضمن القرص المدمج. سيقوم برنامج التثبيت بإرشادك عبر كامل عملية تثبيت برنامج الـ STEP 7
3. من أجل استخدام النسخة التخصصية من STEP 7 يجب ترخيص البرنامج على حاسبك بنقل الملفات من قرص الترخيص إلى حاسبك. تتم هذه العملية في نهاية تثبيت البرنامج. إذا قمت بوضع قرص الترخيص المرن في السواعة عند بدء عملية التثبيت فسيتم نقل الترخيص آلياً إلى حاسبك عندما يحين الوقت.
ضع قرص الترخيص في السواعة الآن أثناء بدء عملية التثبيت.
4. عند بدء عملية التثبيت سيتم سؤالك أولاً عن اللغة التي تريد استخدامها للمتابعة.
اختر اللغة المناسبة واقبلها بواسطة **Next** (التالي). (Next →)



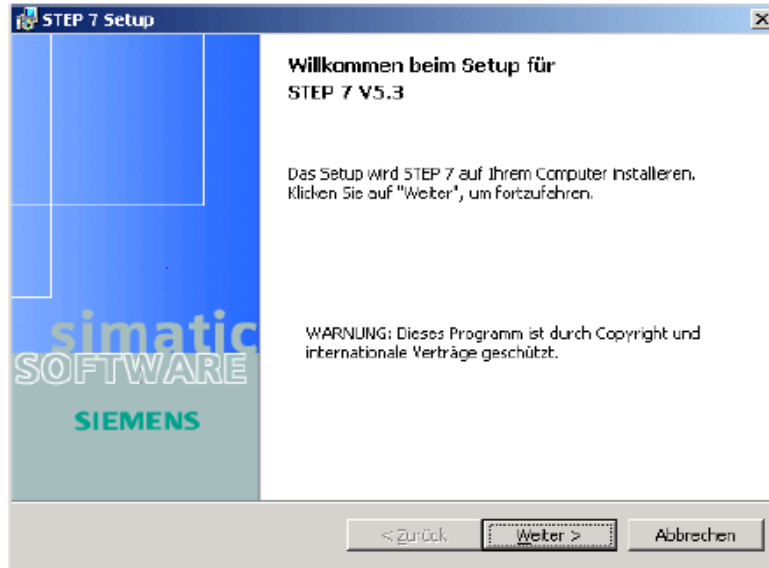
5. بعد اختيار اللغة يتم اختيار الباقيات البرمجية الخيارية. لإتمام كل أجزاء هذه الدورة التدريبية يلزم وجود الخيار **NCM S7-PROFIBUS** (التالي) (Next →).



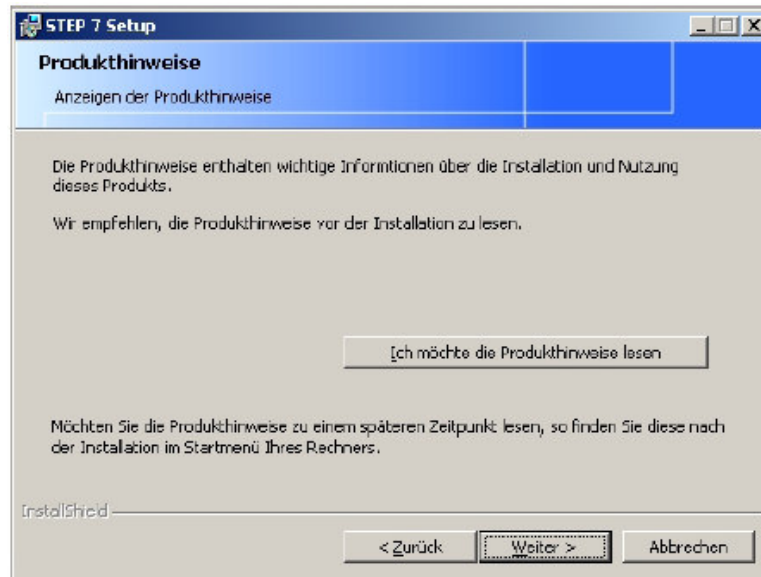
6. بعد ذلك تظهر نافذة تقوم بعرض العناصر التي يتم تثبيتها. يمكن إلغاء التثبيت إذا دعت الحاجة لذلك (إلغاء). (→ Abort)



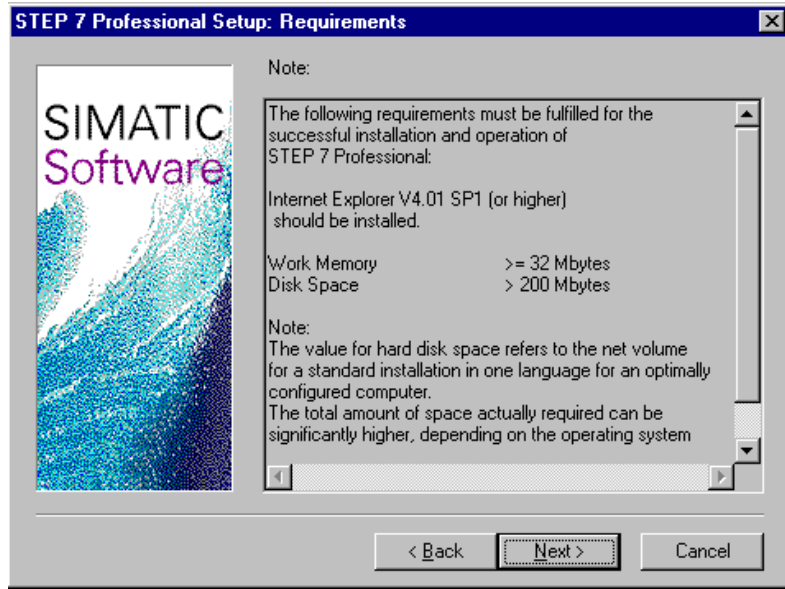
7. أخيراً، تصل إلى الصفحة الأولى من STEP 7. يقوم برنامج التثبيت بتبنيهاك إلى حقوق النسخ (التالي) (Next →).



8. الآن يمكنك الإطلاع على "إقرأني" **Readme** إذا أردت (التالي) (Next →).



9. تظهر في النافذة التالية متطلبات الكيان الصلب واللين. إذا احتجت يمكنك استخدام المستكشف **Explorer V4.01 SP1** الموجود ضمن القرص المدمج لـ STEP 7 (التالي) (Next →).

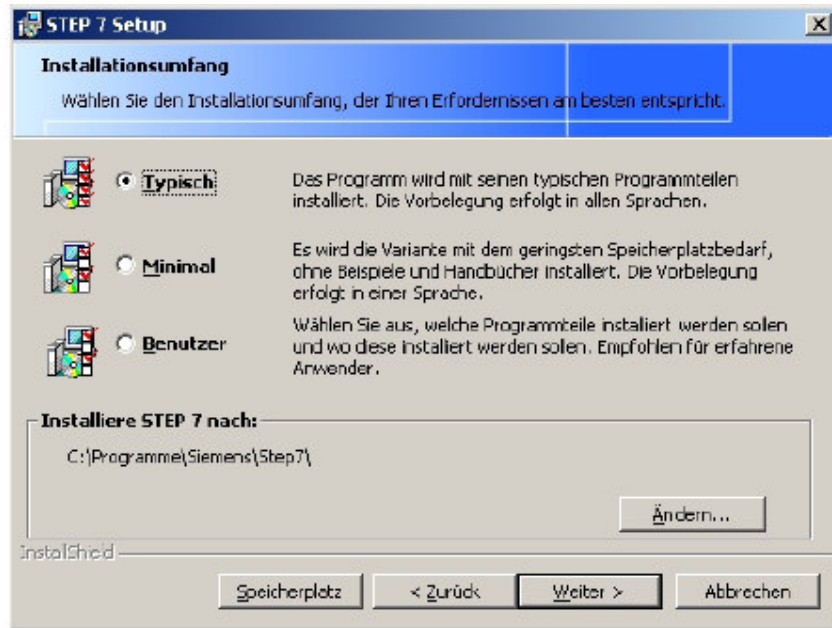


10. الآن اقرأ عقد الاتفاق واقبلها بواسطة **Yes** (نعم) (→ Yes) .

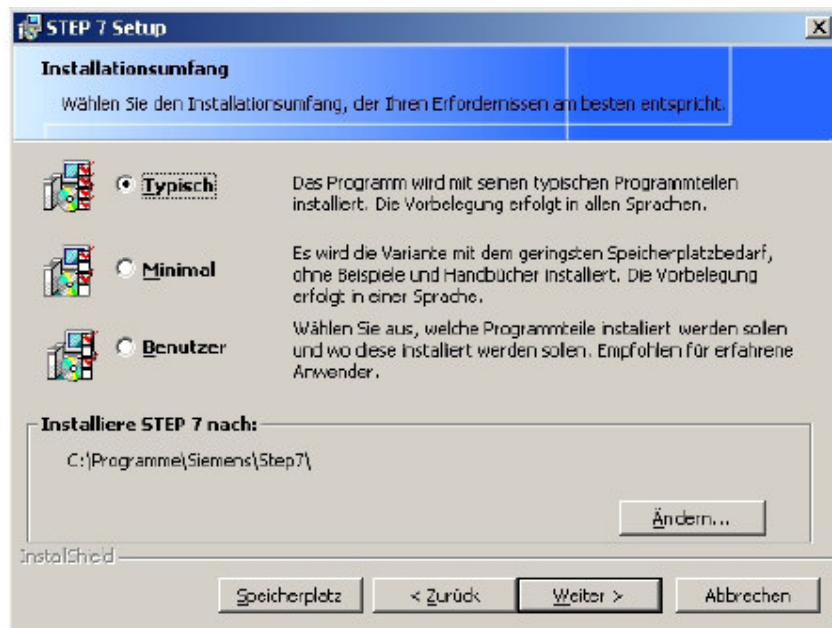


11. يجب عليك القيام بعملية التسجيل بإدخال رقم العقد الخاص ببرنامجك. يمكنك العثور على هذا الرقم ضمن الوثيقة المرفقة مع البرنامج. يبدأ هذا الرقم بـ **ID: KHE...** . امأأ الحقول : الاسم، الشركة والرقم ... (→ Name → Company → Identnr. ID: KHE → Next).

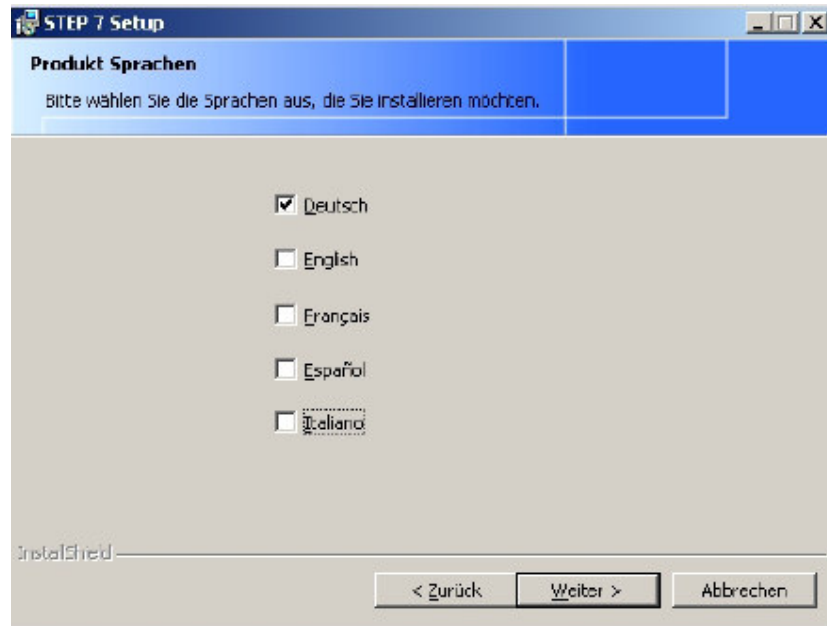
12. يتم هنا اختيار المجلد والجزء من القرص الصلب الذي تريد تثبيت البرنامج ضمنه. (التالي) (Next →).



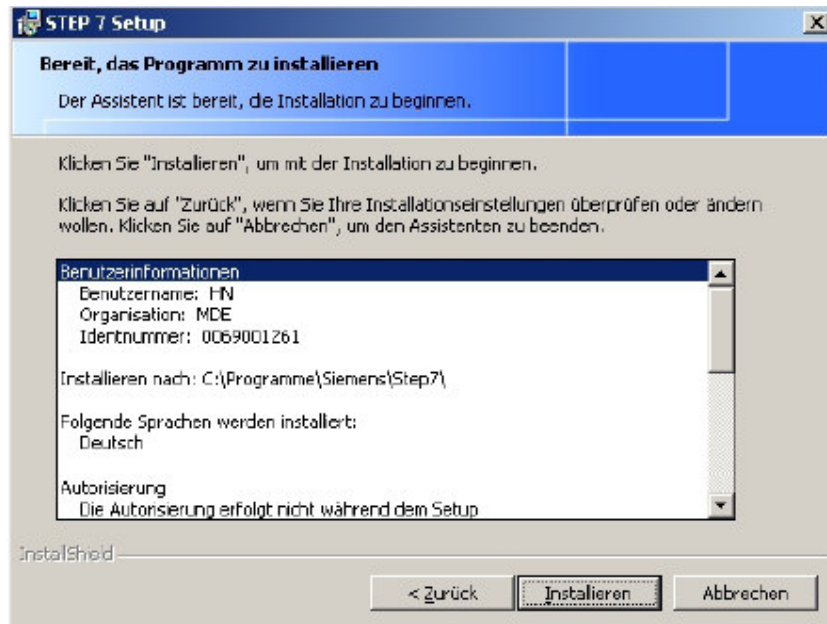
13. ينصح باختيار التثبيت العياري لأنه الأقل تكلفةً ويحتوي على أمثلة. (التالي) (Next →).



14. يمكنك الآن اختيار اللغات التي تريد تثبيتها للمنشآت (التالي) (Next →).



15. يتم الآن البدء بالتثبيت. يمكن مشاهدة جميع الخيارات مفصلةً على الشاشة (التالي) (Next →).



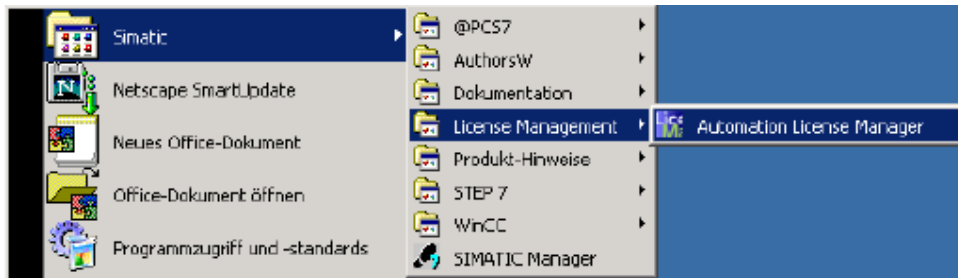
2. التعامل مع الترخيص

للتمكن من استخدام نسخة STEP 7 التخصيصية لا بد من نقل الترخيص إلى الحاسب. هذا ويمكن إعادة الترخيص إلى القرص المرن إذا لزم الأمر بغية استخدامه على حاسبٍ آخر.

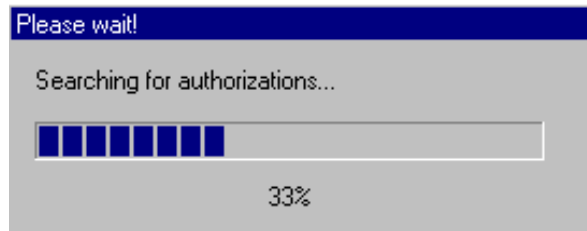


تتم هذه العملية بالشكل الآتي :

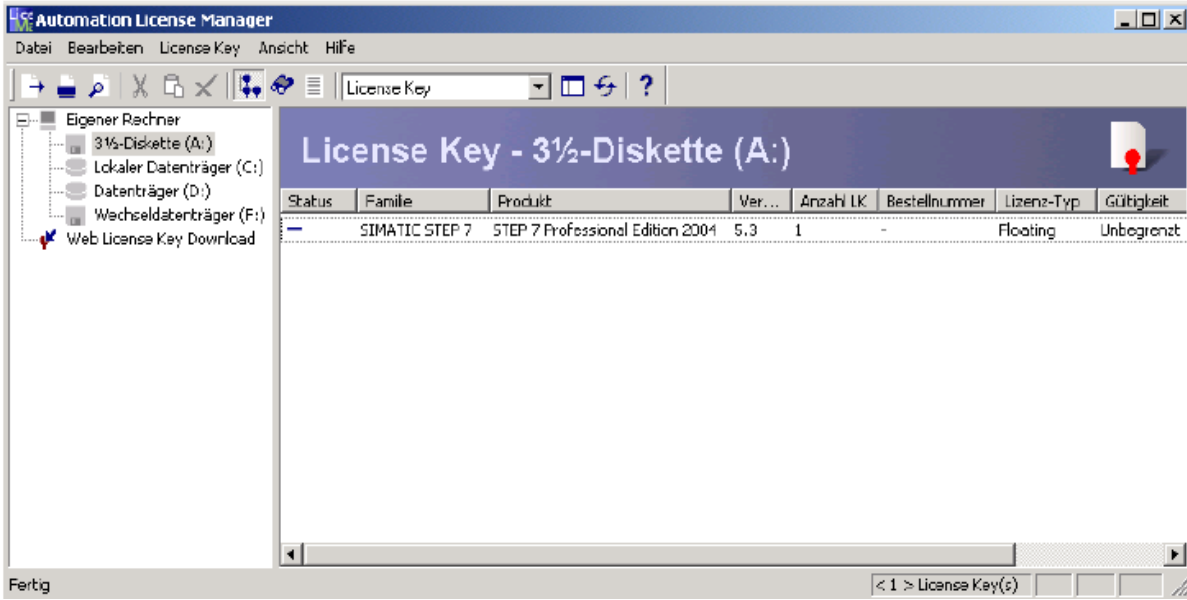
1. أولاً يجب وضع القرص المرن في السواقة وفتح الأداة **AuthorsW**
(→ START → Simatic → License Management → Automation License Manager)



2. بعد فتح الأداة **AuthorsW** يتم سير القرص المرن والقرص الصلب بحثاً عن التراخيص.



3. بهدف نقل الترخيص قم بتعليم الترخيص المرغوب بواسطة الفأرة ومن ثم انقله إلى القرص المرين بواسطة الزر ←
(→ SIK/SIMATIC STEP 7 -Basis V5.0 → ←).



ملاحظة : يتم نقل الترخيص بطريقة مماثلة من قرص الترخيص إلى القرص الصلب.



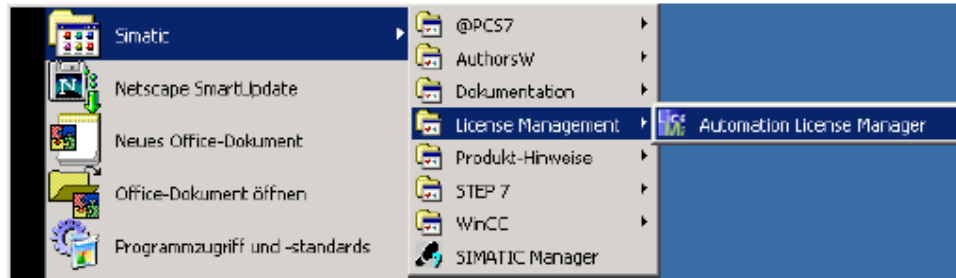
ترقية الترخيص

عند الحاجة لتحديث نسخة أقدم من STEP 7 يمكن طلب الترقية بسعر فعال. قبل القيام بتثبيت الترقية لا بد من نقل الترخيص من القرص المرن القديم إلى القرص المرن الجديد ثم ترقيته للنسخة الجديدة. المطلوب هو أن يكون نقل الترخيص من الحاسب إلى القرص المرن القديم قد تم.

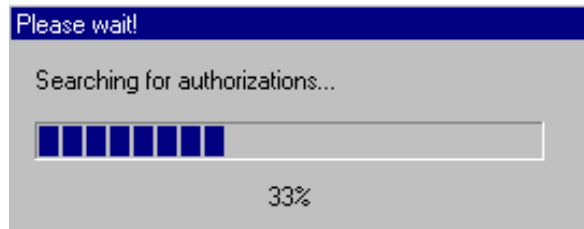


فيما يلي شرح عن كيفية ترقية النسخة 4.x إلى النسخة 5.x.

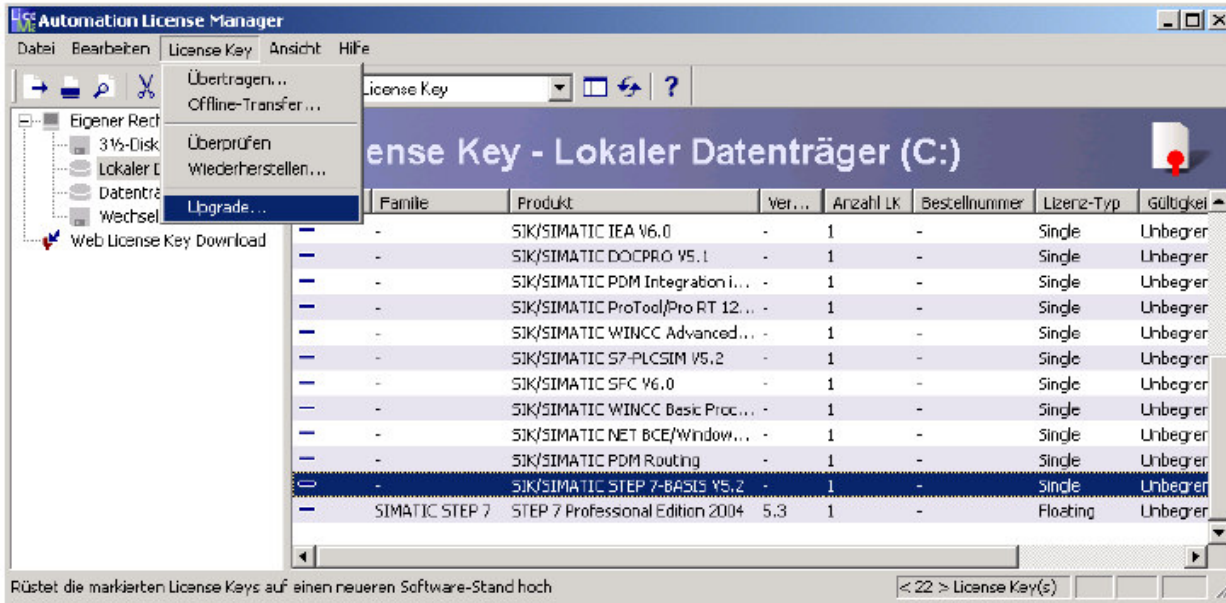
1. يجب أولاً وضع قرص ترقية الترخيص في السواعة وفتح الأداة **AuthorsW** (\rightarrow START \rightarrow Simatic \rightarrow AuthorsW \rightarrow AuthorsW).



2. بعد فتح الأداة **AuthorsW** يتم سير القرص المرن والقرص الصلب بحثاً عن التراخيص.



3. يتم عرض التراخيص الموجودة على القرص المرن والقرص الصلب. ستجد ترخيص الترقية على القرص المرن.



4. أولاً يتم بدء ترقية الترخيص (→ Authorization → Upgrade)



3. موازنة الواجهة البينية للبرنامج (وصلة الحاسب)

إن برمجة SIMATIC S7-300 من الحاسب أو وحدة البرمجة تتطلب وصلة MPI. والـ MPI هي Multi Point Interface (واجهة بينية متعددة النقاط) وهي واجهة بينية للاتصال تؤمن ارتباط حتى 32 جهاز (مثلاً حاسب، أنظمة HMI ...). تستخدم وصلة الـ MPI مع أنظمة الواجهات البينية إنسان-آلة (HMI : Human Machine Interface) لبرمجة، تخدم ومراقبة تبادل المعطيات بين وحدات معالجة SIMATIC S7.



تتضمن كل SIMATIC S7-300 واجهة بينية متكاملة ضمنها.

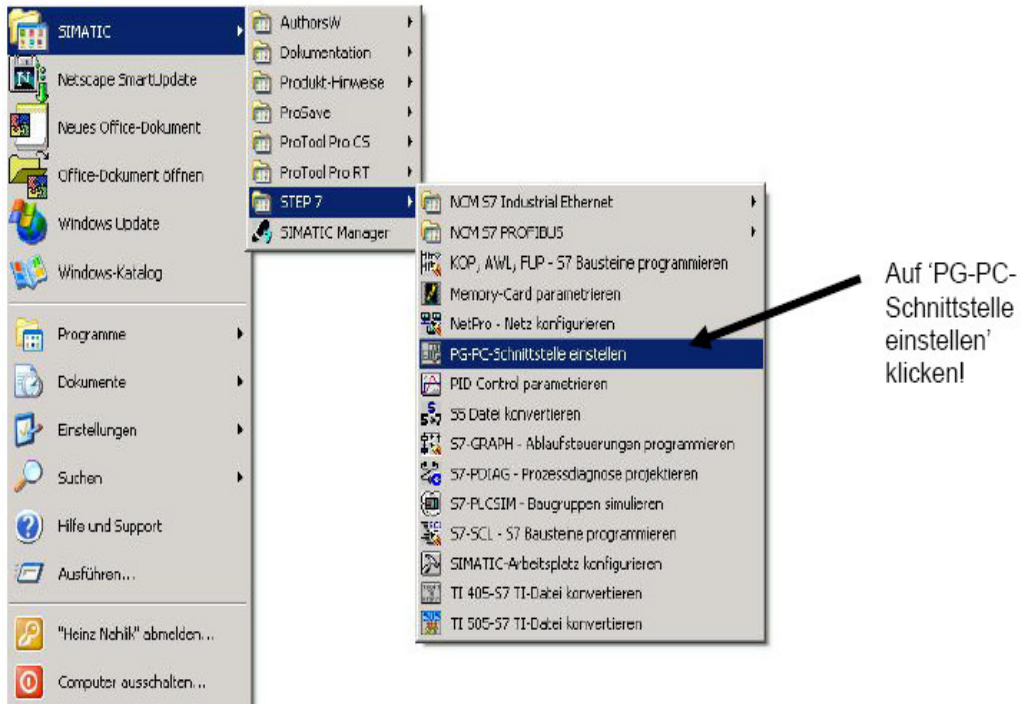
هناك عدة طرق ممكنة لوصول حاسب شخصي أو محمول مع وصلة MPI :

- معالجات اتصال ISA متكاملة من أجل أجهزة البرمجة.
- معالجات اتصال ISA من أجل أجهزة الحواسيب الشخصية (مثلاً بطاقة MPI-ISA).
- معالجات اتصال PCI من أجل أجهزة الحواسيب الشخصية (مثلاً CP5611).
- معالجات اتصال PCMCIA من أجل أجهزة الحواسيب المحمولة (مثلاً بطاقة CP5511).
- موائم للاتصال عبر المنفذ التسلسلي للحاسب الشخصي أو المحمول (مثلاً موائم الحاسب الشخصي).

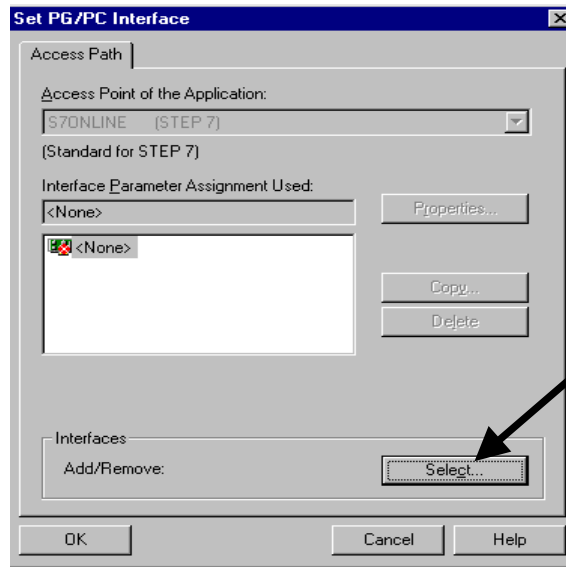
تصف الخطوات التالية معايرة و بارامترات وصلة الحاسب من أجل الحواسيب الشخصية :

1. قم باستدعاء Set PG-PC-Interface

(→ Start → SIMATIC → STEP 7 → Set PG-PC-Interface)

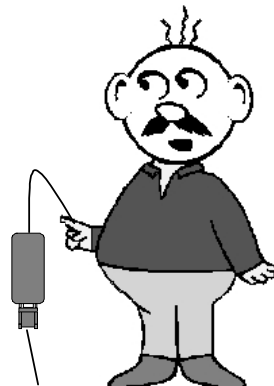
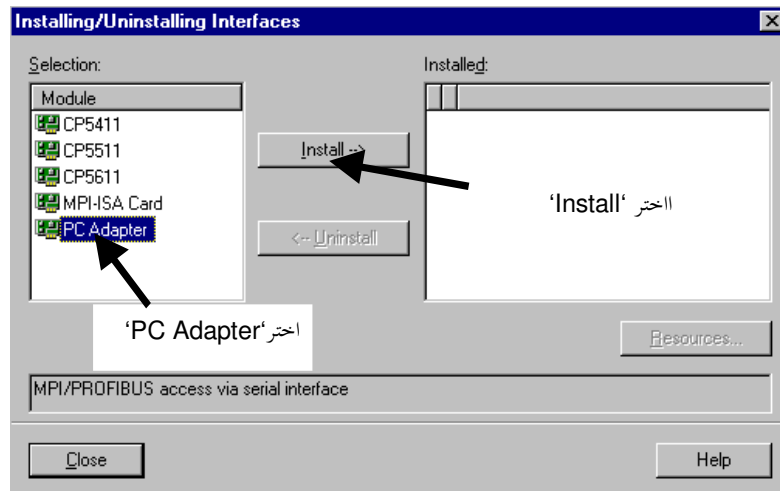


2. يسمح الزر **Select** باختيار وصلة الـ MPI. (Select →).



اختر 'Select'

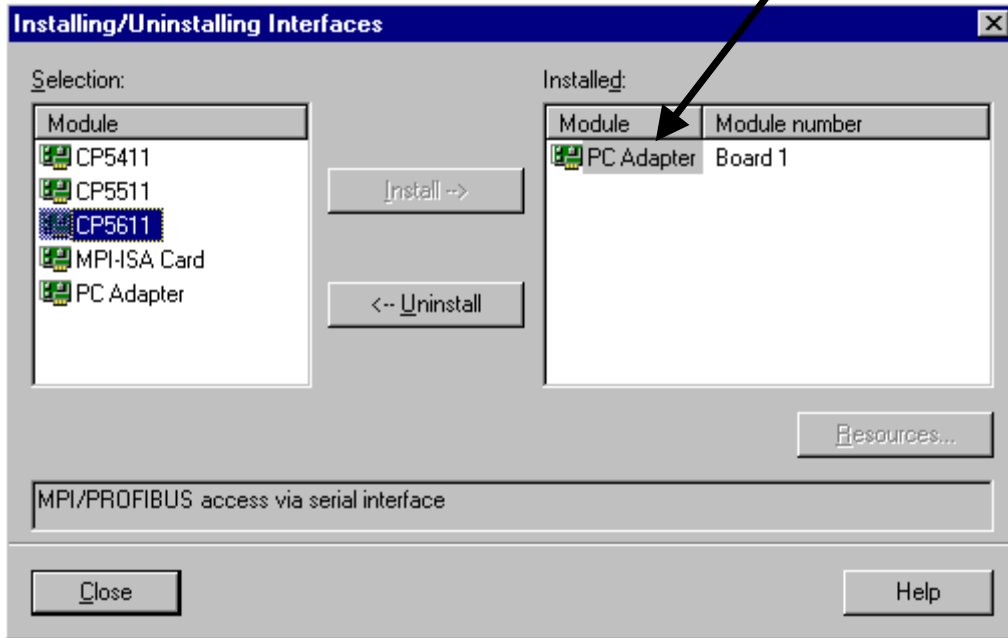
3. اختر الوحدة المناسبة مثلاً اختر موثم الحاسب الشخصي **PC-Adapter** ثم **Install** (→ PC-Adapter → Install).



4. تأكد من وجود الوحدة المرغوبة. (→ PC Adapter → Close).

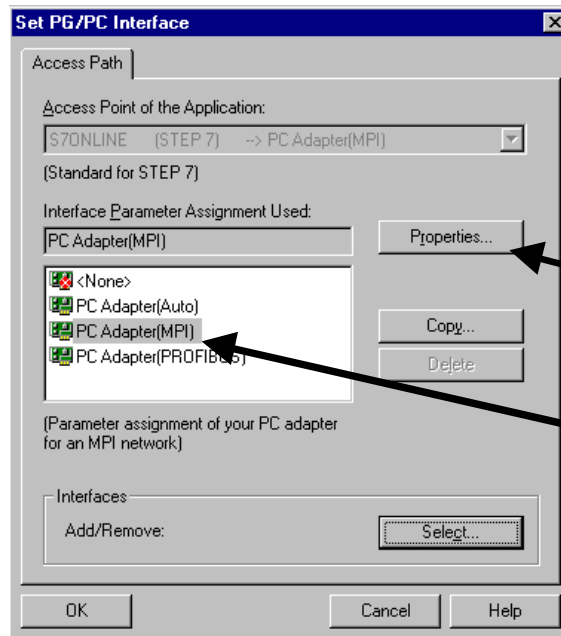


'PC Adapter' Board 1
يجب أن يكون موجوداً



5. اختر **Properties** (خصائص) الموائم **PC-Adapter (MPI)**.

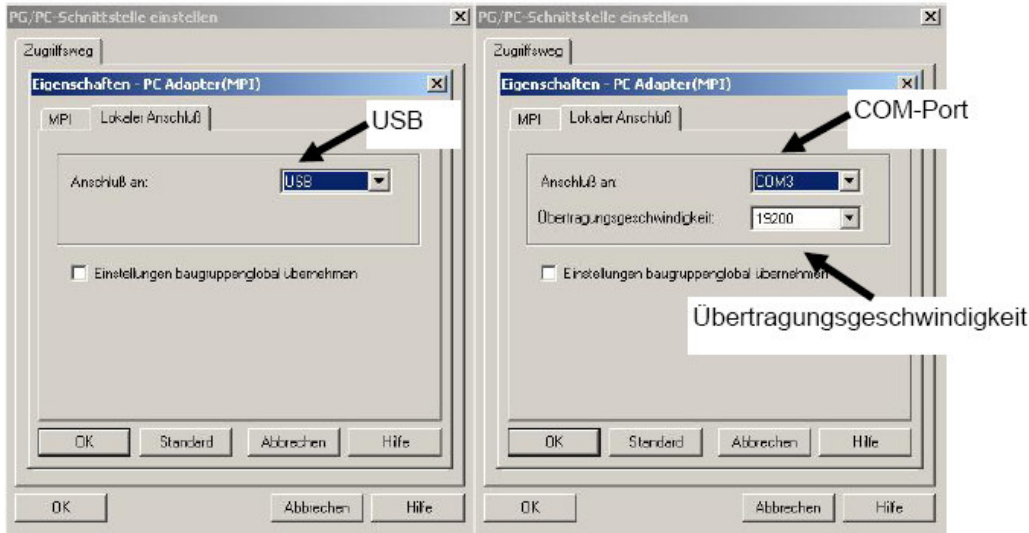
(→ PC Adapter(MPI) → Properties).



اختر 'Properties'

اختر 'PC Adapter (MPI)'

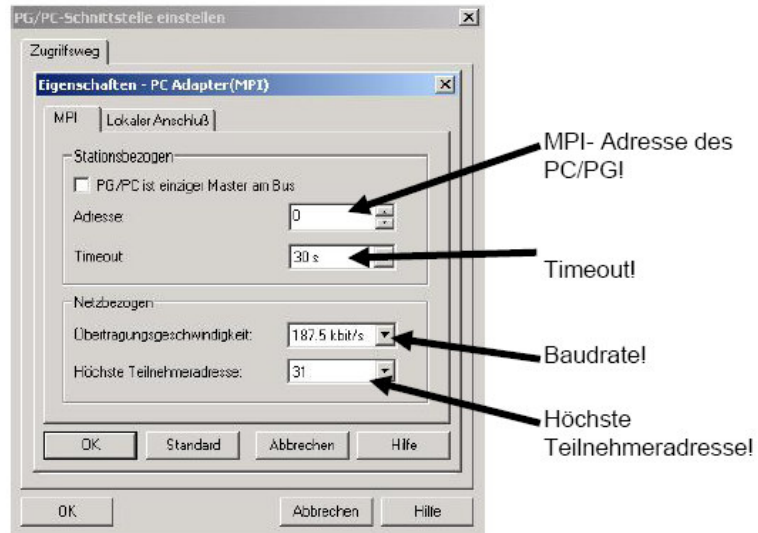
6. حدد البوابة COM-Port وسرعة التراسل Transmission Rate للمنفذ التسلسلي.



ملاحظة: يجب معايرة سرعة التراسل بما يتوافق مع موائم الحاسب. إن موائمات الحاسب القديمة (كابلات PC/MPI) يجب التعامل معها بسرعات تراسل أبطأ من 19200 Bit/s.



7. حدد عنوان الـ MPI-Address، زمن الاستنفاد Timeout، سرعة التراسل Transmission Rate وعنوان أعلى عقدة Highest Node Address



ملاحظة: ينصح باستخدام القيم الموجودة!





8. اقبل التشكيلة (OK → OK).

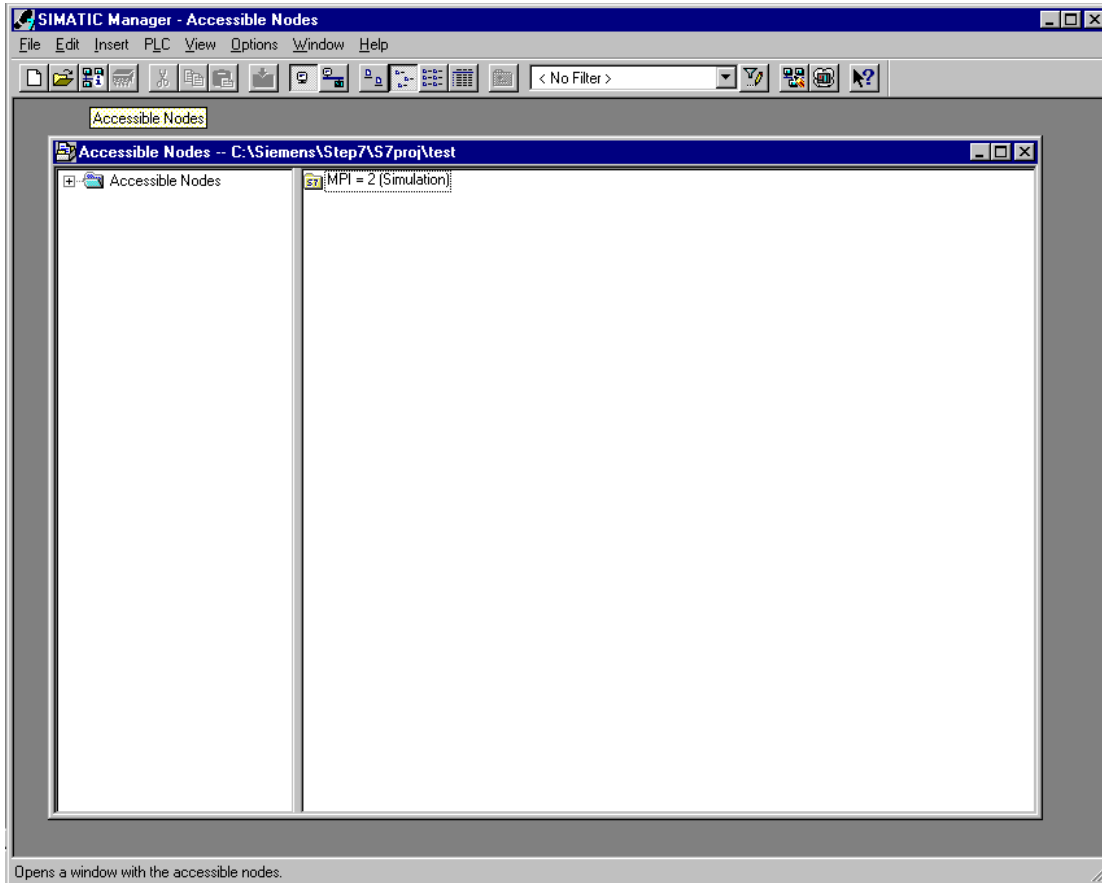
9. بعد إنهاء تحديد القيم اضغط على أيقونة **SIMATIC Manager** مرتين (→ SIMATIC Manager).



SIMATIC Manager

10. قم بوصل مأخذ وصلة الـ MPI من طرف الحاسب بوصلة الـ MPI من طرف وحدة المعالجة المركزية ثم شغل جهد الـ PLC. تتوضع وصلة الـ MPI على وحدة المعالجة المركزية خلف الغطاء بشكل مأخذ 9 D Sub مغارز.

11. عند الضغط على الزر  - **Accessible Nodes** (العقد المنظورة) وفي حال تم تعريف البارامترات بشكل صحيح فستظهر على الشاشة الصورة الآتية مع مجلد لوصلة الـ MPI التي يمكن الوصول إليها. كذلك يظهر عنوان الـ MPI لوحدة المعالجة المركزية CPU المعايير على القيمة 2.. () (→)



4. تثبيت البرنامج STEP 7

إن STEP 7 له ثلاث نسخ :



- STEP 7 النسخة التخصصية التي يمكنها تشغيل جميع التطبيقات المزودة من قبل STEP 7 (S7-GRAPH أو S7-PLCSIM). يجب أن تكون هذه الباقة البرمجية مخصصة.
- STEP 7 النسخة التدريسية والتي تحتوي على الباقة الخيارية S7-PLCSIM . يجب أن تكون هذه الباقة البرمجية مخصصة ويمكن استعمالها لمدة 120 يوم.
- STEP 7 Mini المختصر. وهي نسخة محدودة لا تحتاج إلى ترخيص، لكنها بالمقابل لا تسمح باستخدام الباقيات الخيارية الأخرى (مثلاً S7-GRAPH أو S7-PLCSIM).

يوزع STEP 7 على أقراص مدمجة تحتوي على البرنامج. يرفق القرص المدمج بقرص مرن يحتوي على ترخيص تشغيل البرنامج. بعد نقل المعطيات من القرص المرن إلى الحاسب يمكن للمستخدم تشغيل نسخة STEP 7 التخصصية. يمكن أيضاً استخدام قرص الترخيص هذا على حاسب آخر أو يمكن نسخه لترخيص البرنامج. من أجل تفاصيل تنصيب ونقل الترخيص انظر الجزء الأول من هذه الدورة. (تثبيت البرنامج STEP 7 V 5.X \ التعامل مع الترخيص)

من أجل تثبيت STEP 7 اتبع الخطوات الآتية :

1. ضع قرص STEP 7 المدمج في السوافة.
2. يجب أن يقلع برنامج التثبيت آلياً. إن لم يحدث ذلك يمكن إقلاعه بالنقر المزدوج على الملف التنفيذي **setup.exe** ضمن القرص المدمج. سيقوم برنامج التثبيت بإرشادك عبر كامل عملية تثبيت برنامج الـ STEP 7
3. لاستخدام النسخة التخصصية أو التدريسية من STEP 7 يجب ترخيص البرنامج على حاسبك بالقيام بنقل برامج الترخيص من القرص المرن إلى الحاسب. يتم تنفيذ هذه العملية في نهاية برنامج التثبيت. ستظهر نافذة تخاطبية لسؤالك فيما لو تريد ترخيص برنامجك. إذا قمت باختيار **Yes** (نعم) فستوجب إدخال قرص الترخيص لنقل الملفات الصحيحة إلى الحاسب.

5. موائمة الواجهة البينية للبرنامج (وصلة الحاسب)

إن برمجية SIMATIC S7-300 من الحاسب أو من وحدة البرمجية تتطلب وصلة MPI. والـ MPI هي Multi Point Interface (واجهة بينية متعددة النقاط) وهي واجهة بينية للاتصال تؤمن ارتباط حتى 32 جهاز (مثلاً حاسب، أنظمة HMI ...). تستخدم وصلة الـ MPI مع أنظمة الواجهات البينية إنسان-آلة (HMI : Human Machine Interface) لبرمجية، تخدم ومراقبة تبادل المعطيات بين وحدات معالجة SIMATIC S7.



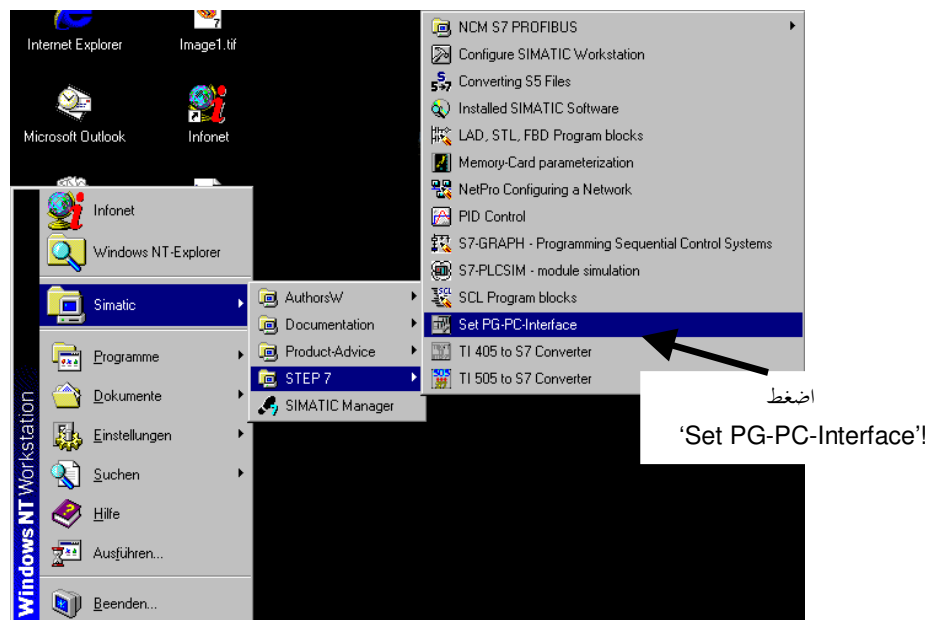
تتضمن كل SIMATIC S7-300 واجهة بينية متكاملة ضمنها.

هناك عدة طرق ممكنة لوصل حاسب شخصي أو محمول مع وصلة MPI.

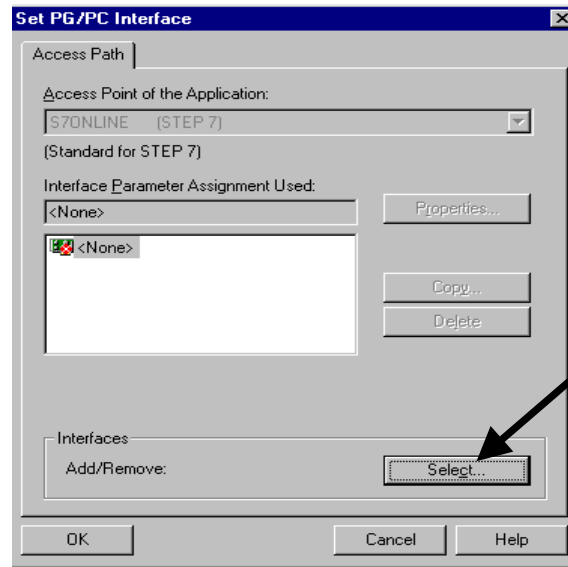
- معالجات اتصال ISA متكاملة من أجل أجهزة البرمجية.
- معالجات اتصال ISA من أجل أجهزة الحواسب الشخصية (مثلاً بطاقة MPI-ISA).
- معالجات اتصال PCI من أجل أجهزة الحواسب الشخصية (مثلاً CP5611).
- معالجات اتصال PCMCIA من أجل أجهزة الحواسب المحمولة (مثلاً بطاقة CP511).
- موائم للاتصال عبر المنفذ التسلسلي للحاسب الشخصي أو المحمول (مثلاً موائم الحاسب الشخصي).

تصف الخطوات التالية معايرة و بارامترات وصلة الحاسب من أجل الحواسب الشخصية :

1. قم باستدعاء **Set PG-PC-Interface** (Start → SIMATIC → STEP 7 → Set PG-PC-Interface)

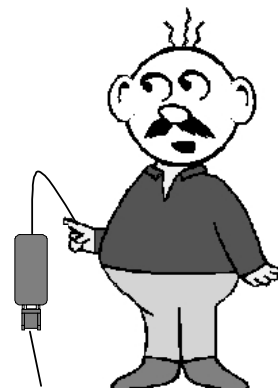
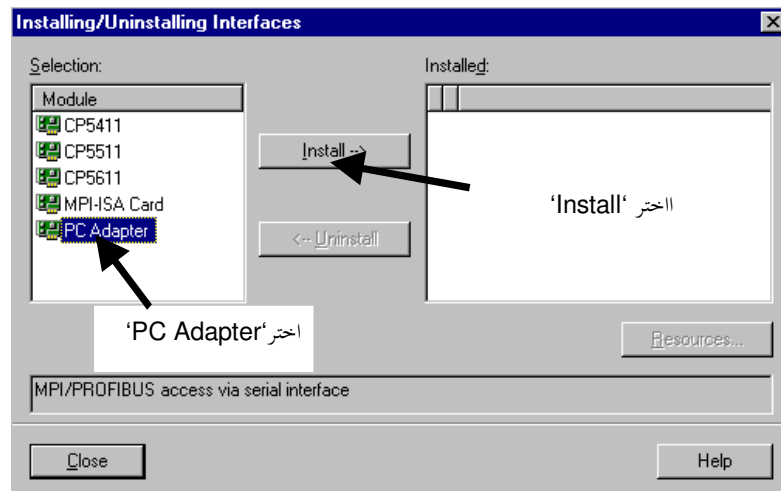


2. يسمح الزر **Select** باختيار وصلة الـ MPI. (Select →).



اختر 'Select'

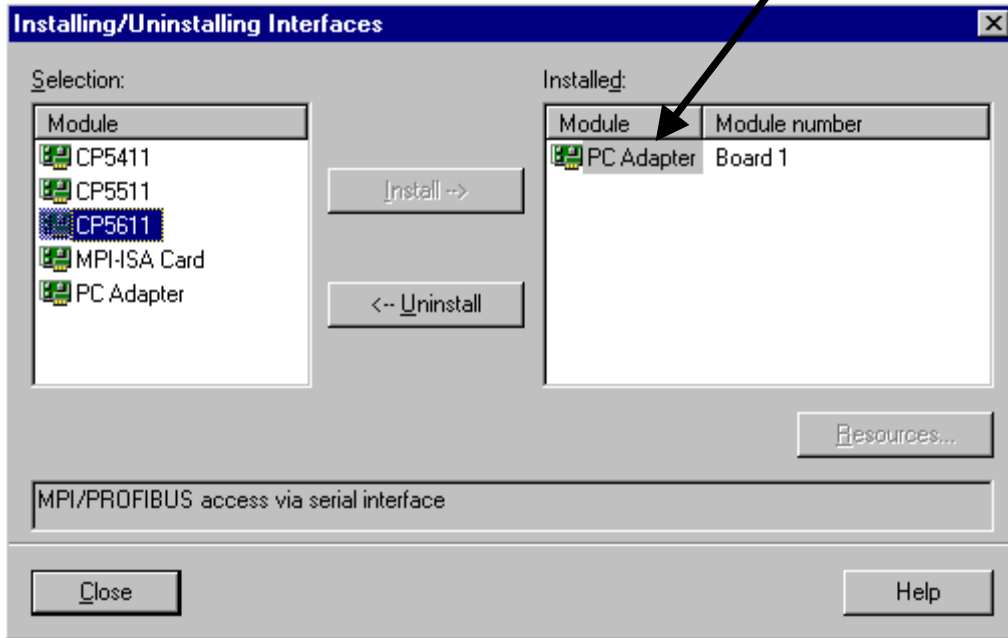
3. اختر الوحدة المناسبة مثلاً اختر موائم الحاسب الشخصي **PC-Adapter** ثم **Install** (→ PC-Adapter → Install).



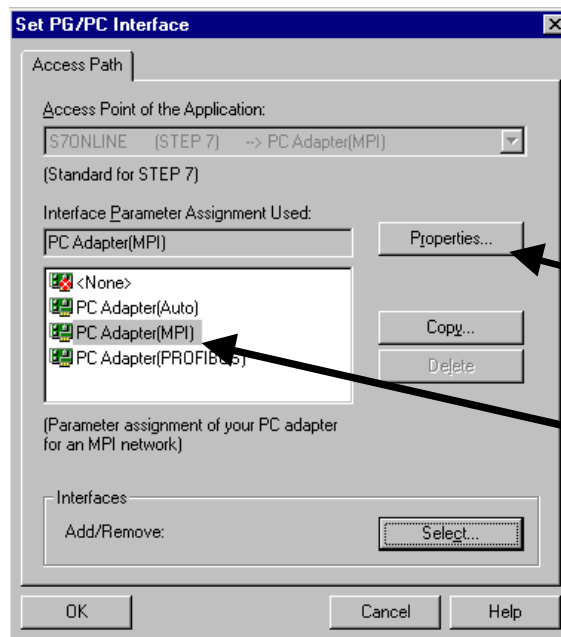
4. تأكد من وجود الوحدة المرغوبة. (→ PC Adapter → Close).



'PC Adapter' Board 1
يجب أن يكون موجوداً



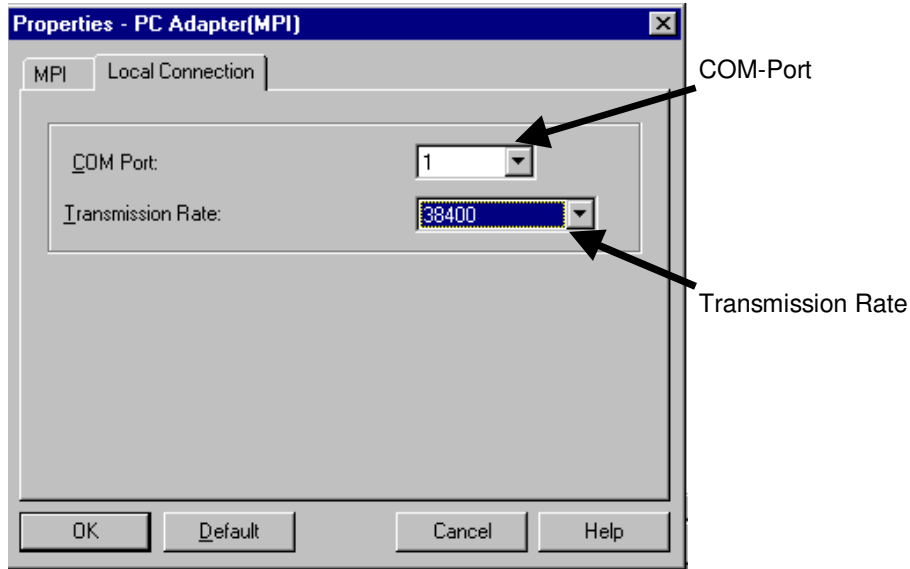
5. اختر **Properties** (خصائص) الموائم **(MPI) PC-Adapter** (→ PC Adapter(MPI) → Properties).



اختر 'Properties'

اختر 'PC Adapter (MPI)'

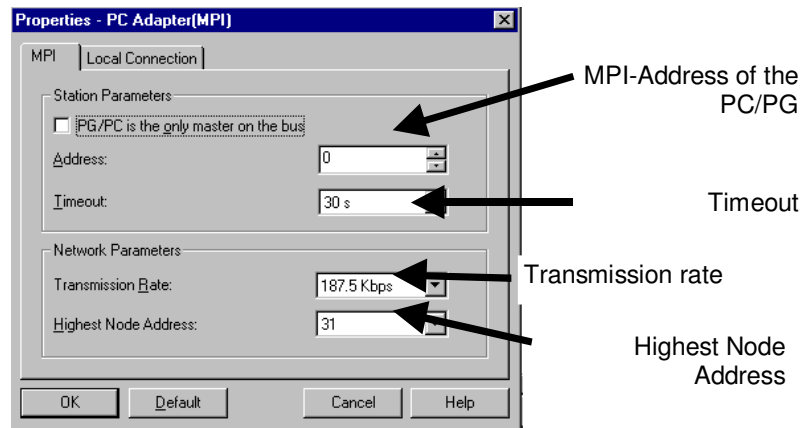
6. حدد البوابة COM-Port وسرعة التراسل Transmission Rate للمنفذ التسلسلي.



ملاحظة: يجب معايرة سرعة التراسل بما يتوافق مع موائم الحاسب. إن موائمات الحاسب القديمة (كابلات PC/MPI) يجب التعامل معها بسرعات تراسل أبطأ من 19200 Bit/s.



7. حدد عنوان الـ MPI Address، زمن الاستنفاد Timeout، سرعة التراسل Transmission Rate وعنوان أعلى عقدة Highest Node Address



ملاحظة : ينصح باستخدام القيم الموجودة!





8. اقبل التشكيلة (→ OK → OK)

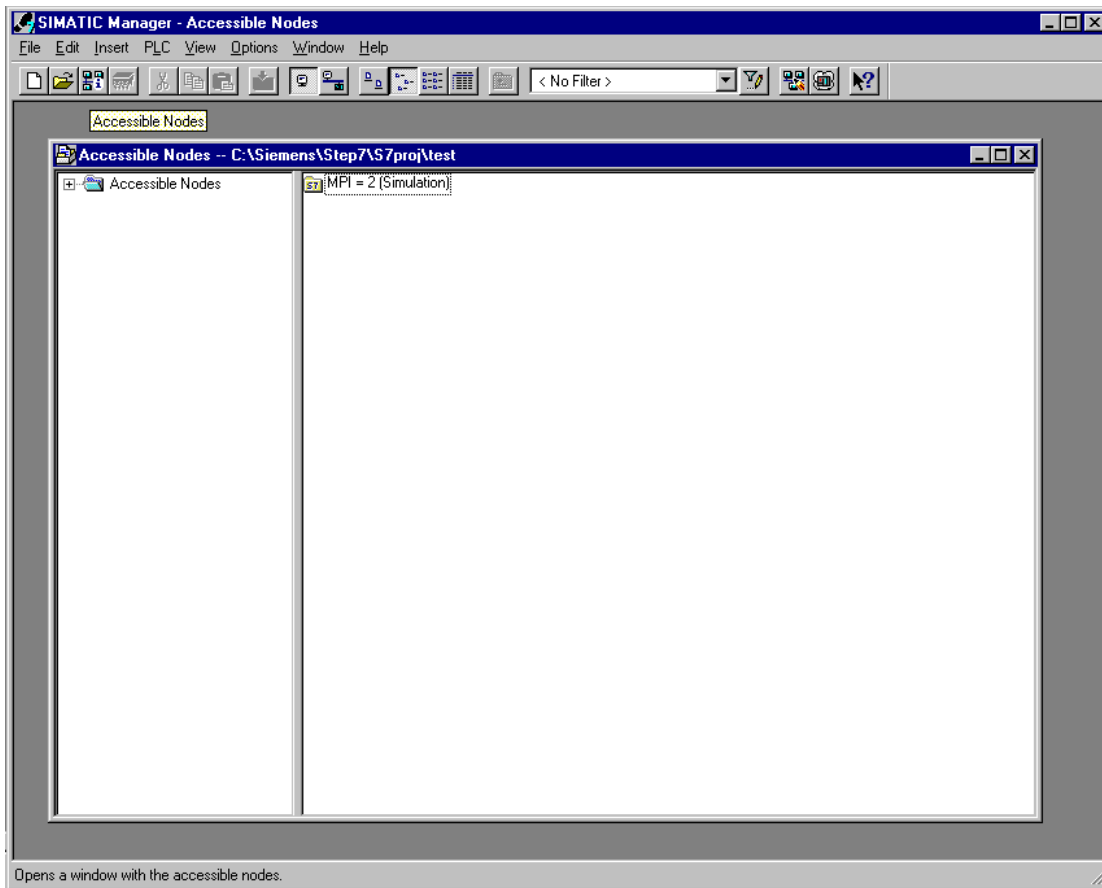
9. بعد إنهاء تحديد القيم اضغط على أيقونة **SIMATIC Manager** مرتين (→ SIMATIC Manager).



SIMATIC Manager

10. قم بوصل مأخذ وصلة الـ MPI من طرف الحاسب بوصلة الـ MPI من طرف وحدة المعالجة المركزية ثم شغل جهد الـ PLC. تتوضع وصلة الـ MPI على وحدة المعالجة المركزية خلف الغطاء بشكل مأخذ 9 D Sub مغارز.

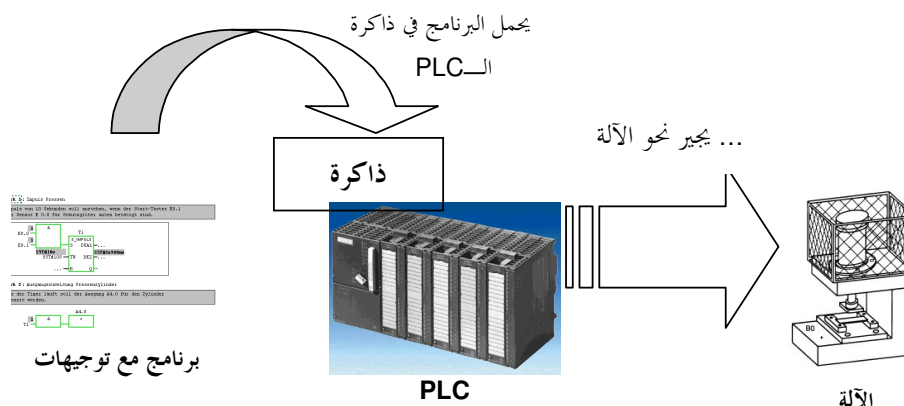
11. عند الضغط على الزر  - **Accessible Nodes** (العقد المنظورة) وفي حال تم تعريف البارامترات بشكل صحيح فستظهر على الشاشة الصورة الآتية مع مجلد لوصلة الـ MPI التي يمكن الوصول إليها. كذلك يظهر عنوان الـ MPI لوحدة المعالجة المركزية CPU المعايير على القيمة 2.. () →



6. ما هو الـ PLC ولماذا يستخدم

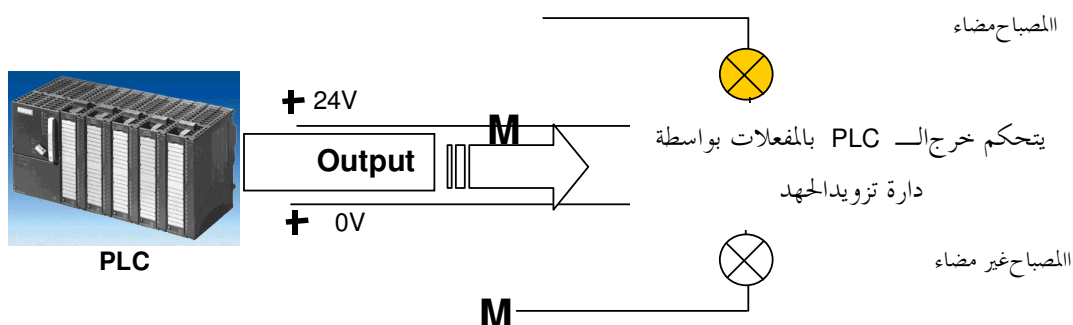
6.1. ما هو مفهوم الـ PLC

PLC هو اختصار لـ Programmable Logic Control (تحكم منطقي قابل للبرمجة). هذا وصف لجهاز يتحكم بعملية (مثلاً آلة لطباعة الصحف، منشأة للتعبئة الإسمنت، مكبس للقطع البلاستيكية...). تجري هذه العملية وفقاً لتعليمات البرنامج في ذاكرة الجهاز.



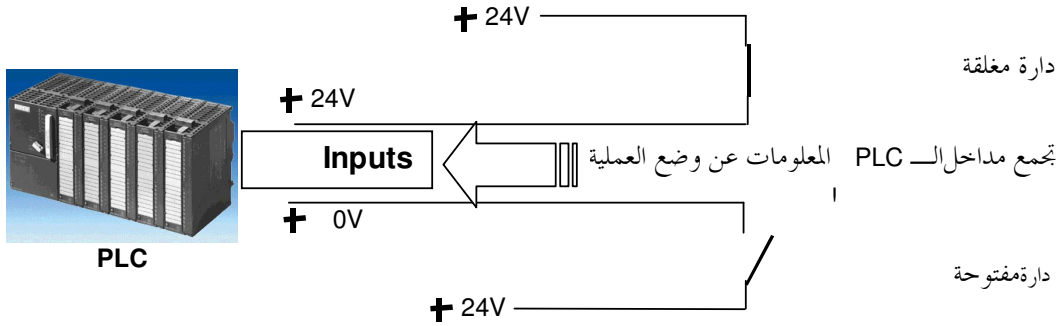
6.2. كيف يقود الـ PLC العملية

يتحكم الـ PLC بالعملية التي تربط فيها المفعلات **Actuators** بوصلات تغذية (مثلاً 24 فولط) محددة على الـ PLC هي المخارج **Outputs**. يمكن من خلال هذه الوصلات تشغيل وإطفاء محركات، فتح وإغلاق صمامات، أو تشغيل وإطفاء مصابيح.



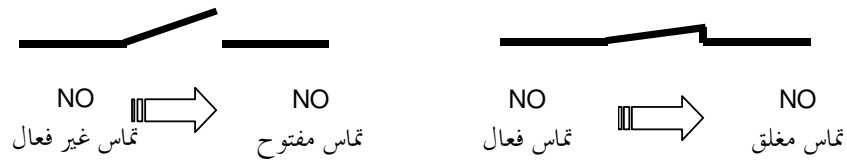
3.6. من أين يحصل الـ PLC على المعلومات حول وضع العملية

يستقبل الـ PLC المعلومات حول العملية من مولدات-إشارة موصولة بمداخل الـ PLC. مولدات الإشارة هذه يمكن أن تكون مثلاً حساسات تتعرف وضعية الأجزاء العاملة، المفاتيح أو الأزرار. هذه الوضعية المحددة يمكن أن تكون مفتوحة أو مغلقة. لاحظ الفرق بين تماسات عادةً مفتوحة **NC : Normally Closed** تكون غير فعالة عندما تكون مغلقة والتماسات **NO : Normally Open** عادةً مفتوحة التي تكون غير فعالة عندما تكون مفتوحة.

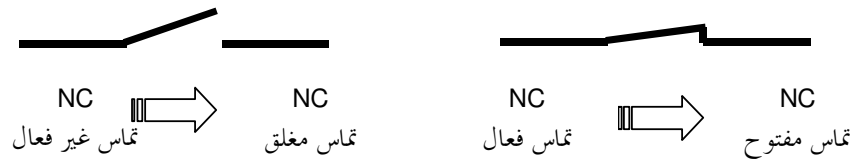


4.6. أين يكمن الفرق بين التماسات المفتوحة عادةً والتماسات المغلقة عادةً

يكمن الفرق بين تماسات NO و تماسات NC في مولد الإشارة. المفتاح الذي يظهر هنا هو NO أي أنه يكون مغلقاً عندما يكون فعالاً.



المفتاح الذي يظهر هنا هو NC أي أنه يكون مغلقاً عندما يكون غير فعالاً.

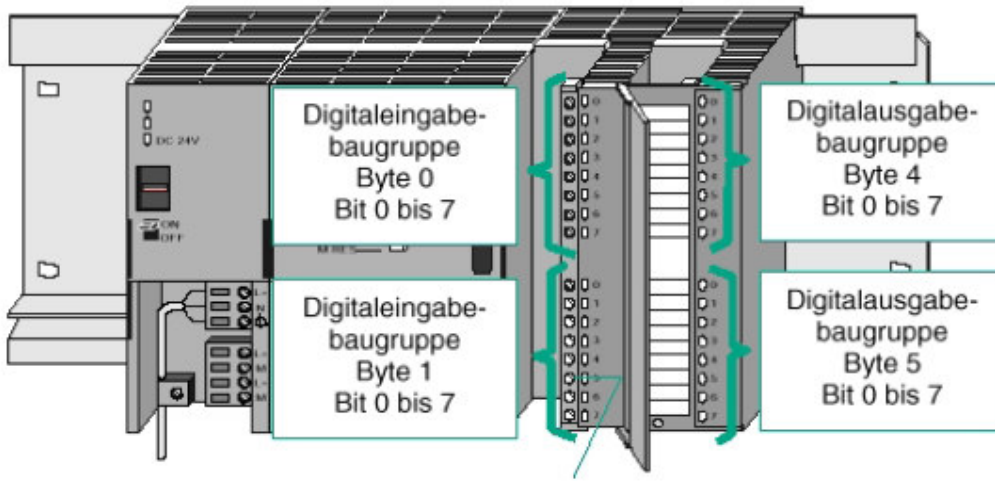


5.6. كيف يتواصل الـ PLC مع إشارات الدخل والخرج

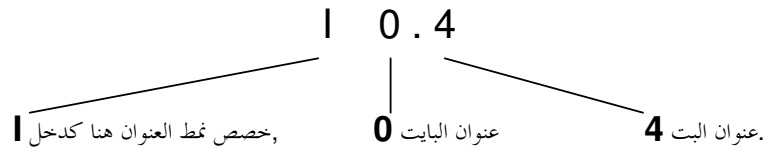


إن الإشارة إلى مداخل ومخارج معينة ضمن البرنامج هي العنوان. يتم غالباً تعريف مداخل ومخارج الـ PLC بضم كل ثمانية منها ضمن مجموعة على وحدات الدخل أو الحرج الرقمي. تدعى الوحدة المكونة من مجموعة الثمانية هذه بالبايت **byte**. تتلقى كل واحدة من هذه المجموعات رقماً هو عنوان البايت **byte address**. يقسم كل بايت دخل\خرج إلى ثمانية بتات **bits** منفصلة تستطيع التجاوب من خلالها. ترقم هذه البتات من البت 0 حتى البت 7، أي أن لكل بت منها عنوانه الخاص المسمى بعنوان البت **bit address**.

إ، الـ PLC الممثل هنا له بايتان للدخل هما البايت 0 والبايت 2 وبايتان للخروج هما البايت 4 والبايت 5.



هنا مثلاً يرتبط المدخل الخامس من البتات العليا بالعنوان التالي :

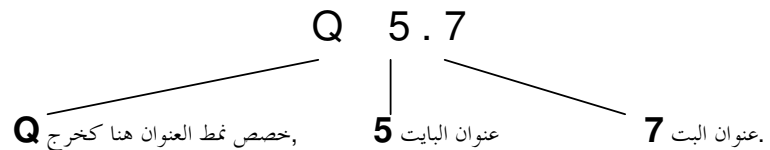


يتم دوماً الفصل بين عنوان البايت وعنوان البت بنقطة.

ملاحظة : إن الرقم 4 في عنوان البت يعني هنا المدخل الخامس لأن العد يبدأ من الصفر.



هنا مثلاً يرتبط البت الأدنى بالعنوان التالي :



يتم دوماً الفصل بين عنوان البايت وعنوان البت بنقطة.

ملاحظة : إن الرقم 7 في عنوان البت يعني هنا الحرج الثامن لأن العد يبدأ من الصفر.



6.6. كيف يعمل البرنامج ضمن الـ PLC

تتم معالجة البرنامج ضمن الـ PLC دورياً وفق التنفيذ التالي :

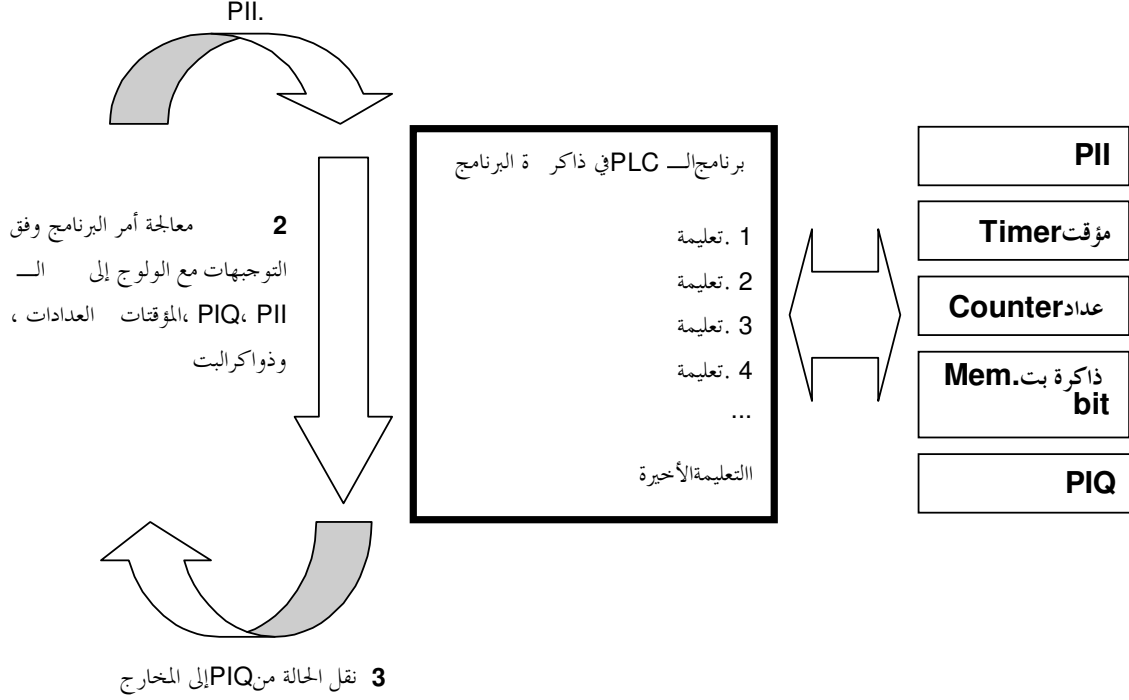


1. بعد تشغيل الـ PLC يقوم المعالج (والذي يمثل العقل بالنسبة للـ PLC) بالسؤال عما إذا تم نقل المداخل الفردية أم لا. يتم تخزين حالة المداخل ضمن جدول صورة مداخل العملية (PII : Process Image Input). عندما يكون الدخل مؤهلاً تكون قيمة المعلومة المرتبطة 1 أو عالية في حين تكون 0 أو منخفضة عندما يكون غير مؤهلاً.

2. يقوم المعالج بمعالجة البرنامج المودع في ذاكرة البرنامج. يتألف هذا البرنامج من لائحة من الوظائف والتعليمات المنطقية التي يتم تنفيذها بالتتابع وبحيث تكون المعلومات عن المداخل المطلوبة قد أدخلت مسبقاً إلى جدول الـ PII في حين أن النتائج تكتب إلى جدول صورة مخرج العملية (PIQ : Process Image Output). إذا احتاج الأمر، يتم أيضاً الولوج من قبل المعالج إلى مناطق تخزين أخرى للعدادات، المؤقتات، وذاكر البت.

3. بعد معالجة برنامج المستخدم يتم ، في المرحلة الثالثة، نقل الحالات من الجدول PIQ إلى المخرج لتشغيلها و/أو إطفائها. بعدئذ تستمر المعالجة بالانتقال إلى المرحلة 1 من جديد. وهكذا دواليك

1. حالة المدخل ضمن ذاكرة الـ



ملاحظة : إن الزمن اللازم للمعالج لهذا التنفيذ يدعى بزمن الدورة وهو مستقل عن عدد ونمط الأوامر.



6.7. كيف تظهر العمليات المنطقية في برنامج الـ PLC

يمكن استخدام التوابع المنطقية من أجل تحديد شروط تشغيل المخارج. يمكن تزويد برنامج الـ PLC بهذه التوابع عن طريق لغات البرمجة التالية : المخطط السلمي (LAD: ladder diagram)، مخطط كتل الوظائف (FBD: function block diagram) أو قائمة الأوامر (STL: statement list). سنقتصر هنا على لغة الـ FBD من أجل توضيح الفكرة.



يوجد مجال واسع من العمليات المنطقية المختلفة التي يمكن استخدامها في برمجة الـ PLC . إن العمليات الأكثر شيوعاً هي عمليات "و" (AND)، "أو" (OR)، والنفي (NEGATION). فيما يلي وصف مختصر لبعض الأمثلة الأساسية.

ملاحظة: يمكن الحصول على معلومات أوفر عن العمليات المنطقية بسرعة باللجوء إلى المساعدة على الخط.

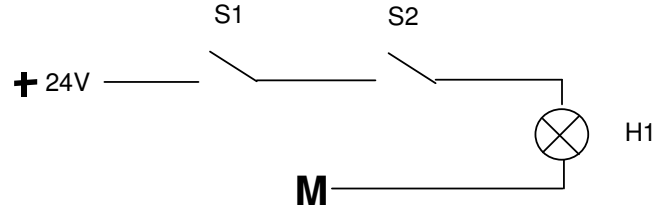
6.7.1. عملية and

مثال على عملية AND:



يجب أن يضيء مصباح عند تفعيل مفتاحين بتماسٍ مغلق في آنٍ واحد.

مخطط الدارة :



تعليق :

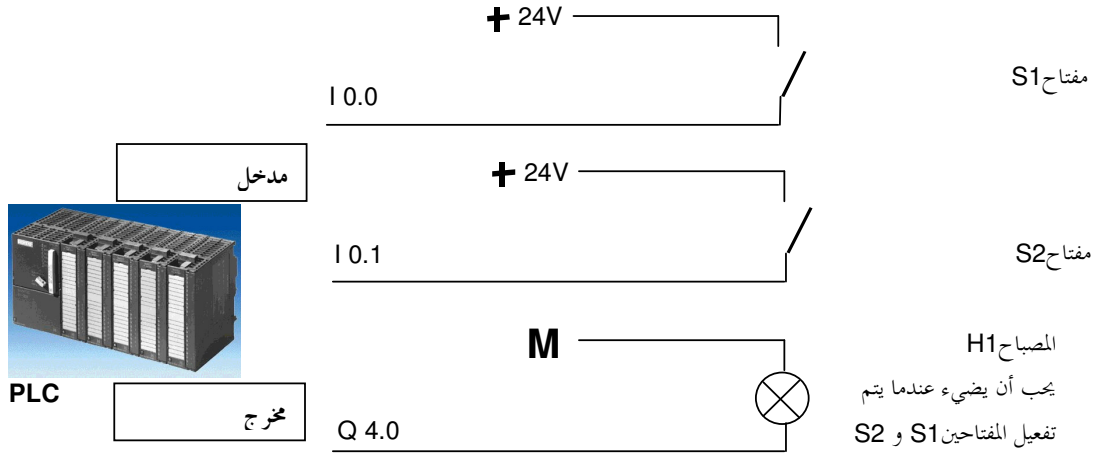
يضيء المصباح عند تفعيل كلا المفتاحين.

عند تفعيل المفتاح S1 و المفتاح S2 يضيء المصباح H1.

دائرة الـ PLC :

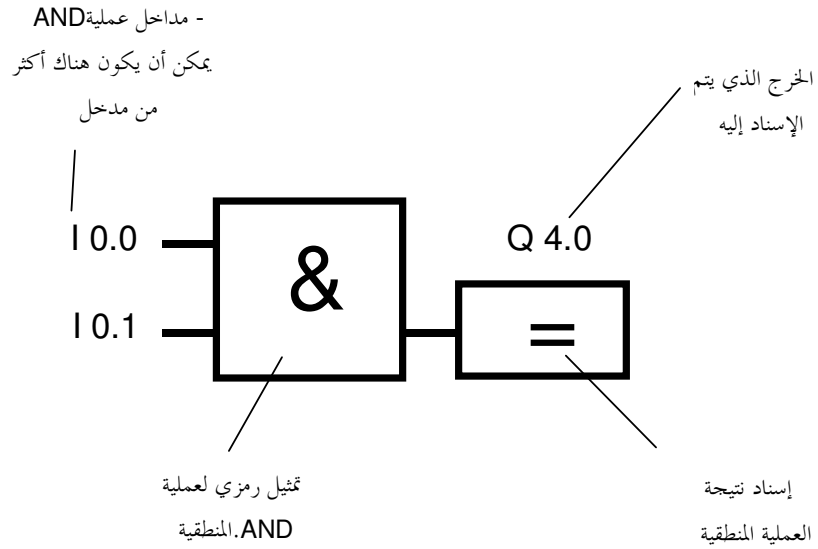


من الطبيعي أن كلا المفتاحين يجب أن يوصل إلى مداخل الـ PLC بهدف تحقيق المنطق المطلوب ضمن برنامج الـ PLC. في هذه المثال يتصل المفتاح S1 بالمدخل I0.0 و المفتاح S2 بالمدخل I0.1. بالإضافة إلى ذلك يجب توصيل المصباح H1 إلى أحد المخارج وليكن Q4.0.



عملية AND بلغة FBD

يظهر التمثيل الرمزي التالي برمجة عملية AND بلغة FBD:



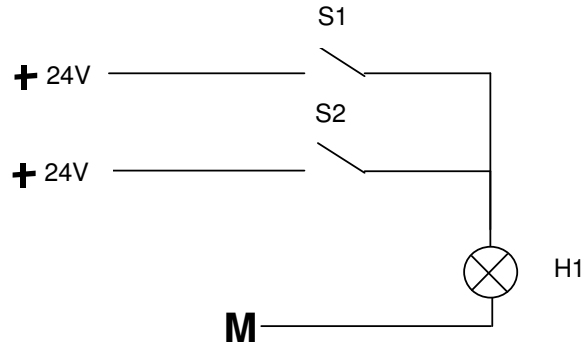
6. 7. 2. OR عملية

مثال على عملية OR :



يجب أن يضيء مصباح عند تفعيل أحد مفتاحين بتماسٍ مغلق أو كليهما.

مخطط الدارة :



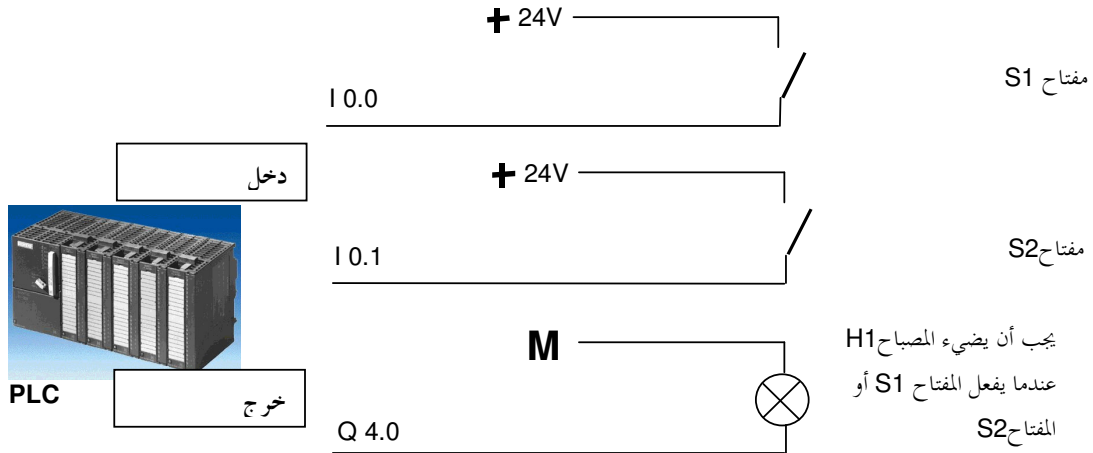
تعليق :

يضيء المصباح عند تفعيل أحد أو كلا المفتاحين.

عند تفعيل المفتاح S1 أو المفتاح S2 يضيء المصباح H1.

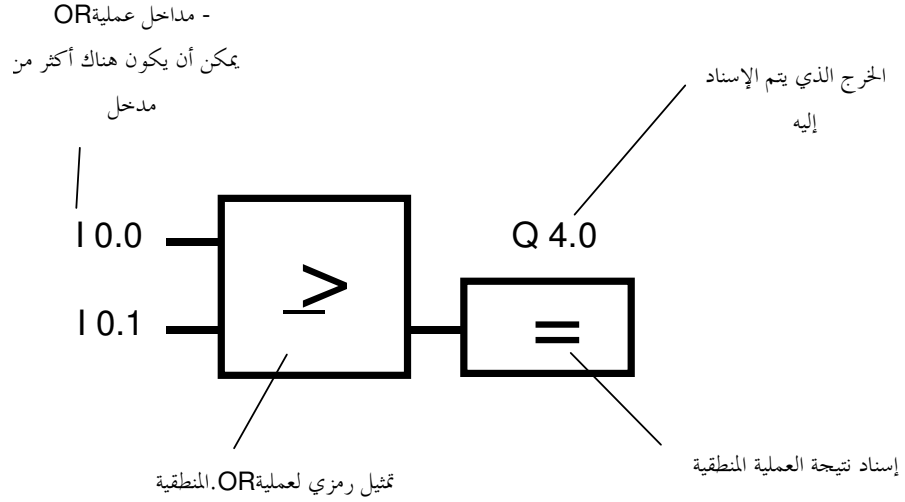
دائرة الـ PLC :

من الطبيعي أن كلا المفتاحين يجب أن يوصل إلى مداخل الـ PLC بهدف تحقيق المنطق المطلوب ضمن برنامج الـ PLC. في هذه المثال يتصل المفتاح S1 بالمدخل I0.0 و المفتاح S2 بالمدخل I0.1. بالإضافة إلى ذلك يجب توصيل المصباح H1 إلى أحد المخرجات وليكن Q4.0.





يظهر التمثيل الرمزي التالي برمجة عملية OR بلغة FBD:



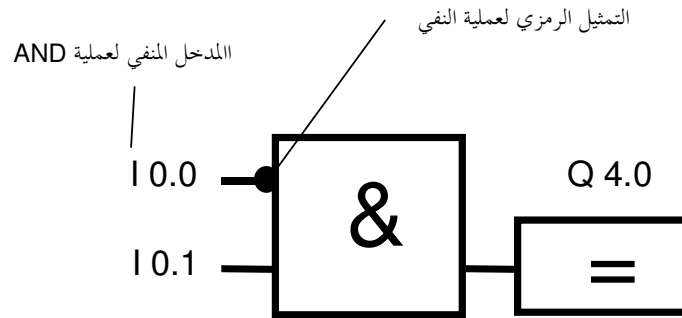
3.7.6. النفي

غالباً ما يستدعي الأمر معرفة هل التماس المفتوح عادةً (NO) غير فعال أو هل التماس المغلق عادةً (NC) فعال بحيث لا يوجد جهد مطبق على المداخل الموافقة.



يمكن التوصل إلى ذلك باللجوء إلى النفي (Negation) على مداخل عمليات AND/OR.

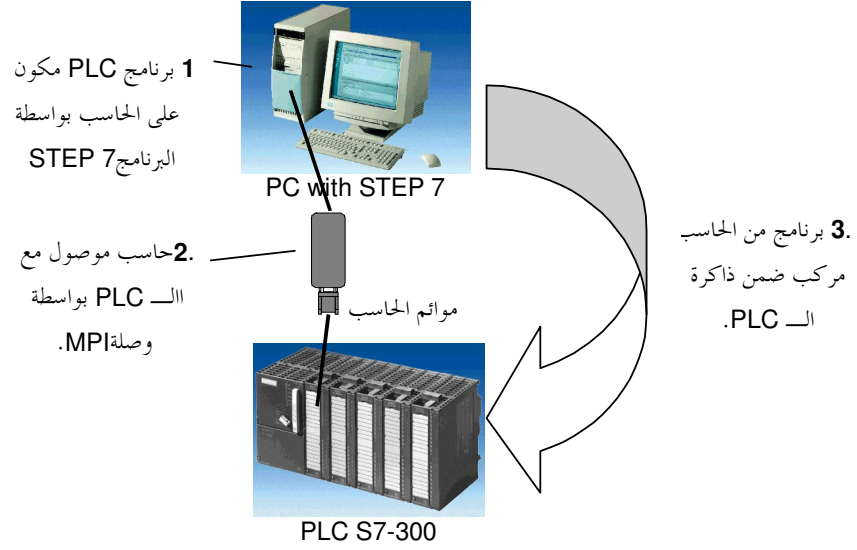
يظهر التمثيل الرمزي التالي برمجة نفي مداخل عملية AND بلغة FBD:



تكون قيمة الخرج Q 4.0 عالية عندما يكون الخلل 10.0 غير فعالاً والدخل 10.1 فعالاً.

6. 8. كيف يتم توليد برنامج الـ PLC ؟ وكيف يصل إلى ذاكرة الـ PLC ؟

يجهز برنامج الـ PLC من قبل برنامج STEP 7 على الحاسب الشخصي حيث يتم الاحتفاظ به مؤقتاً. بعد وصل الحاسب إلى الواجهة البنية للـ MPI للـ PLC، يمكن تحميل البرنامج إلى ذاكرة الـ PLC بواسطة وظيفة التحميل.



ملاحظة : سيتم وصف التنفيذ الدقيق للبرنامج خطوة خطوة في الأجزاء 8-10.



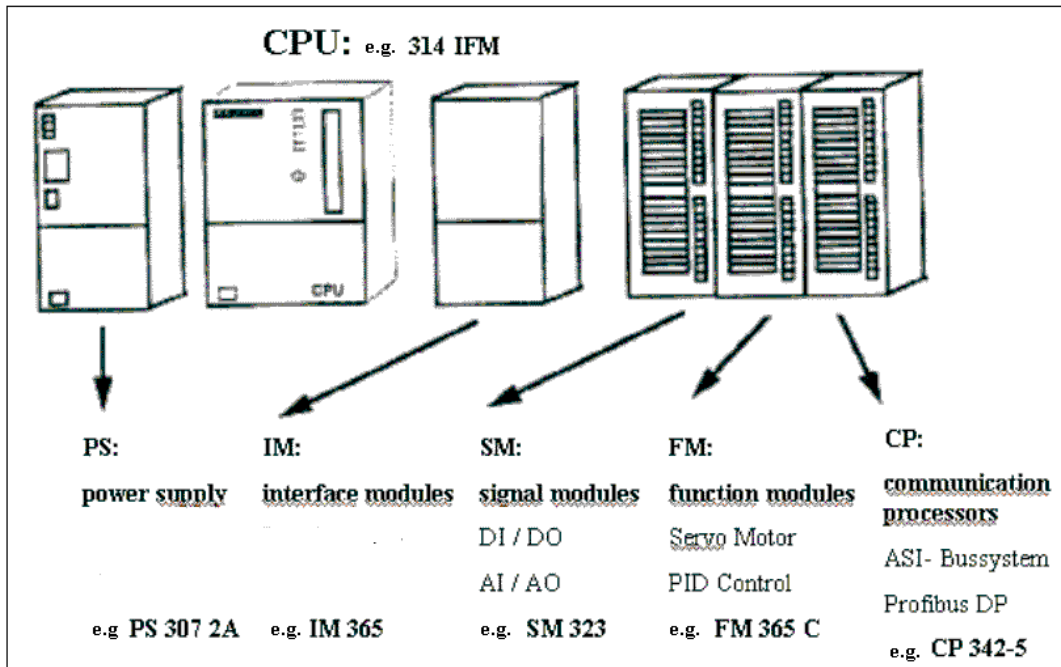
7. تجميع وتشغيل SIMATIC S7-300

طيف الجهاز



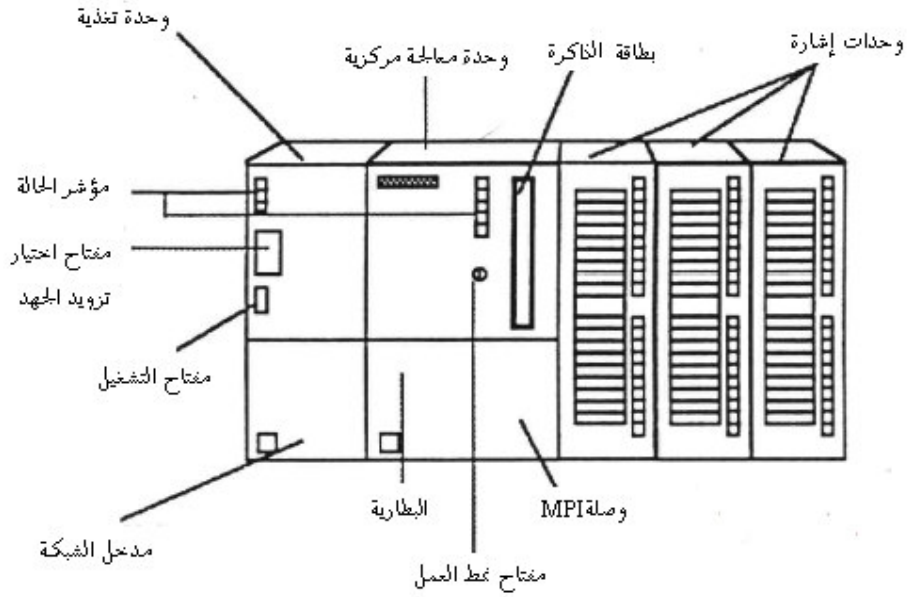
إن الـ SIMATIC S7-300 هو نظام تحكم مصغر مكون من أجزاء قابلة للتجميع ويؤمن الطيف الآتي :

- وحدات معالجة مركزية (CPU: Central Processing Unit) ذو مجالات قدرة مختلفة متكاملة جزئياً مع مداخل/مخارج (مثلاً CPU312IFM/CPU314IFM) أو مع واجهة بنية PROFIBUS (مثلاً CPU315-2DP).
- أجهزة وحدات تغذية (PS : Power Supply) بتيار 10A، 5A، 2A.
- أجزاء واجهة بنية (IM : Interface Module) لتصميم أكثر تشبيكاً لـ SIMATIC S7-300
- أجزاء الإشارة (SM : Signal Module) لمداخل ومخارج رقمية و تماثلية.
- أجزاء للوظائف (FM : Function Module) لوظائف خاصة (مثلاً التحكم بمحرك خطوي).
- معالجات اتصال (CP : Communication processors) من أجل التواصل عبر الشبكة.



ملاحظة: لا نحتاج في هذا الجزء التدريبي إلا إلى وحدة تغذية، وحدة معالج مركزي ومداخل/مخارج رقمية.



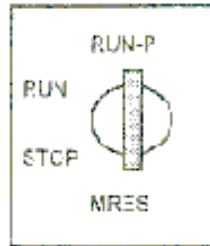


الواجهة البنية MPI (وصلة MPI)

تمتلك كل وحدة معالجة مركزية واجهة بنية MPI لتشبيكها مع أجهزة البرمجة (مثلاً الحاسب). توجد هذه الوصلة خلف الغطاء الأمامي لوحدة المعالجة.

منتقى نمط العمل :

تمتلك كل وحدة معالجة مركزية منتقىاً لنمط العمل يقوم بتحديد نمط عمل الوحدة. يسمح بتنفيذ بعض الوظائف المبرمجة وفقاً لوضعية منتقى نمط العمل. والأنماط الممكنة للعمل هي التالية :



- RUN-P: يتم تنفيذ البرنامج مع السماح بجميع وظائف أداة البرمجة
- RUN: يتم تنفيذ البرنامج مع السماح فقط بوظائف القراءة لأداة البرمجة
- STOP: البرنامج متوقف مع السماح بجميع وظائف أداة البرمجة
- MRES: يمكن بهذه الوضعية إعادة تصفير الوحدة



يسمح إعادة تصفير الذاكرة كل معطيات المستخدم ضمن وحدة المعالجة المركزية في كل مرة يبدأ فيها البرنامج.

يتم تنفيذ ذلك بالخطوات الثلاث الآتية :

الخطوة	التنفيذ	النتيجة
1	أدر المفتاح إلى وضعية STOP	يضيء مؤشر STOP
2	أدر المفتاح إلى وضعية MRES وأبقه في هذه الوضعية (حوالي 3 ثوان) حتى يظهر مؤشر STOP من جديد	ينطفئ مؤشر STOP وبعد حوالي 3 ثوان يعود مجدداً. من أجل وحدات المعالجة الحديثة انتظر حتى يضيء مؤشر STOP للمرة الثانية.
3	أعد المفتاح إلى وضعية STOP وخلال الثانتين التاليين أعد الإطلاق في وضعية MRES.	يوميض مؤشر STOP لمدة حوالي 3 ثوان ثم يضيء مرة أخرى بشكلٍ عادي، عندئذٍ يكون كل شيء جاهزاً ويكون قد تمت إعادة تصفير وحدة المعالجة

8. تمرين مثال

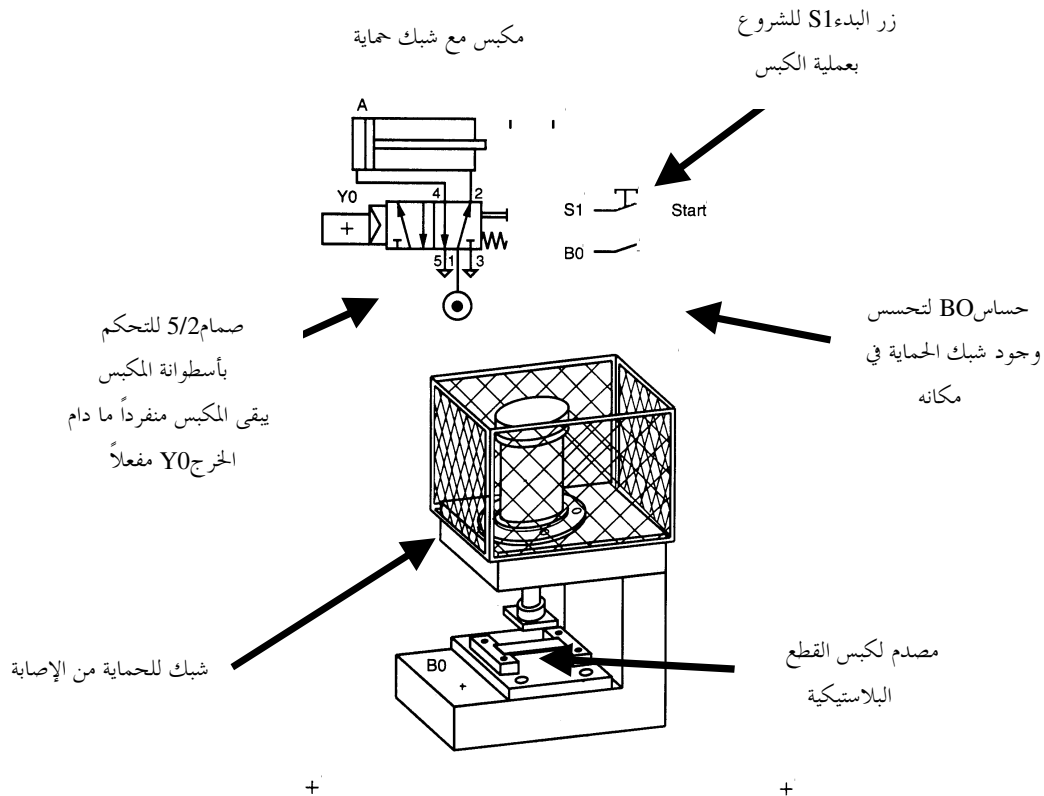
سيتم إنجاز تمرين بسيط لأول برنامج STEP 7.



ينطلق مكبس مزود بوسيلة حماية فقط عند الضغط على زر البدء S1 عندما يكون شبك الحماية مغلقاً. تتم مراقبة وجود شرط الحماية بواسطة حساس الحماية BO. في هذه الحالة يتم توصيل صمام Y0 من نمط 5/2 إلى المكبس كل 10 ثوان لتشكل قطعة بلاستيكية. لمزيد من الأمان يتم رفع المكبس ما أن يتم تحرير الزر S1 أو يتوقف حساس الحماية عن تحسسه لوجود الشبك في موضعه.

خارطة التوزيع

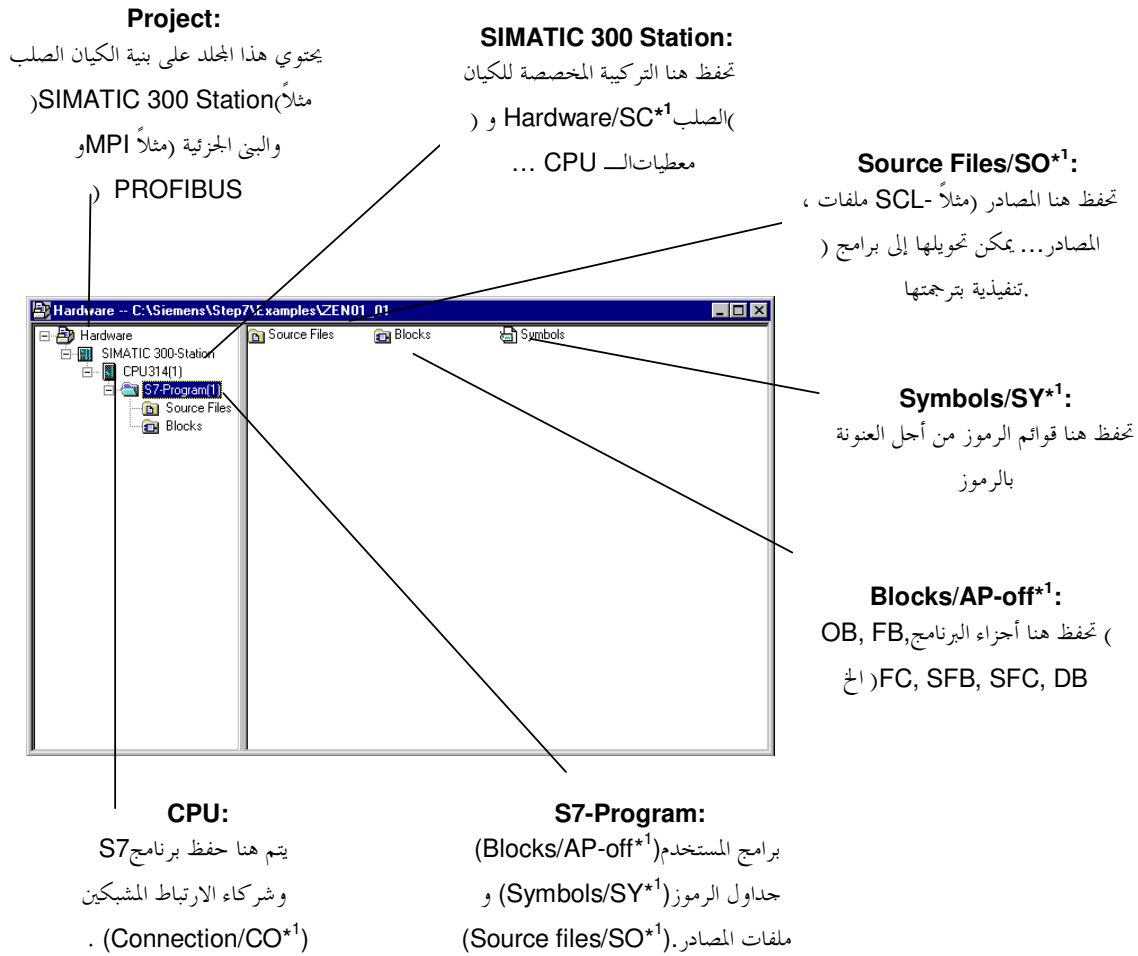
العنوان	الرمز	التعليق
I 0.0	B0	حساس شبك الحماية
I 0.1	S1	زر البدء
Q 4.0	Y0	صمام 5/2 موصول إلى أسطوانة المكبس



9. تطبيق مشروع STEP 7

i

تتم إدارة الملفات في STEP 7 بواسطة **SIMATIC Manager**. يتم هنا مثلاً نسخ أجزاء البرنامج أو استبدالها للمعالجة بواسطة أدواتٍ أخرى. بمجرد النقر عليها بواسطة الفأرة. تتطابق العمليات هنا بالمعايير المستخدمة عادةً في نظام ويندوز (مثلاً يقوم زر الفأرة الأيمن باستدعاء القائمة الخاصة بكل جزء).
تظهر بنية الكيان الصلب للـ PLC ضمن المجلد **SIMATIC 300 station** و **CPU**. وعليه يمكن النظر إلى مثل هذا المشروع على أنه مخصص لكيان صلب معين.
يرتب كل مشروع ضمن STEP 7 وفق بنية محددة بحزم. يتم حفظ البرامج ضمن المجلدات التالية :

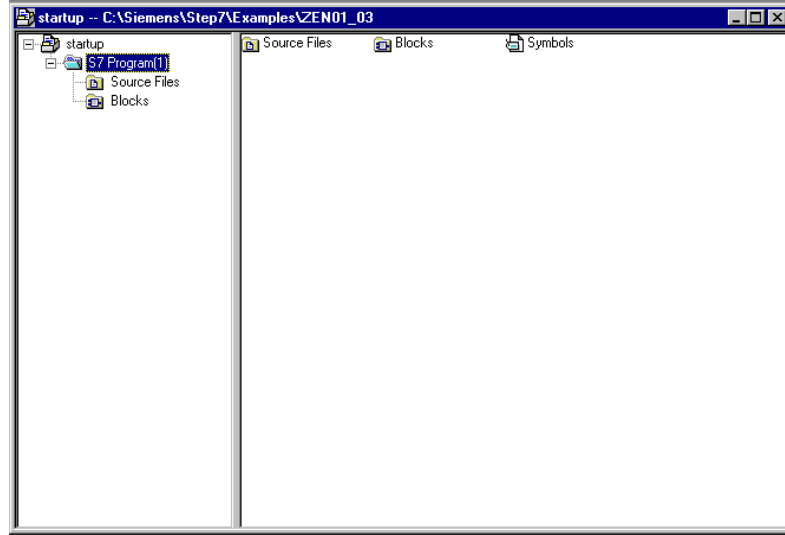


*1 المصطلحات وفق STEP 7 Version 2.x



يهدف فصل المشروع عن الكيان الصلب يمكن خلق مشروع لا يحتوي جميع الملفات الممكنة.

سيملك مثل هذا المشروع البنية التالية :



ملاحظة : ستكتب البرامج المزودة في هذا المثال بدون تعريف تركيبة الكيان الصلب، لذا يمكن تحميل أية تركيبة لـ S7-300، SIMATIC S7-400، أو WinAC. في كل حالة يكفي ضبط عناوين المدخل والمخارج.



يجب على المستخدم أن يتبع الخطوات التالية كي يستطيع إنشاء المشروع الذي سيمكنه كتابة البرنامج الحل ضمنه.



1. إن الأداة الأساسية في STEP 7 هي **SIMATIC Manager** الذي يمكن فتحه بالنقر

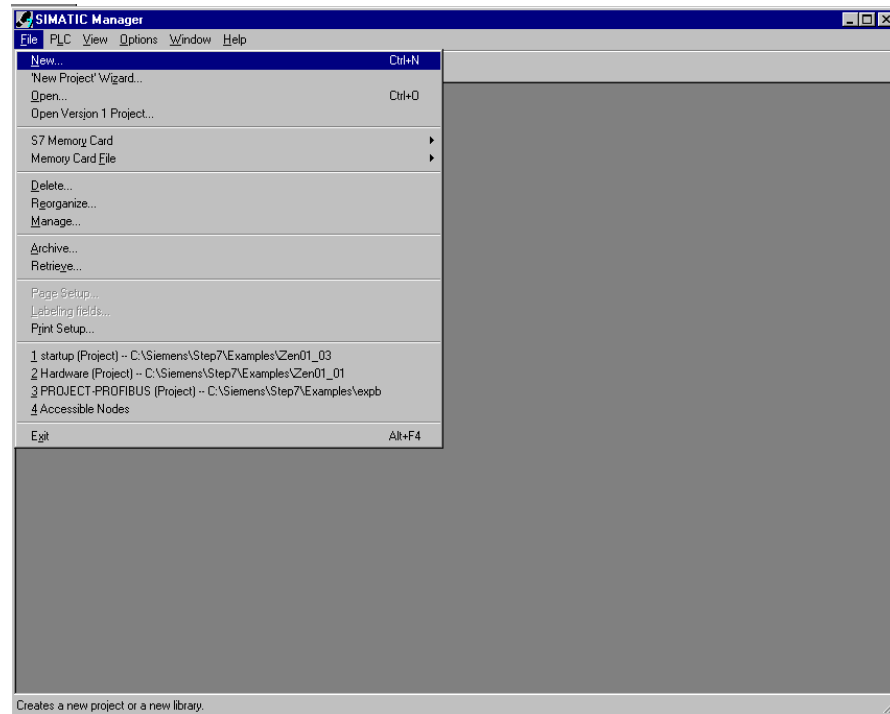


SIMATIC Manager

(→ SIMATIC Manager)

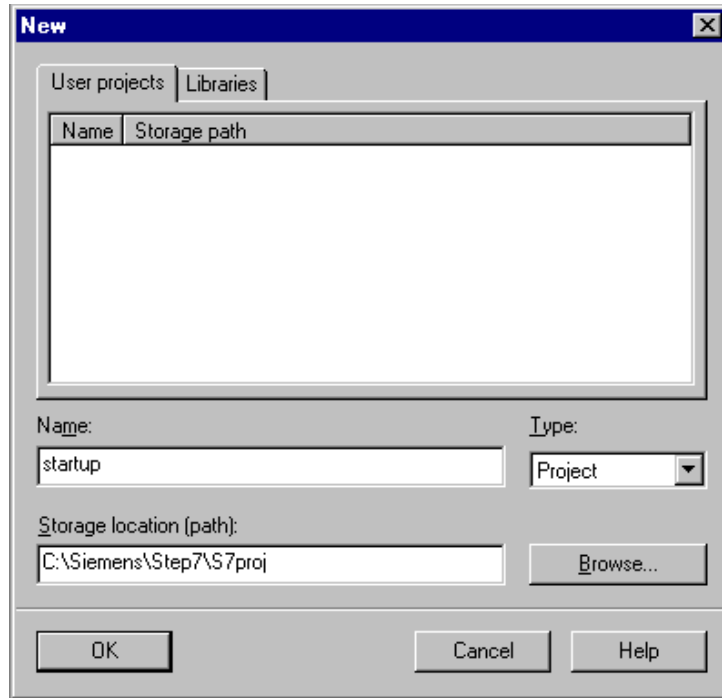
المزدوج على الأيقونة

2. تتم إدارة برامج STEP 7 ضمن مشاريع. يمكن خلق كل مشروع من جديد (→ File → New).



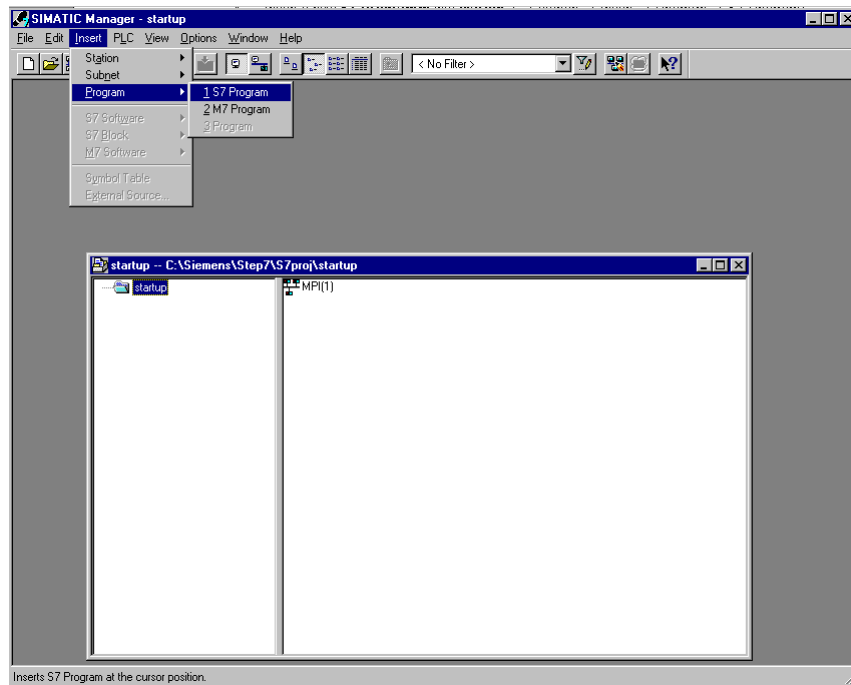
أعط المشروع اسماً وليكن (→ startup → OK) **startup**

.3



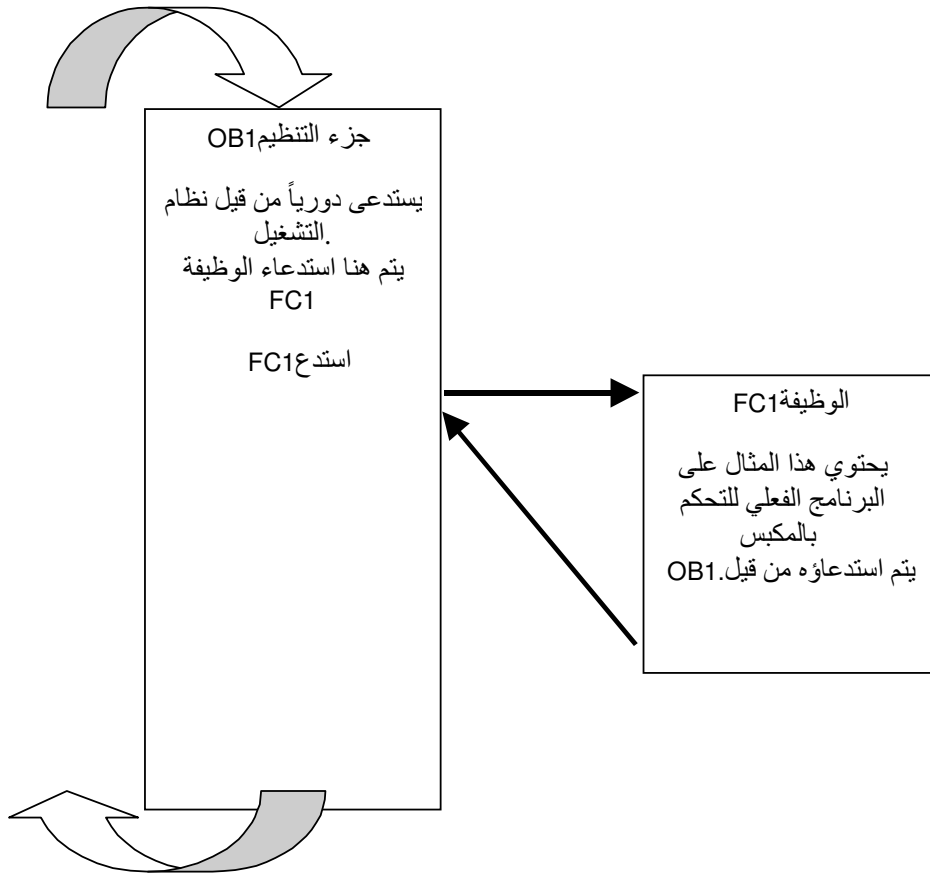
.4 أدرج **S7-Program** جديد ضمن **startup**

(→ startup → Insert → Program → S7-Program)



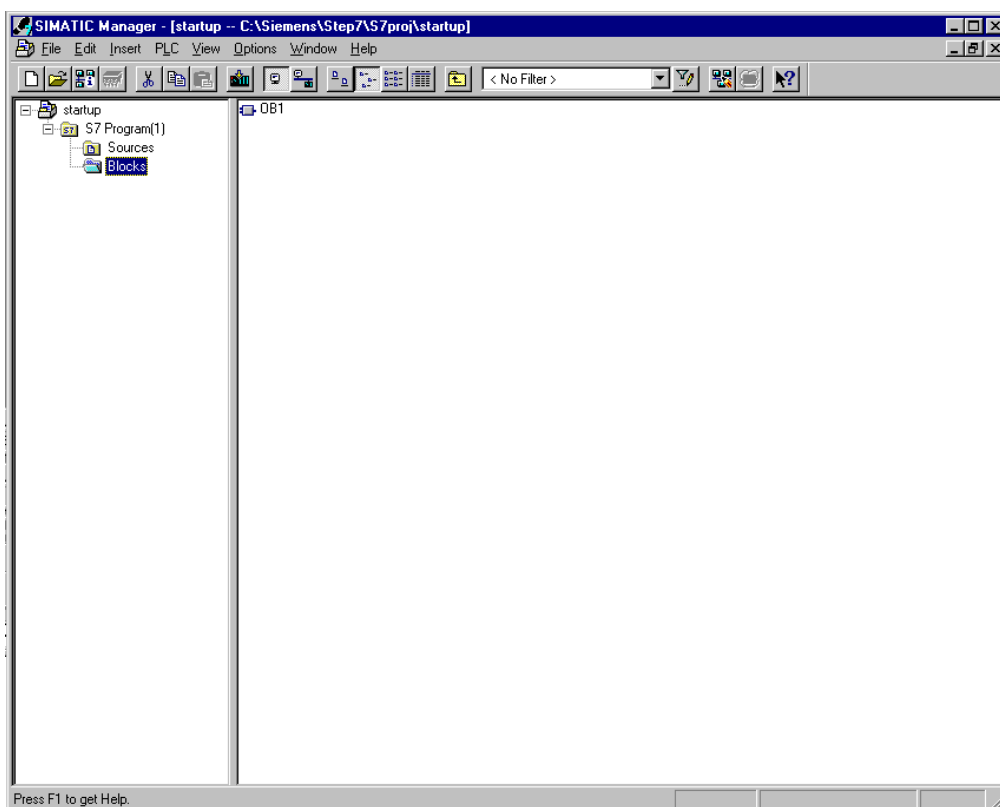
5. في STEP 7 يتم كتابة تنفيذ البرنامج ضمن أجزاء (بلوكات). يكون جزء التنظيم (OB1: Organization Block) موجوداً بالأصل وفقاً للمعايير. يمثل هذا الجزء الواجهة البينية لنظام تشغيل وحدة المعالجة المركزية (CPU) ويتم استدعاؤه آلياً للعمل عليه بشكل دوري. ضمن طريقة عمل البرنامج يمكن لجزء التنظيم أن يقوم باستدعاء أجزاء أخرى مثل الوظائف مثلاً (FC1 : Function). تخدم هذه الطريقة على تقسيم المهمة الكلية إلى مسائل جزئية تكون بالتالي أسهل للحل وأسهل لاختبار أدائها الوظيفي.

بنية برنامج المثال

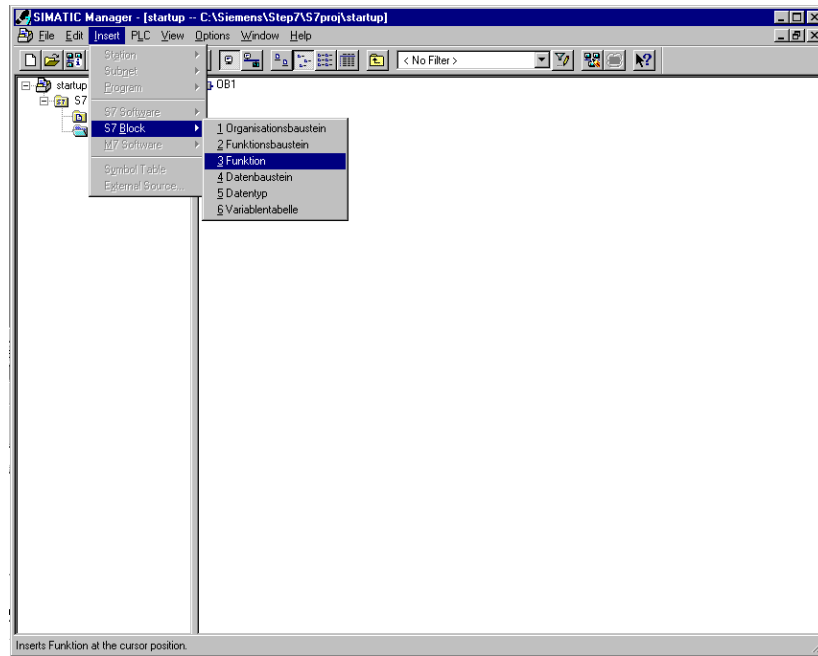




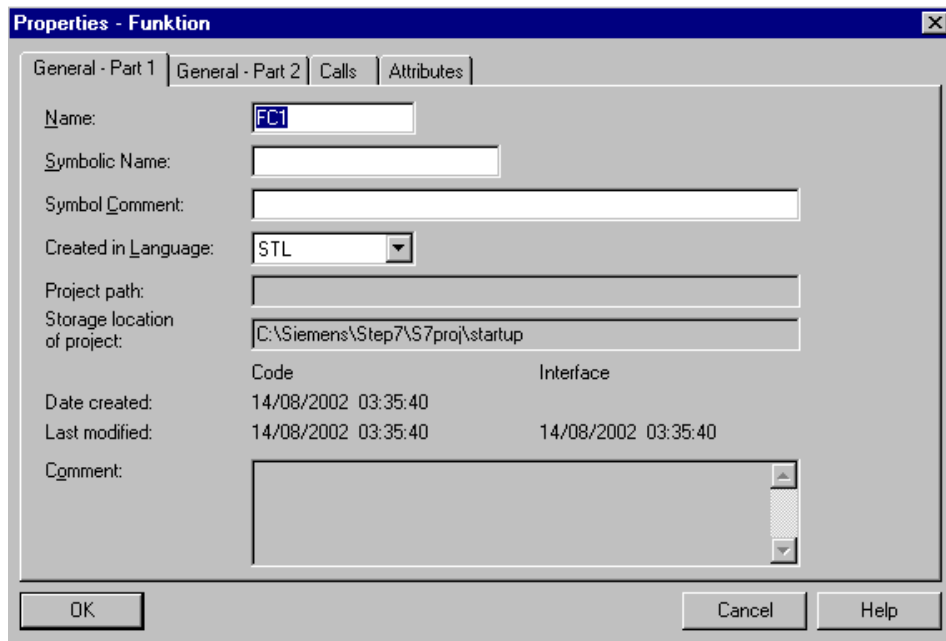
6. لإدراج الجزء FC1 ضمن المشروع يجب اختيار المجلد 'Blocks' (→ Blocks).



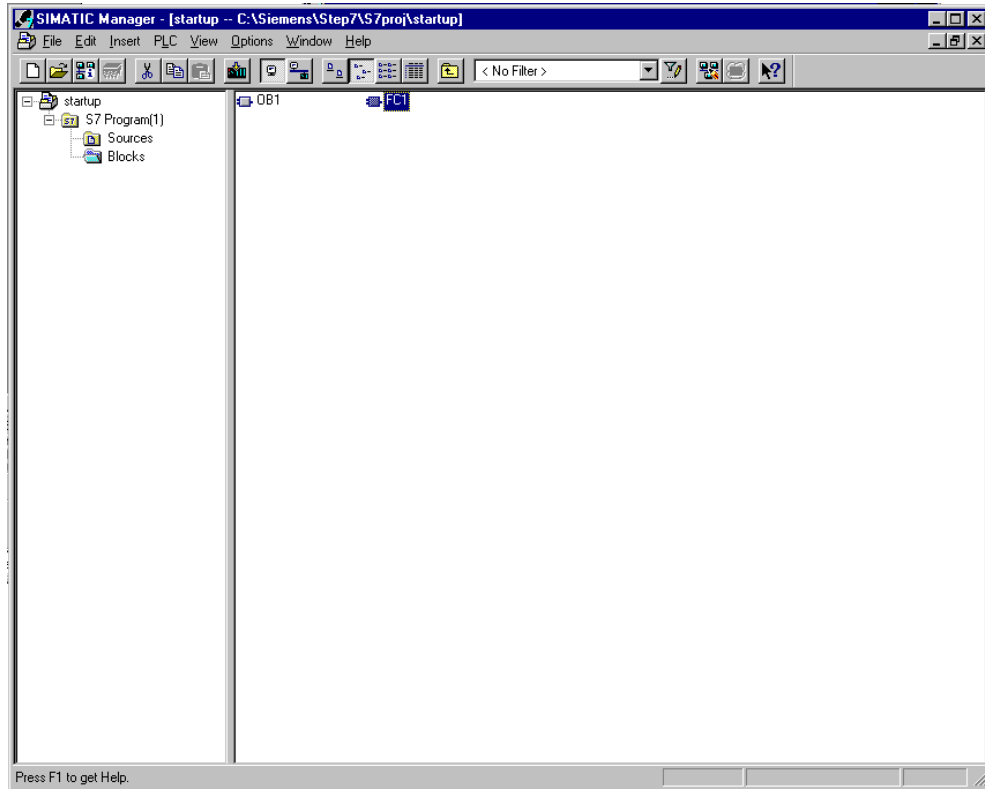
7. يتم إدراج S7- Block function ضمن المجلد (→ Insert → S7 Block → Function)



8. يمكن الآن اختيار اسم للوظيفة ووضع مداخل إضافية لوثيقة الوظيفة. FC1 (→ OK)



9. أصبح الآن OB1 و FC1 متوفرين ضمن SIMATIC Manager ويمكن برمجتهما لاحقاً.

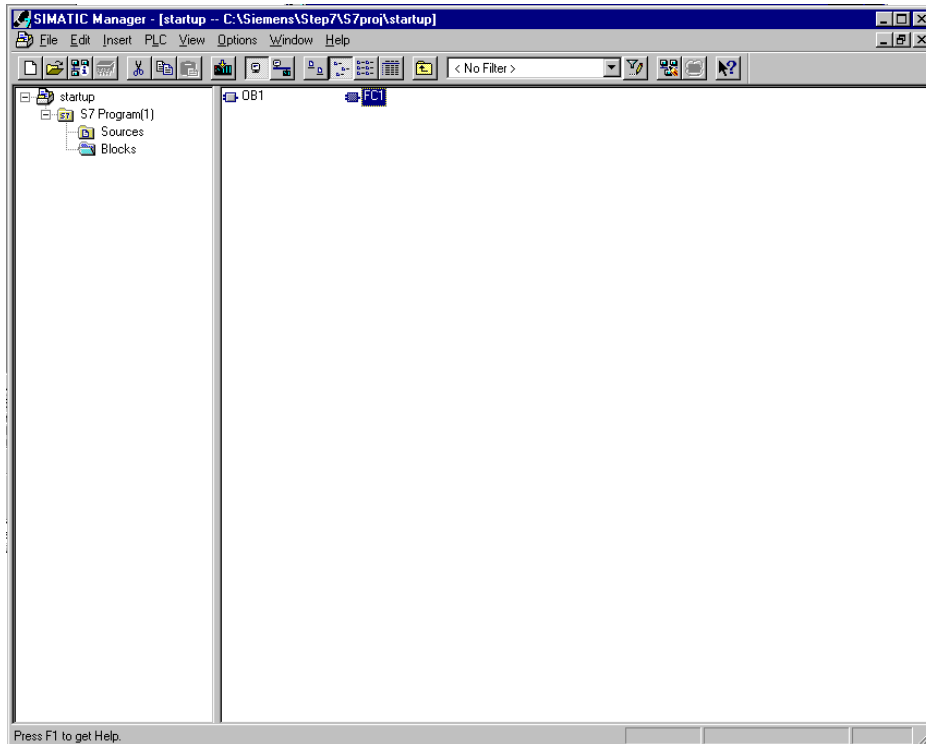


10. كتابة برنامج STEP 7 بلغة FBD

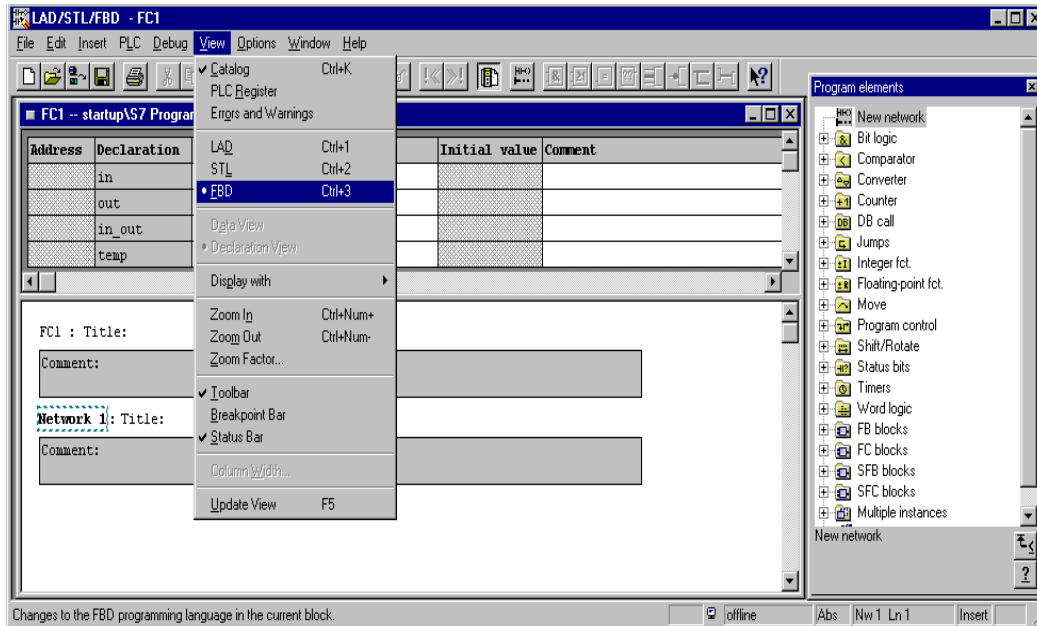
إن المخطط الوظيفي FBD هو من أحد الإمكانيات لإنشاء برنامج STEP 7. يظهر فيما يلي تمثيل رمزي لمسألة التحكم بواسطة رموز مع سمات للوظائف. ترتب المداخل في الطرف الأيسر للرمز، والمخارج في الطرف الأيمن.



1. يجب العمل هنا أولاً مع الوظيفة FC1 كجزء أول. قم من أجل ذلك بالنقر المزدوج عليها ضمن (FC1) → SIMATIC Manager.



2. ضمن المحرر الذي تم فتحه آلياً يمكن تغيير لغة البرمجة من قائمة **VIEW** بين اللغات LAD/STL/FBD to FBD (→ View → FBD).





3. تظهر المساحة المخصصة ضمن البرنامج للبرمجة بمخطط كتل الوظائف كما يلي :

تعليمات مستخدمة بكثرة مثل AND،
OR الإسناد، صندوق فارغ، دخل،
ثنائي، نفي دخل ثنائي، تفرع ووصلة... أدرج شبكة جديدة!
حمل البلوك إلى الـ CPU
كتالوج بكل عناصر البرنامج

احفظ البلوك

Address	Declaration	Name	Type	Initial value	Comment
in					
out					
in_out					
temp					

جدول تعريف المتحولات (غير مستخدم في هذا المثال)

ملاحظات وعنوان بلوك الشبكة

يمكن إنشاء تحكم المسألة هنا بالر موز
مع معرفات الوظائف

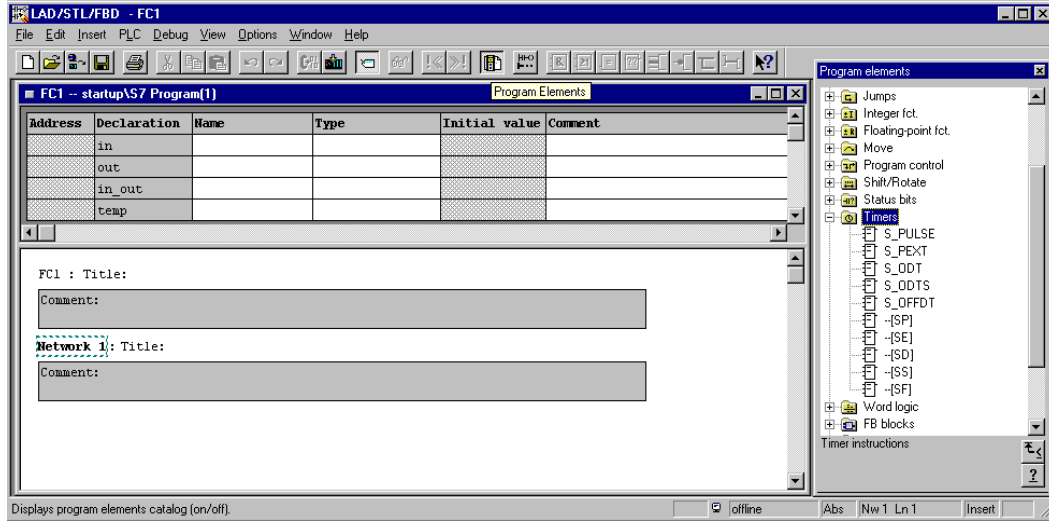
يمكن تثبيت عناصر البرنامج باللجوء
إلى عملية "السحب" بواسطة الفأرة
و"الإسقاط" ضمن الشبكة
يجب الإنشاء مع العملية الصحيحة.

ملاحظة : تتم البرمجة في بلوكات STEP 7 ضمن شبكات منفردة. لذا يمكن الحصول على هيكلية أكثر
تنظيماً وتوثيق أفضل في ترويسة نتائج الشبكات.





4. نحتاج من أجل مثالنا إلى مؤقت نبضي. يدعى هذا العنصر **S_PULSE** ويمكن الحصول عليه من كتالوج المؤقتات **Timers**. (Timers → S_PULSE →)



ملاحظة: عند اختيار عملية، تظهر العملية مع شرح مختصر لها في تذييل الكتالوج.





5. من أجل الوصف الدقيق لكل عملية يمكن اللجوء إلى المعلومات الموجودة ضمن الرمز ? والذي هو عبارة عن دليل مساعدة على الخط لشرح كل تعليمة بشكل تفصيلي مفهوم مع مثال تفصيلي. (? →)

The screenshot shows the 'Help on Function Block Diagram' window for the S_PULSE block. It includes a table with columns 'Address', 'Declaration', and 'Name' containing 'in', 'out', 'in_out', and 'temp'. The main content area shows the title 'S_PULSE : Assign Pulse Timer Parameters and Start' and an example ladder logic network. The example shows a rising edge trigger (S) at I0.0 connected to the BI input of the S_PULSE block. The TV input is set to 5T#2s and the BCD output is connected to Q4.0. A reset (R) is connected at I0.1. The block is labeled T5. Below the diagram, a text box explains: 'If the signal state of input I0.0 changes from 0 to 1 (if there is a rising edge in the RLO), timer T5 is started. The timer continues to run with the'.

ملاحظة : إن المؤقت S_PULSE كما هو مستخدم هنا يستمر بالعمل للمدة الزمنية المحددة. عند العمل تكون قيمة الخرج Q هي '1' عندما تكون قيمة الدخل S هي '1'. تصبح قيمة الخرج Q '0' إذا انتهت المدة أو انخفضت قيمة الدخل S إلى '0'.





6. يتم الآن حشر عملية S_PULSE ضمن الشبكة الأولى بوضع المؤشر على S_PULSE ثم الضغط على زر الفأرة وسحب S_PULSE إلى حقل الشبكة ثم ترك زر الفأرة..(S_PULSE) (→)

Address	Declaration	Name	Type	Initial value	Comment
	in				
	out				
	in_out				
	temp				

The ladder logic diagram shows a network with a timer block labeled 'S_PULSE'. The block has three inputs: 'S' (setpoint) with a value of '??', 'TV' (time value) with a value of '??', and 'R' (reset) with a value of '0'. The output is labeled 'Q'.

The 'Program elements' window on the right shows a tree view of the program's components, including 'Timers' and 'S_PULSE'.



7. يمكن العثور على التعليمات التي تستخدم بكثرة مثل تعليمة AND ضمن شريط المهام. يمكن إدراج هذه التعليمات بالضغط أولاً على المكان الذي يراد حشرها فيه (هنا

مدخل المؤقت (S) ثم على الزر

.)→(→S

The screenshot shows the SIMATIC Manager interface for editing a Ladder Logic (LAD) program. The main window is titled "FC1 -- startup\S7 Program(1)". It features a menu bar (File, Edit, Insert, PLC, Debug, View, Options, Window, Help) and a toolbar with various editing tools. Below the menu bar is a table with columns: Address, Declaration, Name, Type, Initial value, and Comment. The table contains the following entries:

Address	Declaration	Name	Type	Initial value	Comment
	in				
	out				
	in_out				
	temp				

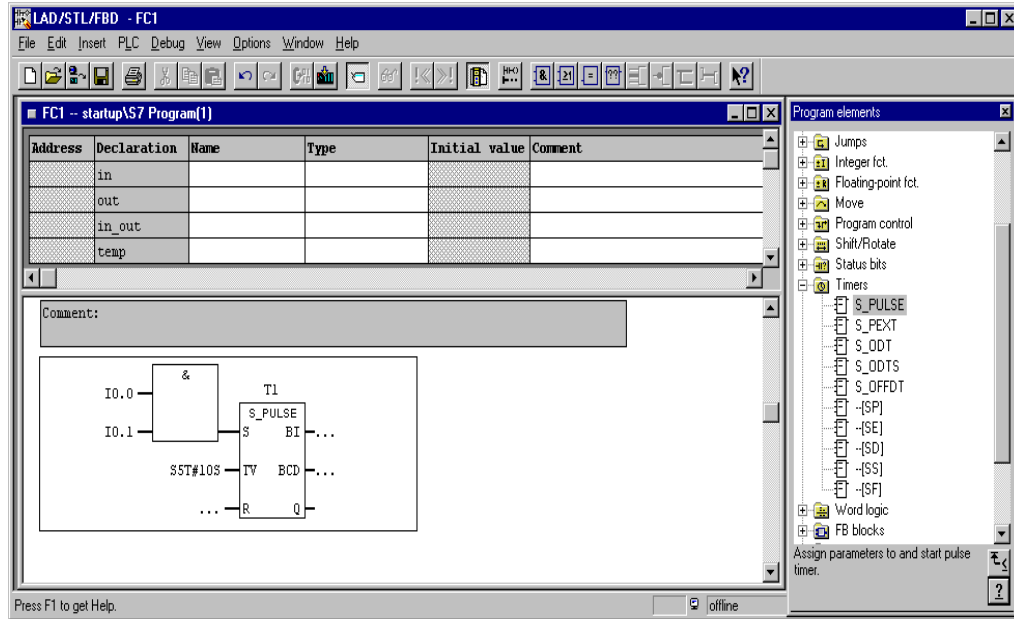
Below the table is a "Comment:" field. The main editing area shows a ladder logic diagram with an AND gate and an S_PULSE timer block. The AND gate has two inputs labeled "??,?". The S_PULSE block has inputs "S", "EI", "TV", and "Q". The "TV" input is labeled "???".

The right-hand side of the interface shows a "Program elements" list with various components like Jumps, Integer fct., Floating-point fct., Move, Program control, Shift/Rotate, Status bits, Timers, and FB blocks. The "Timers" section is expanded, showing a list of timer types including S_PULSE, S_PEXT, S_ODT, S_ODTS, S_OFFDT, -[SP], -[SE], -[SD], -[SS], and -[SF].

At the bottom of the window, there is a status bar with the text "Press F1 to get Help." and a "offline" indicator.



8. يجب تسمية المؤقت بـ T1 و تسجيل قيمته 10 ثوان بصيغة الوقت S5 أي بالشكل S5T#10s. كذلك يجب تسجيل 0.0 و 0.1 في مداخل عملية AND مع اسم الشبكة والتعليق. (→ T1 → S5T#10s → I0.0 → I0.1 → Comment).





ملاحظة : عند تعريف زمن توقيت المؤقت يجب اللجوء إلى القواعد الآتية :

S5T# 10s



S5T# هي الصيغة الأولى ويليه مباشرة الزمن (هنا 10 ثوان). يمكن أيضاً إدخال الوقت بالملي ثانية (ms)، بالدقيقة (m) وبالساعة (H). كما ويمكن استخدام هذه الوحدات معاً (مثلاً S5T#3M_3S).



9. يتم تسجيل الشبكات اللاحقة بالضغط على الرمز  ضمن شريط المهام (→ ).



Address	Declaration	Name	Type	Initial value	Comment
in					
out					
in_out					
temp					

Network 1: Title:
Comment:

Network 2: Title:
Comment:

10. أدرج الإسناد بالضغط مرةً على الرمز  (→ ).

Address	Declaration	Name	Type	Initial value	Comment
in					
out					
in_out					
temp					





Network 1: Title:
Comment:

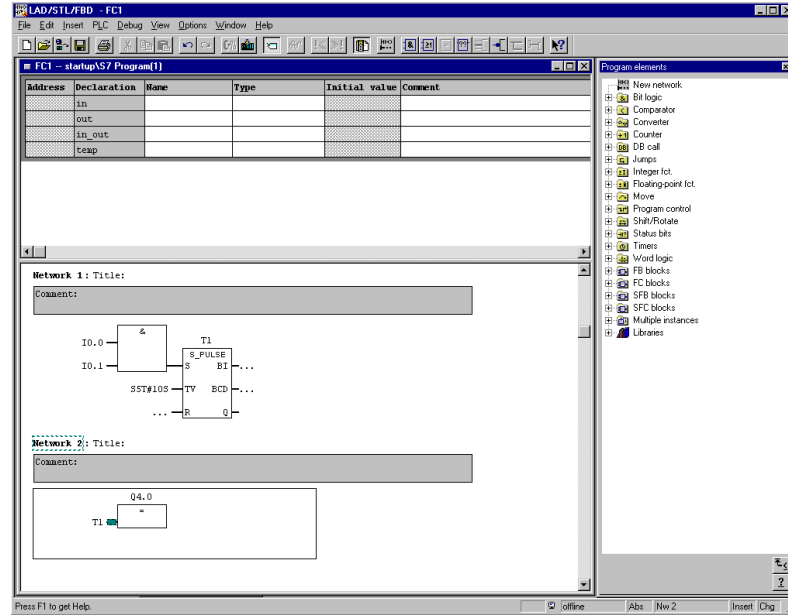
Network 2: Title:
Comment:

??,?


??,?

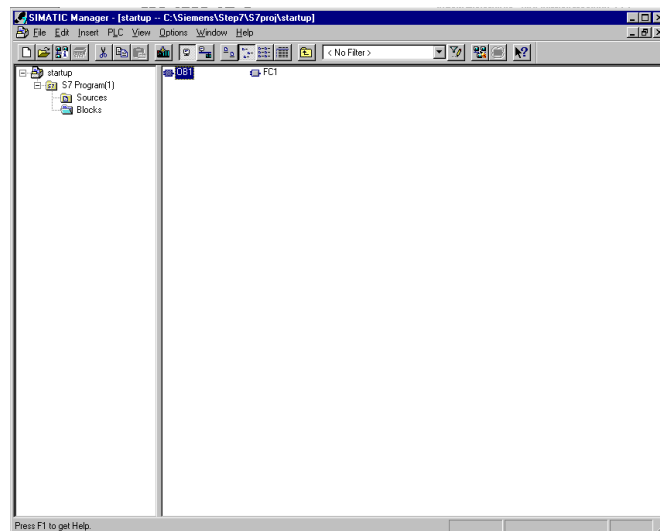


11. يجب أن يطبق الإسناد على الخرج **Q4.0** بحيث يفعل طالما أن إشارة المؤقت "مرتفعة". كما ويجب إدراج هذين المعاملين قبل حفظ **FC1** و تحميله  إلى  الـ **PLC** ( → ).



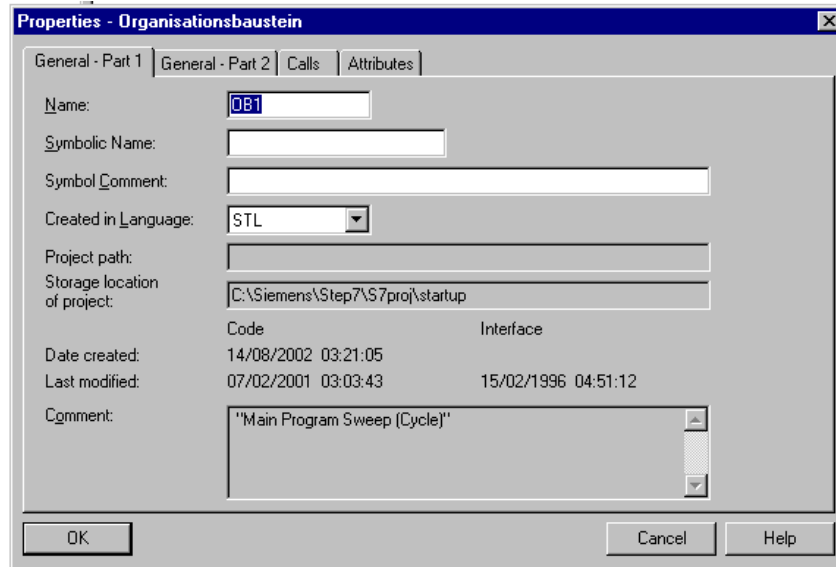
حذار : لم يتم إغلاق محرر "LAD/STL/FBD". يمكن إغلاقه بالانتقال إلى SIMATIC Manager في سطر تذييل الصفحة (Point 12) أو بطلب OB1 بواسطة الوظيفة "OPEN".

12. لبرمجة **OB1** الذي يستدعي **FC**، اضغط عليه مرتين ضمن **SIMATIC Manager** ( → SIMATIC Manager → OB1).





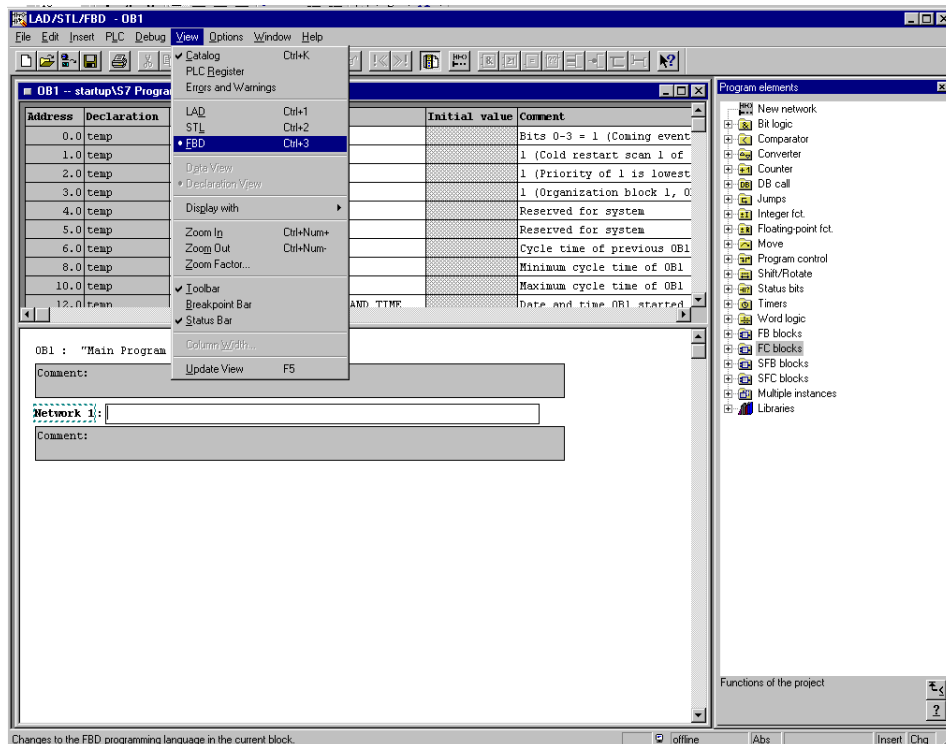
13. يتم الإبقاء على خصائص OB1 وقبولها بواسطة OK. (→ OK).



14. يمكن تغيير لغة إظهار البرنامج LAD/FBD/STL ضمن المنقح إلى FBD



بالضغط على View ومن ثم FBD لتحويل إلى البرمجة بلغة منخط الكتل الوظيفية. (→

. FBD)→View

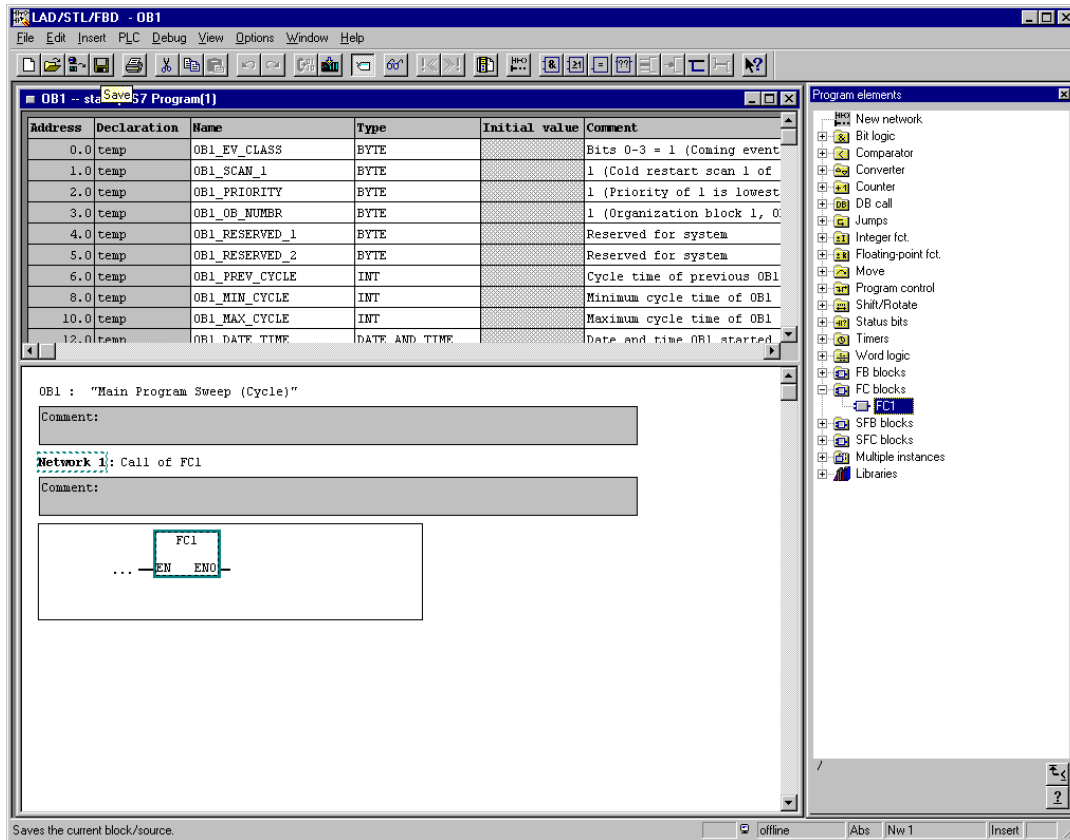




15. يمكن حفظ OB1 بالضغط أولاً مرتين على FC1 (الموجود تحت FC Block)

ضمن كتالوج 1 Network التابع لـ OB1 ، ثم بالضغط على زر الحفظ  ومن ثم معالجة البرنامج بزر التحميل .

(→ FC Block → FC1 →  → ).



The screenshot displays the SIMATIC Manager interface for configuring an Organization Block (OB1). The main window is titled "OB1 -- standard S7 Program(1)". It features a table of variables and a network diagram.

Address	Declaration	Name	Type	Initial value	Comment
0.0	temp	OB1_EV_CLASS	BYTE		Bits 0-3 = 1 (Coming event)
1.0	temp	OB1_SCAN_1	BYTE		1 (Cold restart scan 1 of
2.0	temp	OB1_PRIORITY	BYTE		1 (Priority of 1 is lowest
3.0	temp	OB1_OB_NUMBR	BYTE		1 (Organization block 1, 0
4.0	temp	OB1_RESERVED_1	BYTE		Reserved for system
5.0	temp	OB1_RESERVED_2	BYTE		Reserved for system
6.0	temp	OB1_PREV_CYCLE	INT		Cycle time of previous OB1
8.0	temp	OB1_MIN_CYCLE	INT		Minimum cycle time of OB1
10.0	temp	OB1_MAX_CYCLE	INT		Maximum cycle time of OB1
12.0	temp	OB1_DATE_TIME	DATE AND TIME		Date and time OB1 started

Below the table, the network diagram shows a call to the FC1 block. The network is labeled "Network 1: Call of FC1". The diagram includes a box containing "FC1" and "EN ENO" with connection lines.

11. تعقب برنامج STEP 7 ضمن الـ CPU

1. بهدف مراقبة البرنامج ضمن FC1، يجب أولاً تغيير إظهار LAD/FBD/STL للبلوك ثم الانتقال ضمن المحرر بواسطة Window من OB1 إلى FC1 . (→ Window .FC1 . Window → FC1)



The screenshot shows the Siemens STEP 7 software interface. The main window displays the Ladder Logic (LAD) editor for the Organization Block 1 (OB1) program. The program is titled "OB1 -- startup\S7 Program(1)". The editor shows a network labeled "Network 1: Call of FC1" with a callout box containing the text "FC1" and "EN ENO".

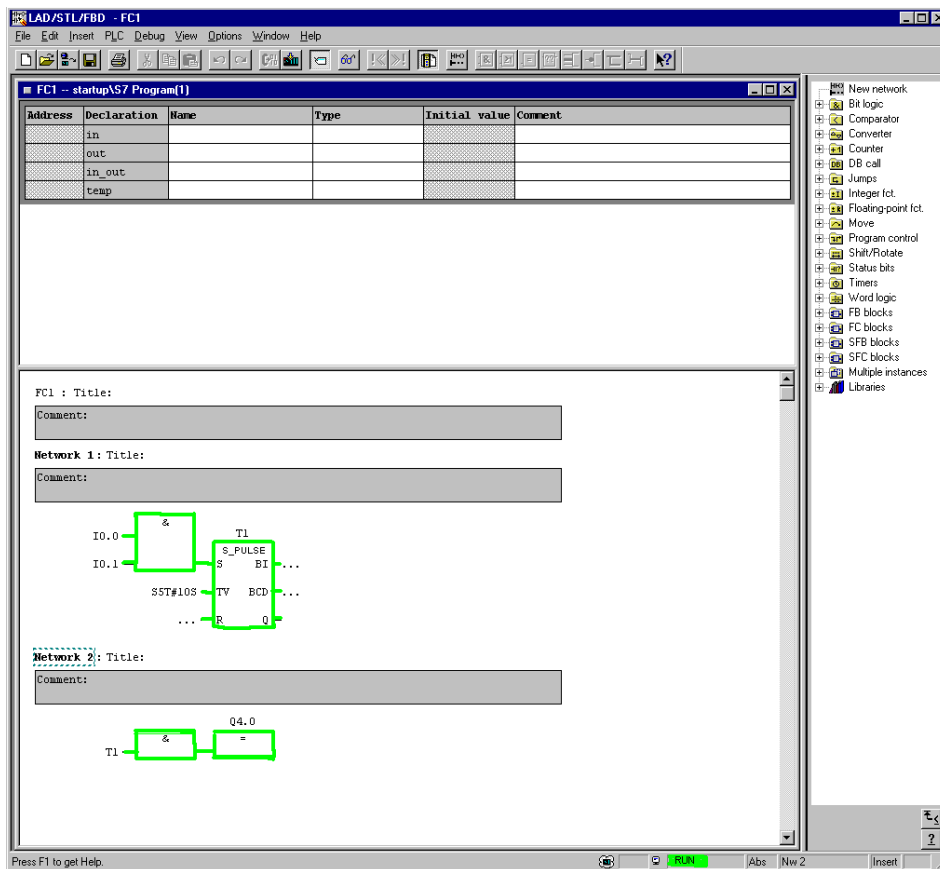
The "Program elements" list on the right side of the interface shows the following elements:

- New network
- Bit logic
- Comparator
- Converter
- Counter
- DB call
- Jumps
- Integer fct.
- Floating-point fct.
- Move
- Program control
- Shift/Rotate
- Status bits
- Timers
- Word logic
- FB blocks
- FC blocks
- FC1
- SFB blocks
- SFC blocks
- Multiple instances
- Libraries

The status bar at the bottom indicates "Activates this window." and "offline".



2. يمكن مراقبة البرنامج ضمن FC1 بضغط زر الفأرة على رمز النظارة . يتم استعراض عمل المؤقت وحالة إشارة الدخل والخرج. (→).



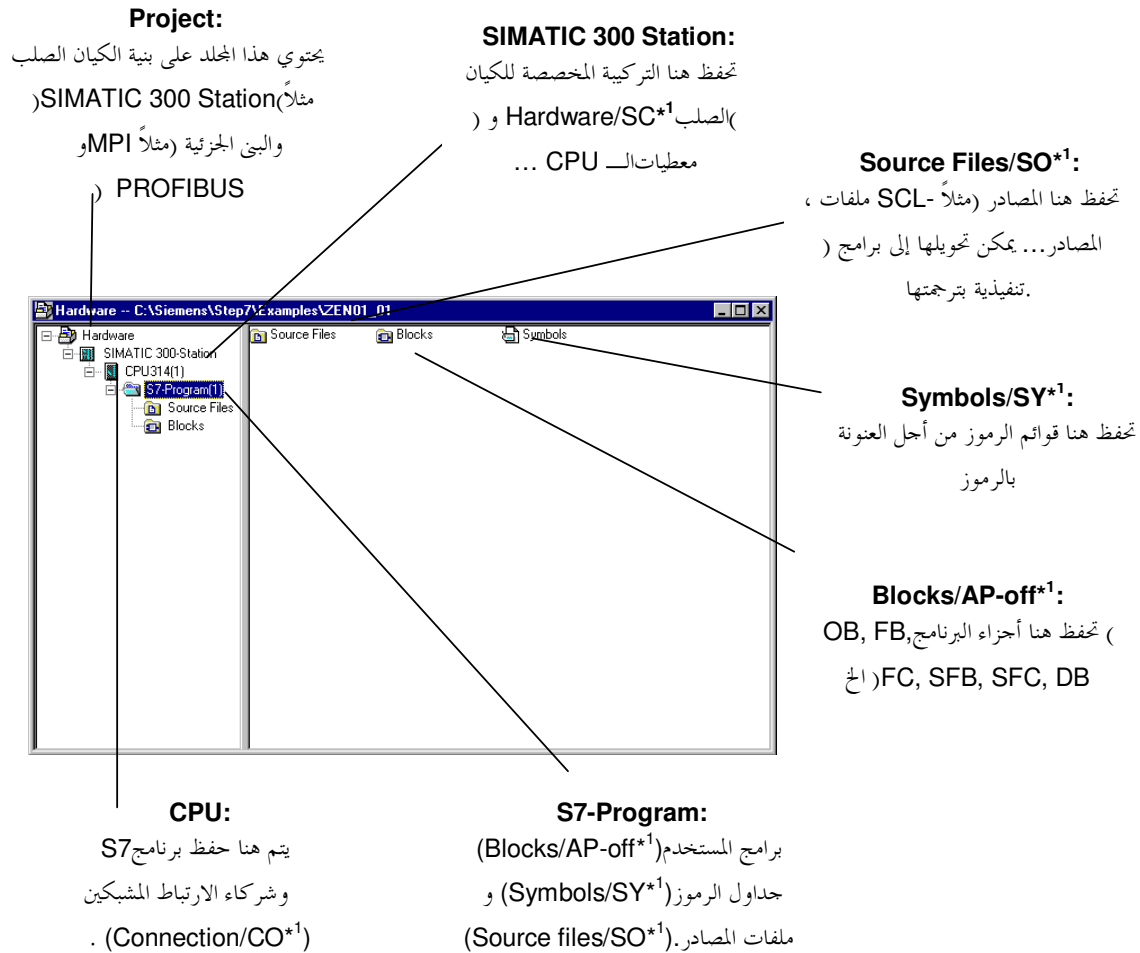
12. توليد ترقية الكيان الصلب من أجل CPU 315-2dp



تتم إدارة الملفات في STEP 7 بواسطة SIMATIC Manager. يتم هنا مثلاً نسخ أجزاء البرنامج أو استبدالها للمعالجة بواسطة أدواتٍ أخرى. بمجرد النقر عليها بواسطة الفأرة. تتطابق العمليات هنا بالمعايير المستخدمة عادةً في نظام ويندوز (مثلاً يقوم زر الفأرة الأيمن باستدعاء القائمة الخاصة بكل جزء).

تظهر بنية الكيان الصلب للـ PLC ضمن المجلد SIMATIC 300 station و CPU. وعليه يمكن النظر إلى مثل هذا المشروع على أنه مخصص لكيان صلب معين.

يرتب كل مشروع ضمن STEP 7 وفق بنية محددة بحزم. يتم حفظ البرامج ضمن المجلدات التالية :



*¹المصطلحات وفق STEP 7 Version 2.x

يتم إظهار بنية الكيان الصلب للـ PLC ضمن مجلد **SIMATIC 300 station** و **CPU**. سنقوم هنا بتحديد تركيبة الكيان الصلب على سبيل المثال للحالة الخاصة لـ **CPU 315-2DP**. سيتم كذلك التعامل مع ذاكرة الساعة و تعديل عناوين وحدات الدخل والخرج.



يجب على المستخدم أن يتبع الخطوات التالية كي يستطيع إنشاء المشروع الذي سيتم كتابته البرنامج الحل ضمنه.



1. إن الأداة الأساسية في STEP 7 هي **SIMATIC Manager** الذي يمكن فتحه بالنقر



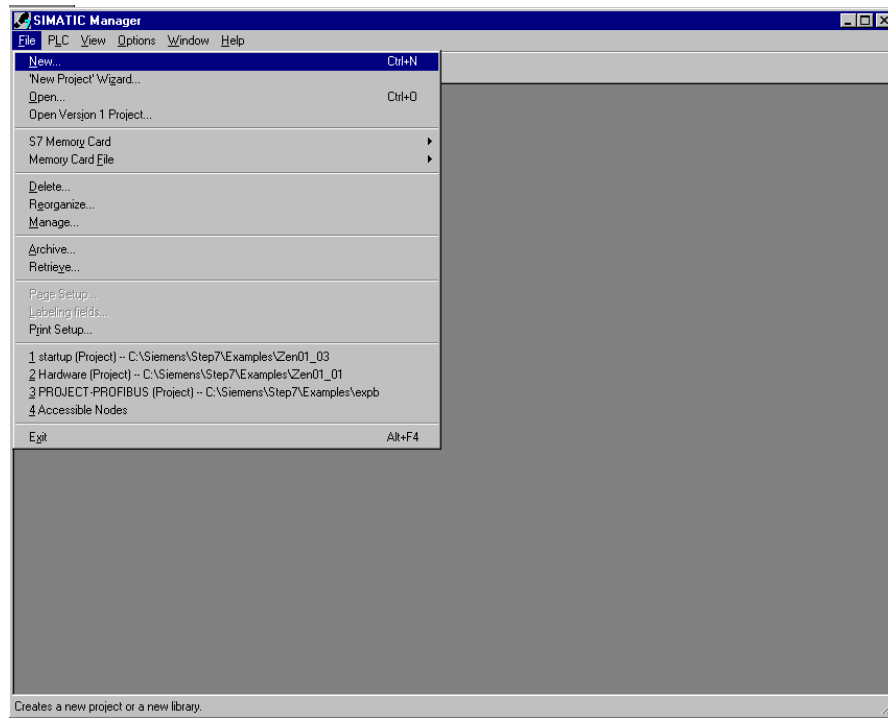
SIMATIC Manager

(→ SIMATIC Manager)

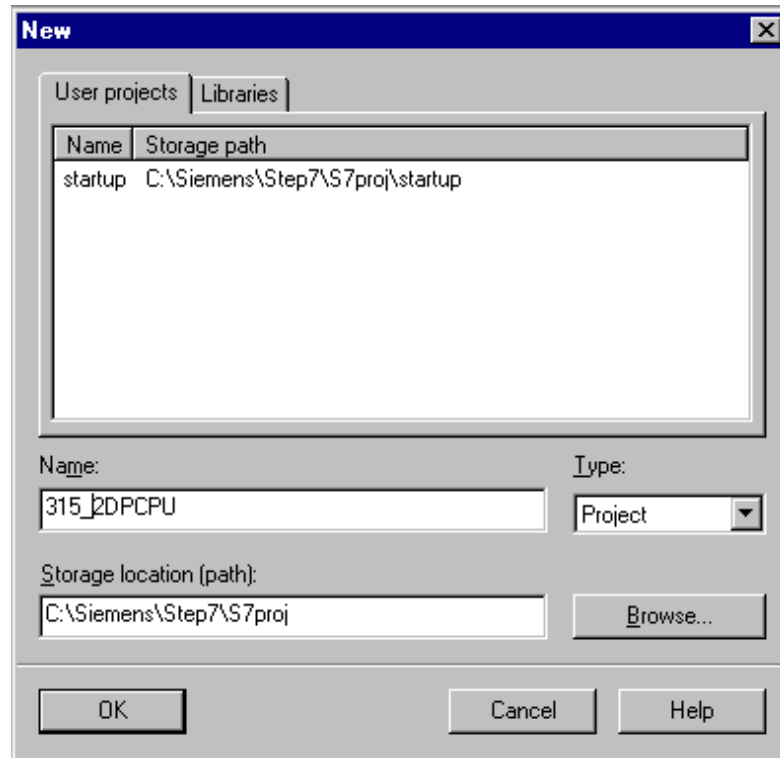
المزدوج على الأيقونة

2. تتم إدارة برامج STEP 7 ضمن مشاريع. يمكن خلق كل مشروع من جديد

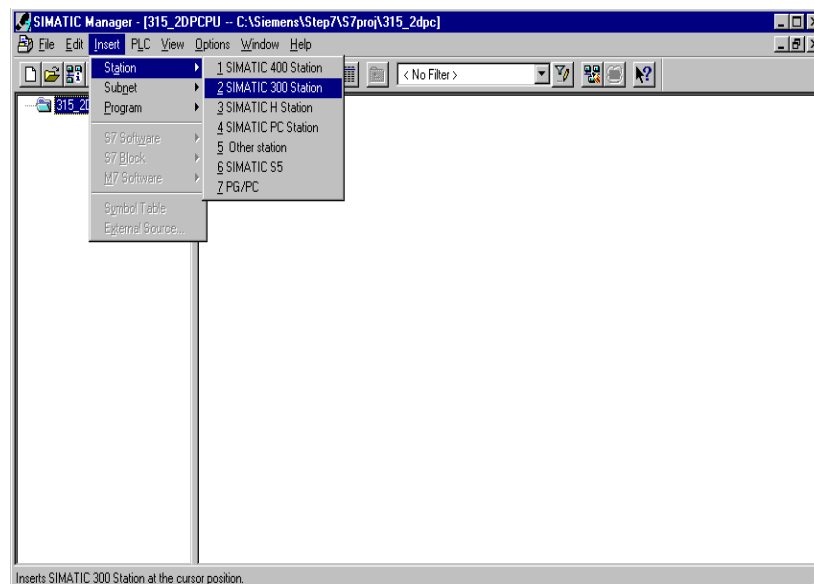
(→ File → New).



3. أعط المشروع اسماً وليكن **Name 315_2DPCPU** (→ 315_2DPCPU → Name 315_2DPCPU OK).

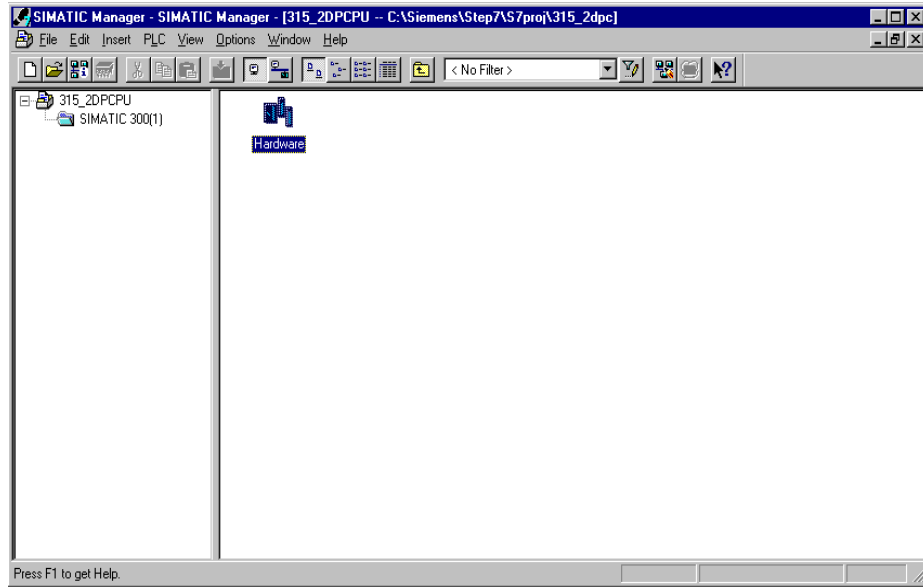


4. أدرج محطة **SIMATIC 300-Station** (→ Insert → Station → SIMATIC 300-Station).





5. افتح منتهي التركيبة بالضغط مرتين على 'Hardware'. (→ Hardware).

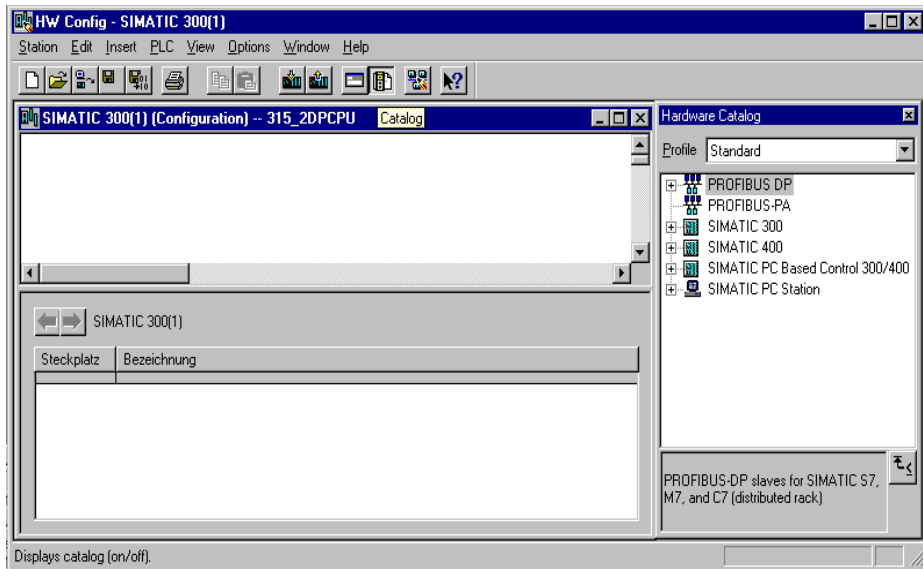


6. افتح كاتالوج الكيان الصلب بالضغط على الرمز (→) .

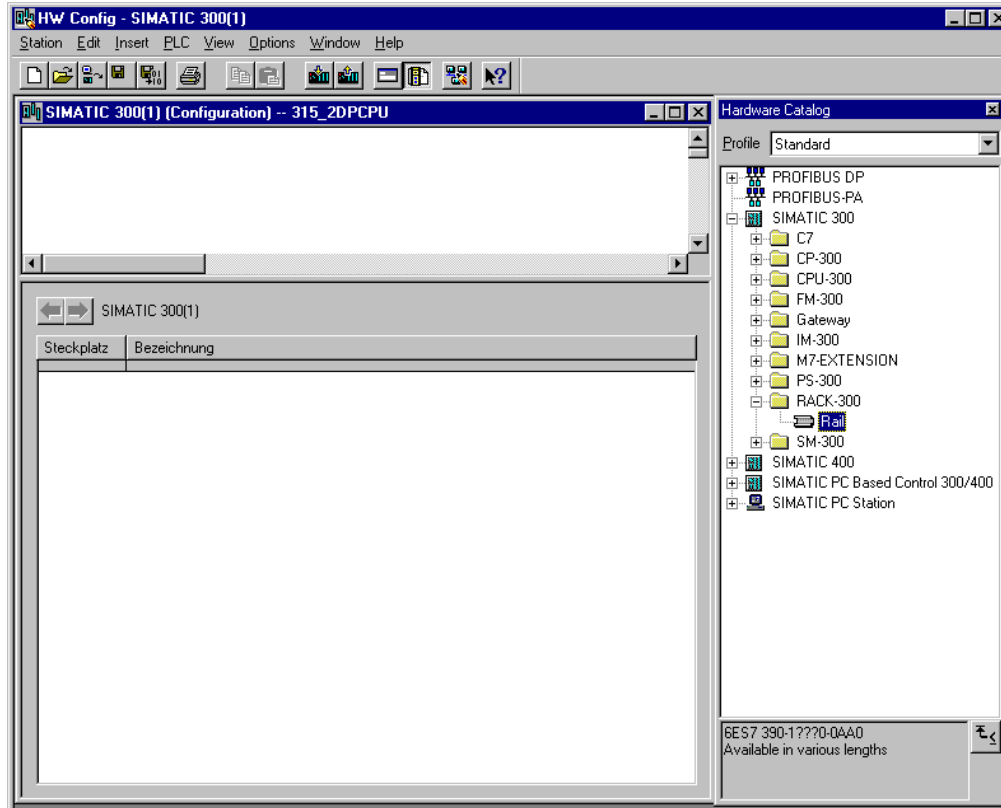
تتوزع محتوياته بين الأجزاء الآتية :

SIMATIC PC Based Control، و SIMATIC 400، SIMATIC 300، PROFIBUS-DP

تظهر هناك كل المكونات، الأجزاء ووحدات الواجهة البينية اللازمة لتجميع مشروعك.



7. اضغط مرتين على Rail (السكة) SIMATIC 300 → → RACK-300 → Rail).

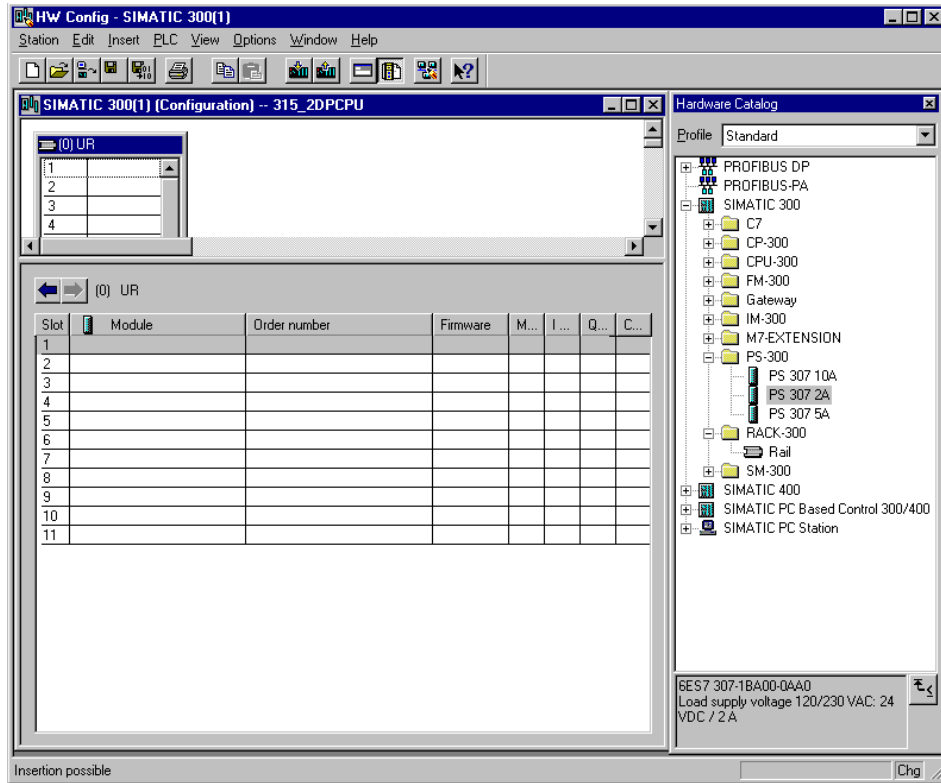


بعدئذٍ يظهر جدول تركيبة بنية لوحة التجميع (RACK) RACK 0.



8. يمكن الآن اختيار جميع الأجزاء الموجودة فعلياً (مادياً) على لوحة التجميع من دليل الكيان الصلب لإدراجها ضمن جدول تعريف التركيبة. للقيام بهذه العملية يجب الضغط على مؤشر الوحدة المعنية، امسك زر الفأرة ، اسحب واسقط العنصر ضمن قائمة التركيبة.

سنبداً بوحدة التغذية **PS 307 2A**. (→ SIMATIC 300 → PS-300 → PS 307 2A).



ملاحظة : إذا كان الكيان الصلب الذي تستخدمه مختلفاً عما يظهر هنا فعليك اختيار الوحدات التي تلائمك

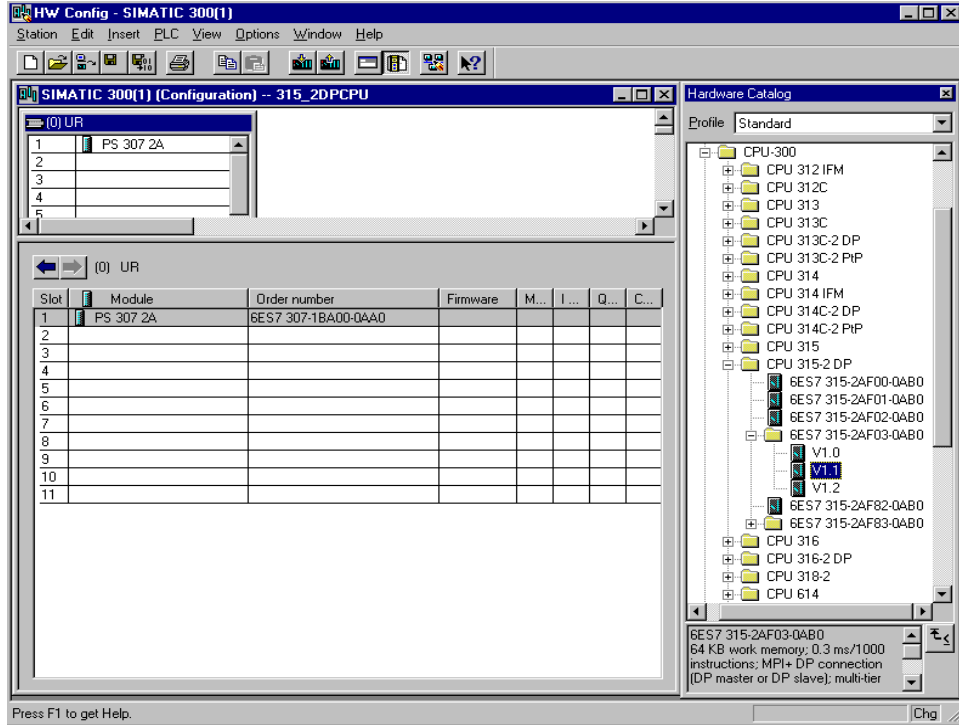
من الدليل وإدراجها ضمن لوحة التجميع.

تظهر أرقام العناصر الخاصة بكل وحدة (المكتوبة فيزيائياً عليه) في تذييل صفحة الدليل.

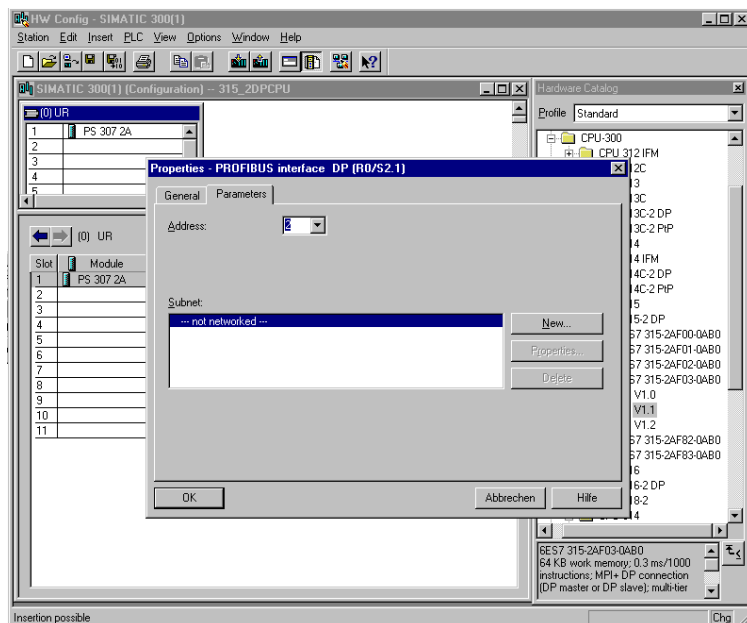




9. في الخطوة التالية سنقوم بإسقاط CPU 315-2DP ضمن موضع البطاقة الثانية. يسمح ذلك بقراءة رقم القطعة والنسخة الخاصة بال CPU. (→ SIMATIC 300 → CPU-300 → CPU 315-2DP → 6ES7 315-2AF03-0AB0 V1.1).



10. يتم في الواجهة التخاطبية التالية معايرة واجهة PROFIBUS البنية المتكاملة. لن نقوم هنا بتغيير القيم المبدئية وسنكتفي بالضغط OK. (→ OK)





11. في الخطوة التالية سنقوم بجر وحدة المداخل ذات الـ 16 دخل إلى موضع البطاقة الرابعة. يمكن قراءة رقم القطعة من أمامها من $DI-300 \rightarrow SM300 \rightarrow SIMATIC 300$ ($300 \rightarrow SM 321 DI16xDC24V$).

Slot	Module	Order number	Firmware	M...	I...	Q...	C...
1	PS 307 2A	6ES7 307-1BA00-0AA0					
2	CPU 315-2 DP	6ES7 315-2AF03-0AB0	V1.1	2			
3	DP				1623		
4	DI16xDC24V	6ES7 321-7BH80-0AB0			0...		
5							
6							
7							
8							
9							
10							
11							

ملاحظة : إن موضع البطاقة الثالثة محجوز لوحدة الربط ويجب أن يبقى فارغاً دوماً يظهر رقم الوحدة المختارة في تذييل صفحة الدليل.





12. في الخطوة التالية سنقوم بمر وحدة المخارج ذات الـ 16 مخرجاً إلى موضع البطاقة الرابعة. يمكن قراءة رقم القطعة SM → DO-300 → SM300 → SIMATIC 300 (→ 322 DO16xDC24V/0,5A).

The screenshot shows the SIMATIC HW Config software interface. The main window displays a rack configuration for a SIMATIC 300(1) system. The rack contains the following modules:

Slot	Module	Order number	Firmware	M...	I...	Q...	C...
1	PS 307 2A	6ES7 307-1BA00-0AA0					
2	CPU 315-2 DP	6ES7 315-2AF03-0AB0	V1.1	2			
3	DP				1023		
4	DI16xDC24V	6ES7 321-7BH80-0AB0			0...1		
5	DO16xDC24V/0.5A	6ES7 322-1BH81-0AA0				4...5	
6							
7							
8							
9							
10							
11							

The Hardware Catalog on the right shows the selected module: 322 DO16xDC24V/0.5A. The status bar at the bottom indicates the selected module's details: 6ES7 322-1BH81-0AA0, Digital output module DO16 24 V / 0.5 A, grouping 8, extended environmental conditions.

ملاحظة : يظهر رقم الوحدة المختارة في تذييل صفحة الدليل.





13. يمكن تغيير خصائص بعض الأجزاء.

object properties → OK).→(→ Right click CPU 315-2DP module→ insert.

مثلاً يمكن تغيير ذاكرة الساعة لكل CPU.

(→ Cycle/Clock memory → √ Clock memory → Memory byte 100).

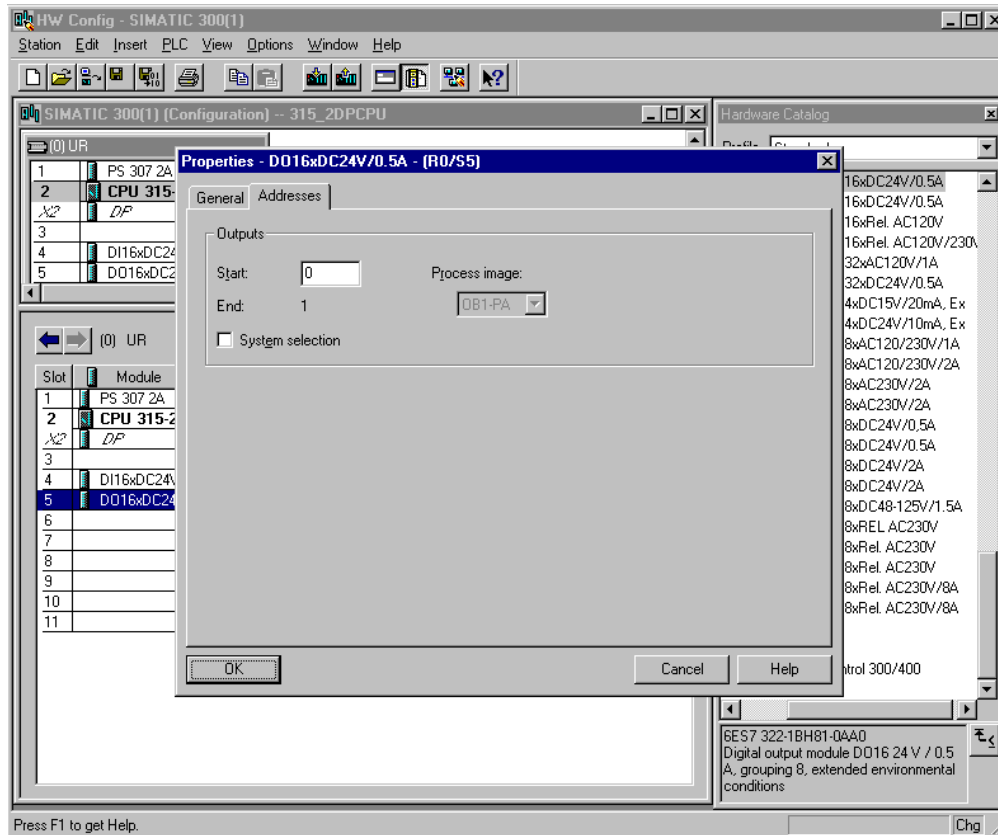
The screenshot shows the 'HW Config - SIMATIC 300(1)' window. The main window displays a rack configuration with slots 1 through 11. Slot 2 contains a 'CPU 315-2 DP' module. A 'Properties - CPU 315-2 DP - (R0/S2)' dialog box is open, showing the 'Cycle/Clock Memory' tab. The 'Clock Memory' section is checked, and the 'Memory Byte' is set to 100. The 'Cycle' section has 'Update OB1 process image cyclically' checked, 'Scan Cycle Monitoring Time [ms]' set to 150, 'Minimum Scan Cycle Time [ms]' set to 0, and 'Scan Cycle Load from Communication [%]' set to 20. The 'QB85 - Call Up at I/O Access Error' is set to 'No QB85 call up'. The 'Hardware Catalog' window is also visible on the right, showing a list of modules.

Slot	Module
1	PS 307 2A
2	CPU 315-2 DP
3	
4	DI16xDC24V
5	DO16xDC24V
6	
7	
8	
9	
10	
11	



14. يمكن تغيير عناوين المداخل/المخارج فقط من أجل وحدات المعالجة 300 - S7 المزودة بواجهة PROFIBUS البنية المدمجة.

يحصل ذلك عند الضغط مرتين على الوحدة المعنية وتعديل السجل 'Addresses' (العناوين). يجب تدوين هذه العناوين في كل حالة (وإلا ستؤثر العنونة الآلية على توضع وتوصيل البطاقة)
(→ DO 16xDC24V/0.5A → Addresses → uncheck System selection → 0 → OK).





15. يمكن حفظ جدول التركيبة ، ترجمته ومن ثم تحميله إلى الـ PLC بالضغط على

و  : يجب أن يكون مفتاح نمط عمل الـ CPU على وضعية STOP . (→)



HW Config - SIMATIC 300(1)

Station Edit Insert PLC View Options Window Help

SIMATIC 300(1) (Configuration) -- 315_2DPCPU

Profile: Standard

Slot	Module	Order number	Firmware	M...	I...	Q...	Co...
1	PS 307 2A	6ES7 307-1BA00-0AA0					
2	CPU 315-2 DP	6ES7 315-2AF03-0AB0	V1.1	2			
3	DP				7/233		
4	DI16xDC24V	6ES7 321-7BH80-0AB0			0...1		
5	DO16xDC24V/0.5A	6ES7 322-1BH81-0AA0				0...1	
6							
7							
8							
9							
10							
11							

Special 300

ATIC 400

ATIC PC Based Control 300/400

ATIC PC Station

6ES7 322-1BH81-0AA0
Digital output module DO16 24 V / 0.5 A, grouping 8, extended environmental conditions

Press F1 to get Help.

Chg

13. كتابة برنامج STEP 7

سيكتب البرنامج الذي يمكن تعقبه بلغة قائمة التعليمات (STL) ويتكون من سطرين فقط. سيتم هنا إخراج ترددات بايت ذاكرة الساعة MB100 في الكيان الصلب المفعل إلى بايت خرج.



جدول الرموز :

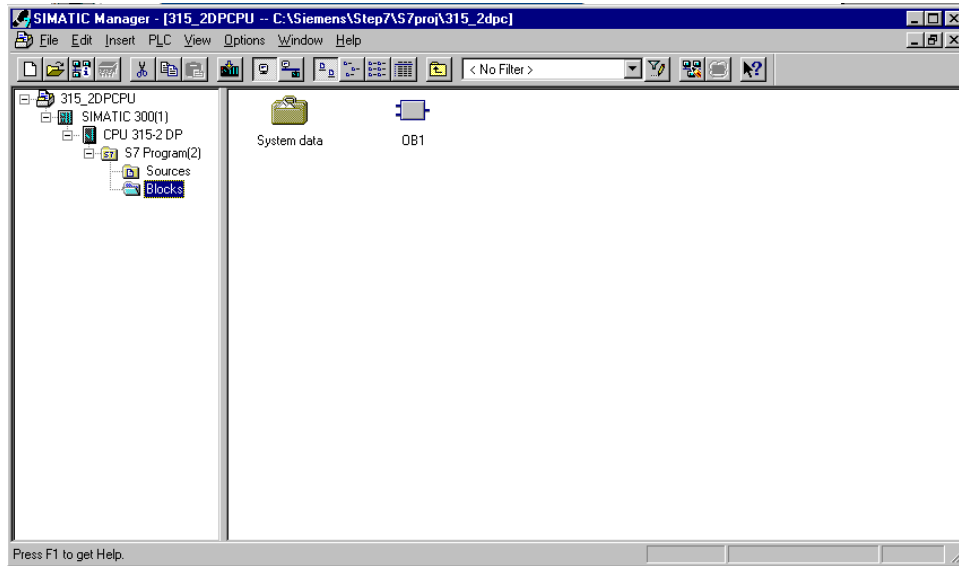
ساعة	بايت ذاكرة الساعة	MB100
خرج إظهار	QB	QB0

يتم إسناد طول/تردد الدور إلى كل بت من ذاكرة الساعة. يطبق الإسناد التالي :

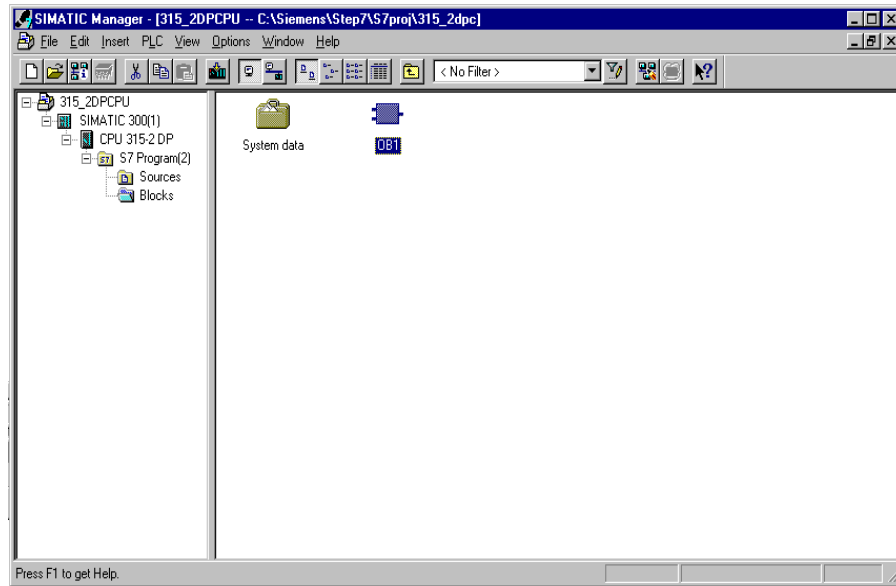


0	1	2	3	4	5	6	7	Bit:
0.1	0.2	0.4	0.5	0.8	1	1.6	2	طول الدور (s) :
10	5	2.5	2	1.25	1	0.625	0.5	التردد (Hz) :

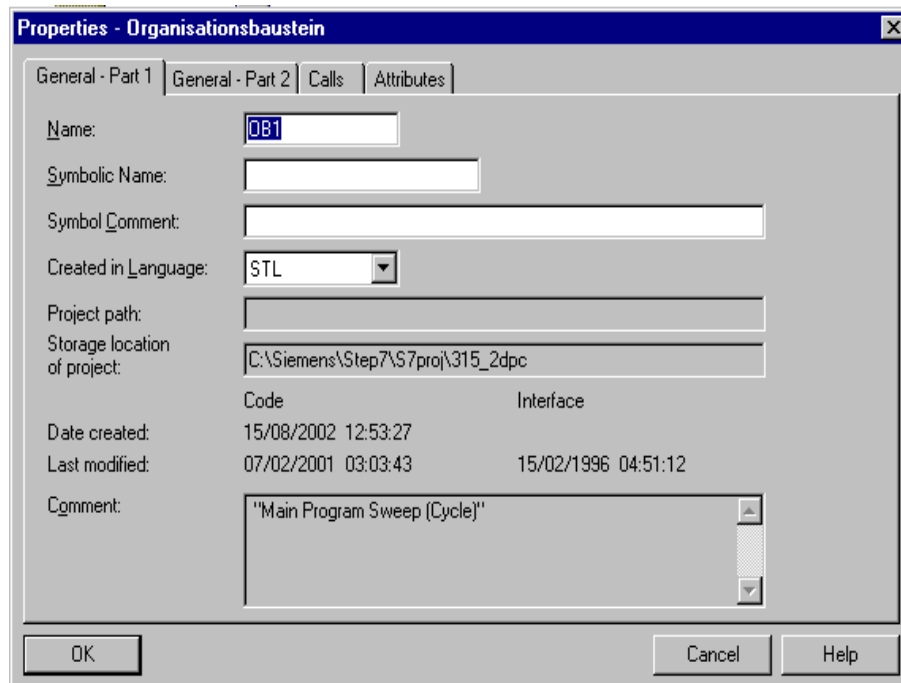
1. اختر المجلد **Blocks** ضمن **SIMATIC Manager** (→ SIMATIC Manager → Blocks)




2. ضمن SIMATIC Manager اضغط مرتين على البلوك **OB1**. (→ OB1).



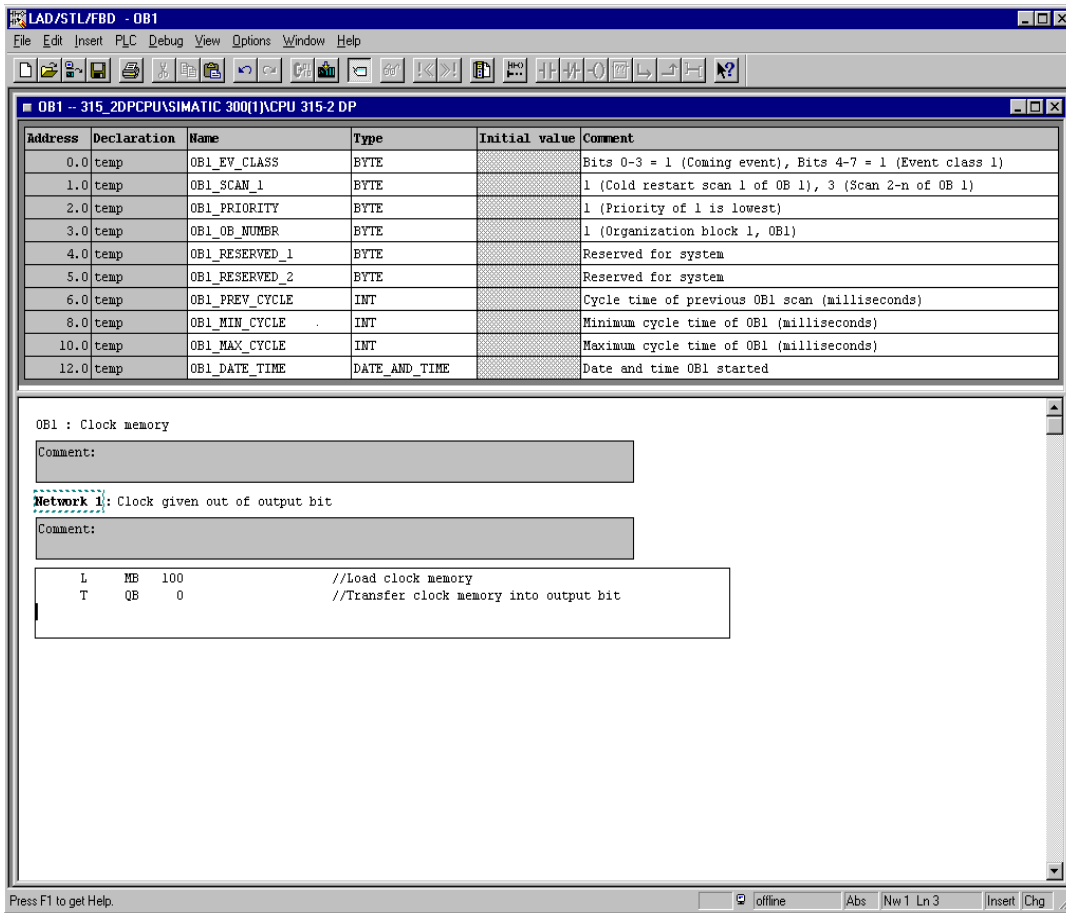
3. اقبل خيارات المعروضة من OB1 بواسطة **OK**..(→OK).



4. يوجد محرر مزود بـ **LAD, STL, FBD** : برمج البلوكات التي تعطيك إمكانية تنقيح برنامجك STEP 7 بالشكل الموافق. بغية القيام بذلك يجب فتح بلوك التنظيم OB1 ضمن الشبكة الأولى. يجب تعليم الشبكة الأولى لتكوين العملية الأولى. يمكنك الآن كتابة برنامجك الأول STEP 7. تقسم برامج STEP 7 عادةً إلى شبكات. يمكن فتح شبكة جديدة بالضغط على رمز الشبكة .



ملاحظة: يتم فصل التعليقات ضمن وثيقة البرنامج عن التعليمات بواسطة الرمز `/*`.

Address	Declaration	Name	Type	Initial value	Comment
0.0	temp	OB1_EV_CLASS	BYTE		Bits 0-3 = 1 (Coming event), Bits 4-7 = 1 (Event class 1)
1.0	temp	OB1_SCAN_1	BYTE		1 (Cold restart scan 1 of OB 1), 3 (Scan 2-n of OB 1)
2.0	temp	OB1_PRIORITY	BYTE		1 (Priority of 1 is lowest)
3.0	temp	OB1_OB_NUMBER	BYTE		1 (Organization block 1, OB1)
4.0	temp	OB1_RESERVED_1	BYTE		Reserved for system
5.0	temp	OB1_RESERVED_2	BYTE		Reserved for system
6.0	temp	OB1_PREV_CYCLE	INT		Cycle time of previous OB1 scan (milliseconds)
8.0	temp	OB1_MIN_CYCLE	INT		Minimum cycle time of OB1 (milliseconds)
10.0	temp	OB1_MAX_CYCLE	INT		Maximum cycle time of OB1 (milliseconds)
12.0	temp	OB1_DATE_TIME	DATE_AND_TIME		Date and time OB1 started

OB1 : Clock memory

Comment:

Network 1: Clock given out of output bit

Comment:

```

L   MB 100           //Load clock memory
T   QB 0             //Transfer clock memory into output bit

```

في الشبكة
 MB 100 //Line 1 L
 QB 0 //Line 2 T
 يفعل السطر 1 بايت ذاكرة الساعة وينقل السطر 2 الدليل إلى بايت الخرج. يجب أن توضع البتات الثمانية لبايت الخرج بالترددات المختلفة لذاكرة الساعة.





ملاحظة : قد يكون عنوان بايت الخرج مختلفاً وفقاً لتركيبة الكيان الصلب.

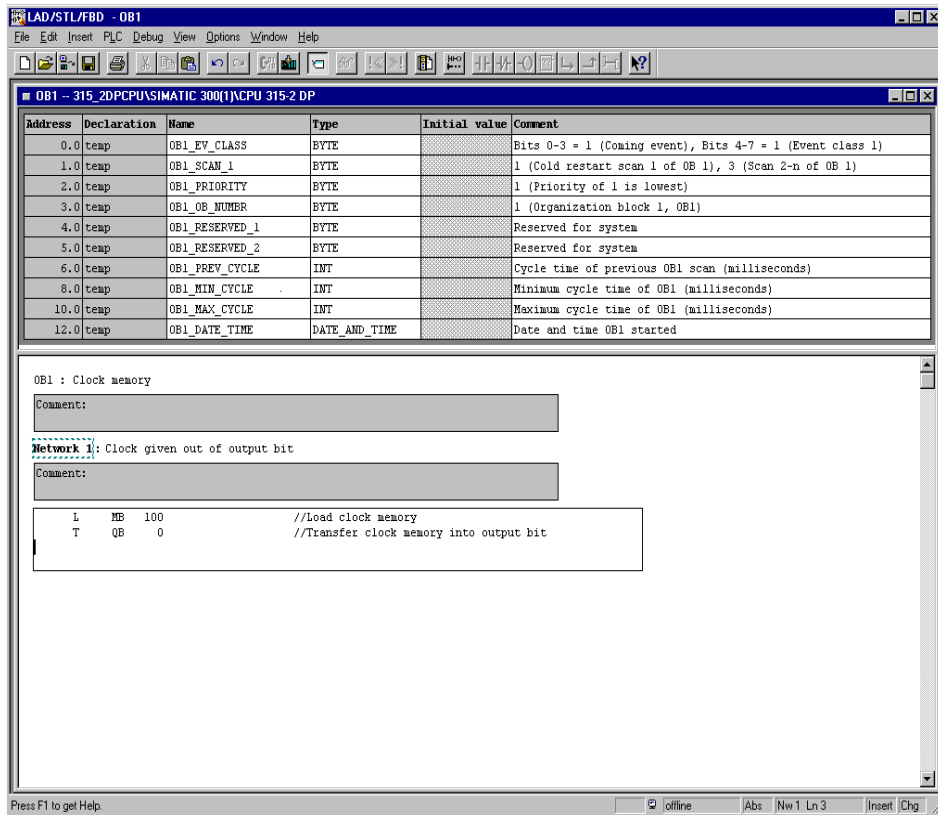


14. تعقب برنامج الـ STEP 7



يمكن الآن تحميل برنامج STEP 7 المراد تعقبه إلى الـ PLC. ضمن هذا المثال سيتم تعقب OB1 فقط.

1. احفظ بلوك التنظيم بالضغط على  وحمل البرنامج بالضغط على . يجب أن يكون مفتاح نمط عمل وحدة المعالجة مثبتاً على الوضعية **STOP**.  (→ )



The screenshot shows the STEP 7 software interface for OB1. The top part displays a table of OB1 declarations with columns for Address, Declaration, Name, Type, Initial value, and Comment. Below the table, the ladder logic for Network 1 is shown, consisting of two rungs: a load memory rung (L MB 100 //Load clock memory) and a transfer output rung (T QB 0 //Transfer clock memory into output bit).

Address	Declaration	Name	Type	Initial value	Comment
0.0	temp	OB1_EV_CLASS	BYTE		Bits 0-3 = 1 (Coming event), Bits 4-7 = 1 (Event class 1)
1.0	temp	OB1_SCAN_1	BYTE		1 (Cold restart scan 1 of OB 1), 3 (Scan 2-n of OB 1)
2.0	temp	OB1_PRIORITY	BYTE		1 (Priority of 1 is lowest)
3.0	temp	OB1_OB_NUMBER	BYTE		1 (Organization block 1, OB1)
4.0	temp	OB1_RESERVED_1	BYTE		Reserved for system
5.0	temp	OB1_RESERVED_2	BYTE		Reserved for system
6.0	temp	OB1_PREV_CYCLE	INT		Cycle time of previous OB1 scan (milliseconds)
8.0	temp	OB1_MIN_CYCLE	INT		Minimum cycle time of OB1 (milliseconds)
10.0	temp	OB1_MAX_CYCLE	INT		Maximum cycle time of OB1 (milliseconds)
12.0	temp	OB1_DATE_TIME	DATE_AND_TIME		Date and time OB1 started

OB1 : Clock memory
 Comment:

Network 1: Clock given out of output bit
 Comment:

```

L   MB 100      //Load clock memory
T   QB 0        //Transfer clock memory into output bit
  
```

بتغيير وضعية مفتاح نمط العمل إلى 'RUN' يتم إقلاع البرنامج. بعد تشغيل البرنامج يمكن مراقبته ضمن

'OB1' بالضغط على الرمز ..  (→)



LAD/STL/FBD - OB1

File Edit Insert PLC Debug View Options Window Help

OB1 - 315_2DPCPU\SIMATIC 300\1\ACPU 315-2 DP

Address	Declaration	Name	Type	Initial value	Comment
0.0	temp	OB1_EV_CLASS	BYTE		Bits 0-3 = 1 (Coming event), Bits 4-7 = 1 (Event class 1)
1.0	temp	OB1_SCAN_1	BYTE		1 (Cold restart scan 1 of OB 1), 3 (Scan 2-n of OB 1)
2.0	temp	OB1_PRIORITY	BYTE		1 (Priority of 1 is lowest)
3.0	temp	OB1_OR_NUMBR	BYTE		1 (Organization block 1, OB1)
4.0	temp	OB1_RESERVED_1	BYTE		Reserved for system
5.0	temp	OB1_RESERVED_2	BYTE		Reserved for system
6.0	temp	OB1_PREV_CYCLE	INT		Cycle time of previous OB1 scan (milliseconds)
8.0	temp	OB1_MIN_CYCLE	INT		Minimum cycle time of OB1 (milliseconds)
10.0	temp	OB1_MAX_CYCLE	INT		Maximum cycle time of OB1 (milliseconds)
12.0	temp	OB1_DATE_TIME	DATE_AND_TIME		Date and time OB1 started

OB1 : Clock memory

Comment:

Network 1: Clock given out of output bit

Comment:

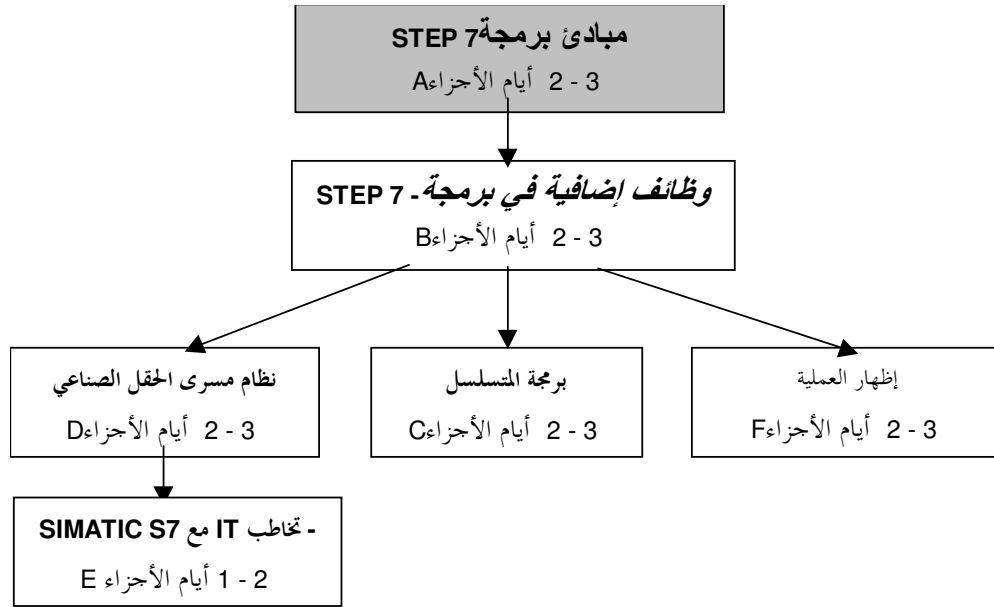
```

L   MB 100           //Load clock memory
T   QB  0           //Transfer clock memory into output bit
    
```

Press F1 to get Help. offline Abs Nw 1 Ln 3 Insert Chg

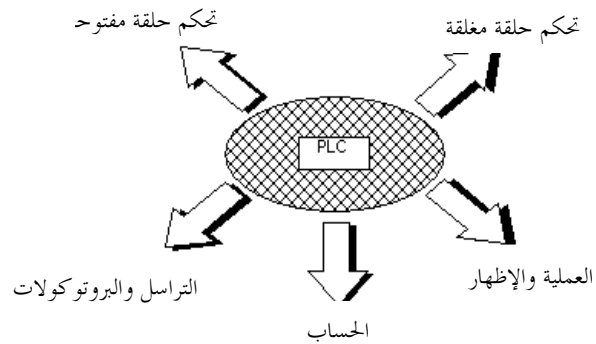
1. مقدمة

إن الملحق I هو متطلب للمضي في الجزء التدريبي المتعلق بأساسيات برمجة STEP 7 (Basics of STEP 7 - Programming).



هدف التعليم:

تعتبر المتحكمات المنطقية القابلة للبرمجة (PLC : Programmable logic controllers) اليوم من أهم عناصر الأتمتة. يمكن بواسطة هذه المتحكمات تنفيذ معظم مهام الأتمتة المختلفة بالاعتماد على تعريف المسألة.



تعطيك هذه الوثائق نظرةً شاملة عن نظام الأتمتة SIMATIC S7-300 وبرنامج البرمجة المرافق STEP 7.

المتطلبات :

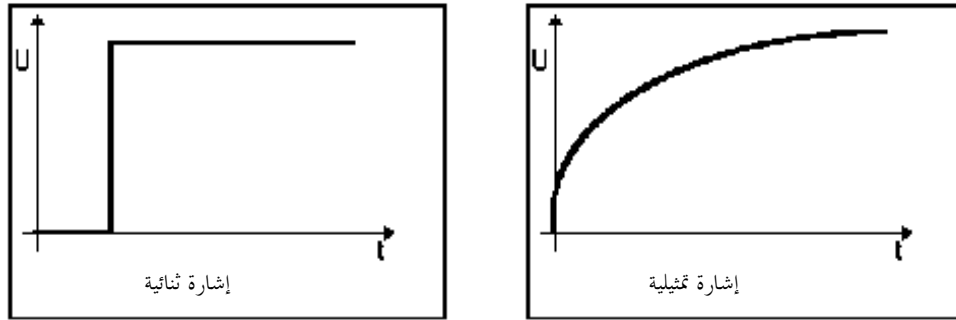
بما أن الأساسيات موجودة ضمن هذا الملحق فلا حاجة لمتطلبات خاصة.

2. وظيفة وتصميم الـ PLC

يقع على عاتق المتحكم وظيفة قيادة عمليات منفردة لأداة أو منشأة تعتمد على إشارات الحساسات بعد تنفيذ وظيفة معطاة.

2.1. أنواع الإشارات في تكنولوجيا نظم التحكم

يمكن تقسيم الإشارات التي تطبق على المداخل والمخارج مبدئياً إلى مجموعتين مختلفتين :



2.1.1. إشارة ثنائية

يمكن للإشارات الثنائية أن تأخذ قيمة إحدى حالتين ممكنتين هما :

حالة إشارة "1"	الجهد موجود	مثلاً المفتاح موصل
حالة إشارة "0"	الجهد غير موجود	مثلاً المفتاح مفصول

من الشائع في هندسة التحكم استخدام جهد 24 فولط كـ "جهد تغذية التحكم". وبالتالي يكون وجود الجهد 24 على المدخل بمثابة الحالة 1 لهذا المدخل. بالمقابل فإن الجهد 0 يعني الحالة 0. بالإضافة إلى حالة الإشارة يوجد وصف منطقي آخر مهم لمفهوم الحساس. إنه موضوع معرفة هل الحساس هو تماس "مغلق عادة" أم تماس "مفتوح عادة". عند تفعيل تماس مغلق عادةً يعطي هذا الحساس حالة 0 في الحالة الفعالة. يدعى مثل هذا السلوك بالصفير الفعال أو الفعال المنخفض. بالمقابل فالتماس المفتوح عادةً يكون ذو واحد فعال أو الفعال العالي ويزود الحالة 1 عندما يكون فعالاً.

تكون إشارات الحساسات في تحكم الحلقات المغلقة فعالة عالية. أما التطبيق النموذجي للفعال المنخفض فهو مفتاح الطوارئ. يكون مفتاح الطوارئ دوماً في حالة عمل (بمر التيار عبره) عندما لا يكون مفعلاً (مفتاح الطوارئ غير مضغوط). يقوم المفتاح بتزويد القيمة "1" إلى المدخل المرتبط به. إذا استدعى تشغيل مفتاح الطوارئ القيام بعمليات ما (مثلاً إغلاق جميع الصمامات) فلا بد من تشغيل هذه العمليات بحالة الإشارة "0".

الأرقام الثنائية المكافئة :

يمكن للإشارة الثنائية أن تأخذ إحدى قيمتين فقط (حالة الإشارة) 0 أو 1. يشار أيضاً إلى هذه الإشارة الثنائية بالرقم الثنائي المكافئ وسيتملقى باللغة التقنية المستخدمة في هذه الأملية اسم "البت". بعد إسنادٍ معين (هو الكود) ينتج عدداً من الإشارات الثنائية ضمن الإشارة الرقمية. في حين تؤمن الإشارة الثنائية تجميعاً بقياس قيمتين فقط، (بالنسبة للباب مثلاً فقط باب مفتوح/مغلق)، فإنه لمن الممكن تشكيل مثلاً عدد أو رقم كمعلومة رقمية بحزم الأرقام الثنائية المكافئة. يسمح تجميع n رقم ثنائي مكافئ بتمثيل 2n تشكيلة مختلفة.

مثلاً يمكن عرض 4 أنماط مختلفة من المعلومات بواسطة رقمين ثنائيين مكافئين. 2x2 :

0 0	تشكيلة 1	(مثلاً كلا المفتاحين مفتوح)
0 1	تشكيلة 2	(مثلاً المفتاح 1 مغلق / المفتاح 2 مفتوح)
1 0	تشكيلة 3	(مثلاً المفتاح 1 مفتوح / المفتاح 2 مغلق)
1 1	تشكيلة 4	(مثلاً كلا المفتاحين مغلق)

2. 1. 2. الإشارة التماثلية

خلافاً للإشارة الثنائية التي تقبل فقط حالي الإشارة : الجهد المتوفر 24 فولط و الجهد المتوفر 0 فولط، توجد إشارات مماثلة يمكن أن تأخذ حسب الرغبة أية قيمة ضمن مجال معين. إن المثال النمطي للمرمز التماثلي هو المقاومة المتغيرة. يمكن ضبط أية قيمة للمقاومة بحدود المقاومة العظمى بتغيير وضع الزر الدوار.

أمثلة على القياسات التماثلية في تقنية نظم التحكم :

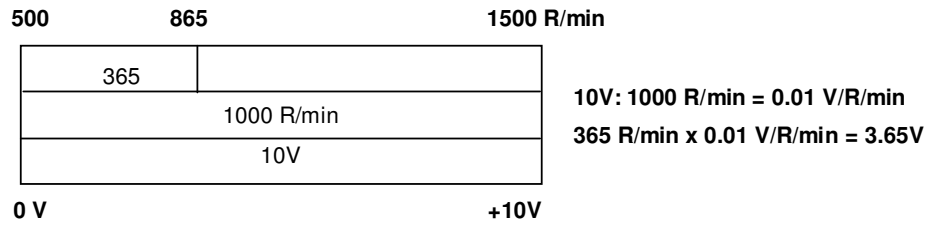
الحرارة 150°C ... -50

التدفق 200l/min ... 0

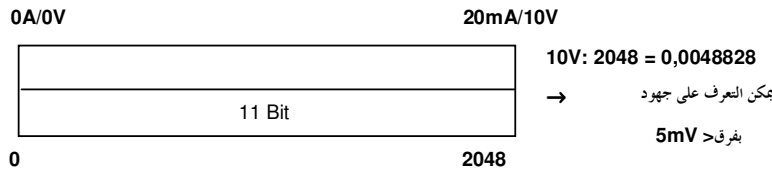
سرعة الدوران 1500 R/min ... 500

إلخ.

يتم تحويل هذه القياسات ضمن الحساسات الكهربائية إلى تيارات أو مقاومات. إذا تم مثلاً تحصيل سرعة الدوران فيمكن تحويل المجال 1500 R/min ... 500 إلى المجال +10V ... 0. وستكون القيمة المقاسة من أجل 865 R/min هي + 3.65V .



في حال إجراء قياسات مماثلة بواسطة الـ PLC فيجب تحويل الدخل من قيمة الجهد، التيار، المقاومة إلى معلومات رقمية. يدعى مثل هذا التحويل بالتحويل التماثلي الرقمي (A/D conversion). يعني ذلك أن قيمة ما، مثلاً مستوى 3065 فولط، تحفظ كمعلومة ضمن مجموعة من الأرقام الثنائية المكافئة. كلما ازداد عدد الأرقام الثنائية المكافئة ضمن التمثيل الرقمي كلما ازداد التمييز دقةً. مثلاً إذا لم يكن هناك إلا بت واحد فقط لتمثيل مجال الجهد +10V...0، فلن يكون هناك إلا تصريح واحد: هل الجهد ضمن المجال +5V..0 أو +10V...+5V. في حال وجود اثنين من البتات يمكن تقسيم المجال إلى أربع مجالات إشارة: 10V...+5V، 5V...2.5V، 2.5V...0. يتم عادةً في هندسة التحكم التحويل التماثلي الرقمي إما على 8 أو 11 بت. يمكن تحديد 256 منطقة إشارة باستخدام 8 بت و2048 مجال باستخدام 11 بت.

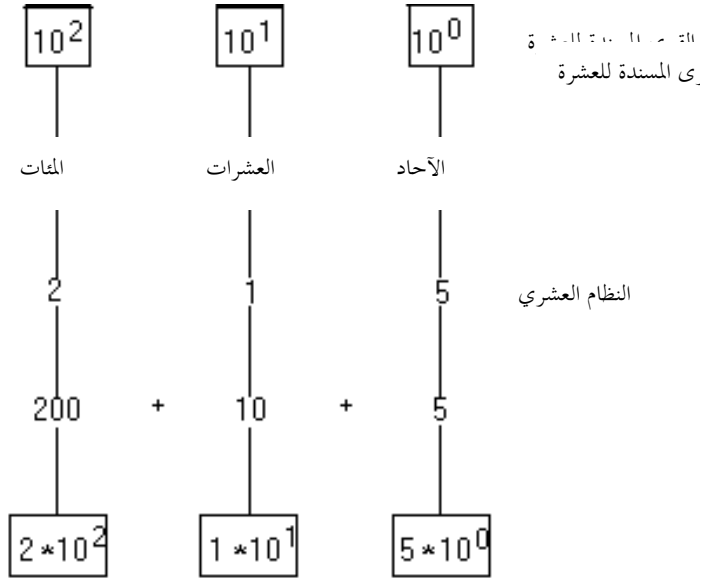


2.2. أنظمة العد

يتم اللجوء في الـ PLC إلى النظام الثنائي بدلاً من النظام العشري لمعالجة العناوين ضمن خلايا الذاكرة، المدخل، المخارج، الأزمنة، ذواكر البت الخ...

2.2.1. النظام العشري

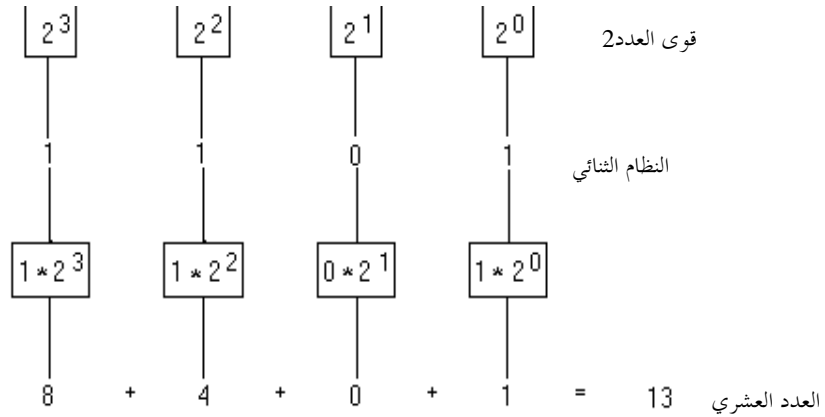
من أجل فهم النظام الثنائي سنقوم أولاً بالنظر في النظام العشري. سنقوم هنا بتقسيم العدد 215 إلى أجزاء. يمثل الرقم 2 هنا المئات، ويمثل الرقم 1 العشرات بينما يمثل العدد 5 الآحاد. والحقيقة أن 215 يجب أن يكتب بالشكل 5+10+200. وإذا قمنا بكتابة 5+10+200 باللجوء إلى قوى الرقم 10 كما شرحنا سابقاً فسنرى أن كما مكان ضمن الرقم يرتبط بقوة للرقم 10.



يرتبط كل رقم في النظام العشري بقوة للرقم 10.

2.2.2. النظام الثنائي

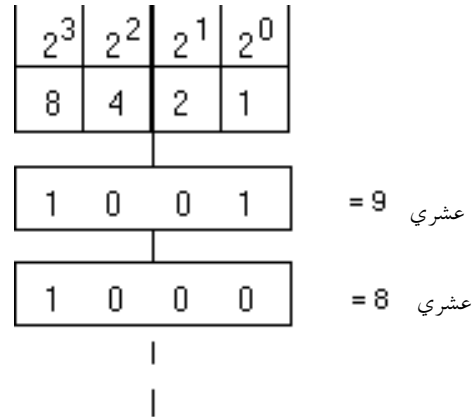
يستخدم النظام الثنائي الأرقام 0 و 1 فقط لسهولة تمثيلها وتقييمها في معالجة المعطيات. ولهذا يدعى بالنظام الثنائي. ترتبط هنا الأرقام المزدوجة بقوى العدد 2 كما يبين الشكل التالي.



يرتبط كل رقم في النظام الثنائي بقوة للرقم 2.

2.2.3. ترميز BCD (ترميز-1-2-4-8)

يستخدم بشكلٍ شائع نظام ترميز الأعداد العشرية ثنائياً (BCD : Binary Coded Decimal numbers) لتمثيل قيم كبيرة بشكلٍ أوضح. يتم في هذا النظام تمثيل الأعداد العشرية باللجوء إلى نظام الأعداد الثنائي. بما أن قيمة أعلى رقم عشري هي 9 فلا بد لتمثيله بقوى الرقم 2 من الوصول إلى 23 وبالتالي لاستخدام 4 خانات لتمثيل هذا الرقم.



لأن تمثيل أكبر رقم عشري يحتاج إلى أربع خانات تستخدم وحدة بحجم أربع خانات وتدعى الرباعي (tetrad) لتمثيل كل رقم عشري. وعليه فترميز BCD هو ترميز 4-بت.

يتم ترميز كل رقم عشري بشكلٍ منفرد. يتكون مثلاً العدد 285 من ثلاث أرقام عشرية. يتم تمثيل كل رقم عشري ضمن نظام ترميز BCD ضمن وحدة من أربع خانات (الرباعي).

2	8	5
0010	1000	0101

يمثل كل رقم عشري برباعي مرمز بشكلٍ مستقل.

2. 2. 4. نظام العد السداسي عشر

ينتمي نظام العد السداسي عشر إلى الأنظمة المرمزة لأنه يستخدم قوى العدد 16. وعليه فالنظام السداسي عشر هو نظام أساسه 16. ترتبط كل خانة في النظام السداسي عشر بقوة للعدد 16. لا بد هنا من استخدام 16 رقم بما فيهم الصفر. تستخدم رموز النظام العشري للأرقام 0-9 وأما الأرقام 10-15 فتستخدم من أجلها الأحرف A، B، C، D، E، F.

يرتبط كل رقم في النظام السداسي عشر بقوة للرقم 16.

2. 2. 5. توضيح لأنظمة العد

decimal number	binary number					hexadecimal number
	16	8	4	2	1	
0					0	0
1					1	1
2				1	0	2
3				1	1	3
4			1	0	0	4
5			1	0	1	5
6			1	1	0	6
7			1	1	1	7
8		1	0	0	0	8
9		1	0	0	1	9
10		1	0	1	0	A
11		1	0	1	1	B
12		1	1	0	0	C
13		1	1	0	1	D
14		1	1	1	0	E
15		1	1	1	1	F
16	1	0	0	0	0	1 0
17	1	0	0	0	1	1 1
18	1	0	0	1	0	1 2
19	1	0	0	1	1	1 3



2.2.6. قواعد التحويل

يقوم التحويل بين أنظمة العد المختلفة على قواعد بسيطة. يجب على مستخدم الـ PLC أن يسيطر على هذه القواعد لأنه غالباً ما يحتاج للتعامل مع هذه التقنية. عند استخدام نظام عد ذو أساس معين يتم تذييل العدد برموز يدل على أساس نظام العد المستخدم. يرمز D للعشري (Decimal)، B للثنائي (Binary)، H للسداسي عشر (Hexadecimal). من الضروري اللجوء إلى استخدام هذه العلامات للتعرف على نظام العد المستخدم لأن استخدام نفس العدد في أنظمة مختلفة يعطي قيماً مختلفة. (مثلاً "111" في النظام العشري قيمته 111D (مائة وأحد عشر)، أما في النظام الثنائي فقيمته 111B المكافئة لـ 7 في النظام العشري (1x20 + 1x21 + 1x22) وأما في النظام السداسي عشر فقيمته 111H هي (1x160 + 1x161 + 1x273) 162).

التحويل عشري ← ثنائي

يتم تقسيم الأعداد العشرية تقسيماً صحيحاً على القاعدة 2 حتى الوصول إلى الصفر. يعطي ترتيب بواقى القسمة الصحيحة (1 أو 2) العدد الثنائي المقابل. يجب الانتباه هنا إلى اتجاه ترتيب البواقى. إن الباقي الناتج عن أول قسمة هو البت الأول من اليمين (خانة أخفض قيمة).

مثلاً يراد تحويل العدد العشري 123 إلى العدد الثنائي المناسب.

$$123 : 2 = 61$$

الباقي

$$61 : 2 = 30$$

الباقي

$$30 : 2 = 15$$

الباقي

$$15 : 2 = 7$$

الباقي

$$7 : 2 = 3$$

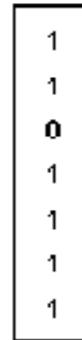
الباقي

$$3 : 2 = 1$$

الباقي

$$1 : 2 = 0$$

الباقي



رتب باتجاه عقارب الساعة

$$123_{10} \rightarrow 1111011_2$$

نموذج:

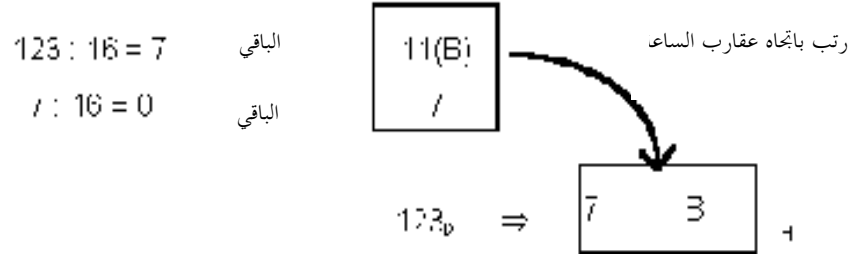
$$1 \times 2^6 + 1 \times 2^5 + 0 \times 2^4 + 1 \times 2^3 + 1 \times 2^2 + 1 \times 2^1 + 1 \times 2^0 = 123$$

$$123 = 64 + 32 + 16 + 8 + 0 + 2 + 1$$

التحويل عشري ← سداسي عشر

يتم التحويل بنفس طريقة التحويل عشري ← ثنائي. الفرق الوحيد هو استخدام القاعدة 16 بدلاً عن القاعدة 2، أي أن القسمة تتم على 16 بدلاً من القسمة على 2.

مثلاً نريد تحويل العدد العشري 123 إلى العدد السداسي عشر المناسب.



نموذج :

$$123 = \begin{matrix} B & 7 \\ 7 \times 16^1 + 11 \times 16^0 \\ 112 + 11 \end{matrix}$$

التحويل ثنائي ← سداسي عشر

يمكن من أجل تحويل الأعداد من الثنائي إلى السداسي عشر تحويلها أولاً إلى العشري بجمع الأمثال ثم تحويلها إلى السداسي عشر بالتقسيم على 16، لكن توجد طريقة أسرع لتحديد قيمة العدد السداسي عشر مباشرة من العدد الثنائي. يتم أولاً تجميع العدد الثنائي ضمن مجموعات من أربع خانات لحسن سير العمل. تعطي كل مجموعة من أربع خانات رقماً سداسي عشر. إذا لزم الأمر يتم إضافة أصفار إلى يسار العدد لاستكمال المجموعة الأخيرة إلى أربع خانات.

يراد مثلاً تحويل العدد الثنائي 1111011 إلى العدد الثنائي عشر المكافئ.

$$\begin{array}{cccccccc}
 & 1 & 1 & 1 & 1 & 0 & 1 & 1_B \\
 \hline
 0 & 1 & 1 & 1 & 1 & 0 & 1 & 1 \\
 \hline
 0x2^3 + 1x2^2 + 1x2^1 + 1x2^0 & 1x2^3 + 0x2^2 + 1x2^1 + 1x2^0
 \end{array}$$

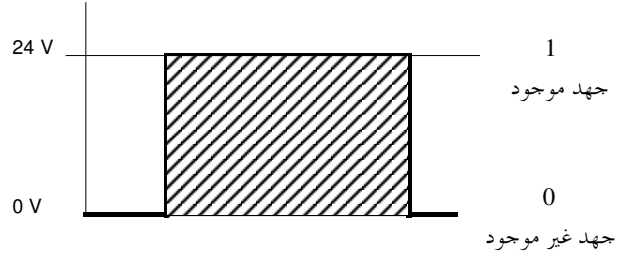
7
B
H

3.2. مصطلحات معلوماتية

غالباً ما تستخدم مصطلحات مثل البت، البايت، الكلمة عند الحديث عن المعطيات ومعالجتها على الـ PLC.

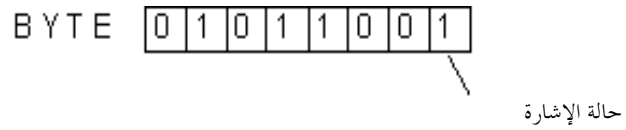
2.3.1. البت BIT

البت Bit هو اختصار لـ Binary Digit (رقم ثنائي). البت هو أصغر وحدة معلومات ثنائية (ثنائية القيمة) يمكنها قبول حالة إشارة "1" أو "0".



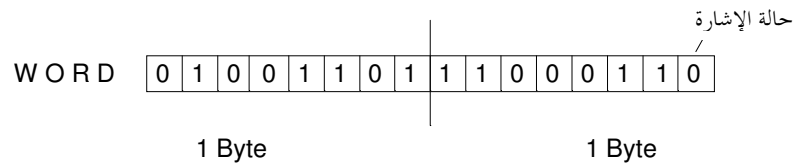
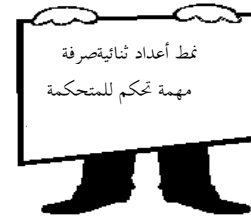
2.3.2. البايت BYTE

يستخدم مصطلح البايت للدلالة على وحدة مكونة من 8 رموز ثنائية. إن حجم البايت هو ثمانية بتات.



2.3.3. الكلمة WORD

الكلمة هي تسلسل رموز ثنائية يمكن النظر إليها كوحدة في صلة معينة. يساوي طول الكلمة عدداً من 16 رمز ثنائي. يمكن تمثيل ما يلي بواسطة الكلمة:



إن حجم الكلمة هو 2 بايت أو 16 بت

2. 3. 4. الكلمة المزدوجة Double-word

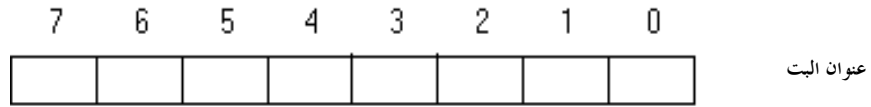
تمثل الكلمة المزدوجة كلمة طولها 32 رمزاً ثنائياً.

إن حجم الكلمة المزدوجة هو 2 كلمة أو 4 بايت أو 32 بت

إن الوحدات المستخدمة الأخرى هي كيلوبت أو كيلوبايت حيث يمثل الكيلو 1024 أو 210 والميغابت أو ميغابت حيث تمثل الميغا 1024 كيلو.

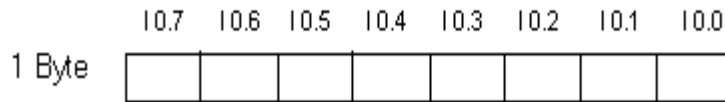
2. 3. 5. عنوان البت

ليمكن عنونة كل بت منفرداً ضمن البايت يعطى لكل بت رقم موضع خاص به. يحصل البت الأيسر ضمن كل بايت على رقم الموضع 7 في حين يحصل البت الأيمن على رقم الموضع 0.



2. 3. 6. عنوان البايت

تحصل البايتات أيضاً على أرقام تدعى الإزاحة. بالإضافة إلى ذلك يخصص المعامل بعلامة مميزة بحيث يعني مثلاً IB2 البايت الثاني للدخل. و QB4 البايت الرابع للخروج. تتم عنونة البتات بشكلٍ إفرادي بدمج عنوان البت مع إزاحة البايت. يفصل عنوان البت عن إزاحة البايت بواسطة نقطة بحيث يكون عنوان البت على يمين النقطة وإزاحة البايت على يسارها.



عنوان البايت

2. 3. 7. عنوان الكلمة

ينتج عنوان الكلمة عن ترقيم الكلمات.

ملاحظة : إن عنوان الكلمة هو دوماً العنوان الأصغر للبايتين المشكلين للكلمة مثل كلمة الدخل IW ، كلمة الخرج QW، كلمة الذاكرة MW، إلخ

مثلاً الكلمة المشكلة من IB2 و IB3 يكون العنوان هو IW2

IW0		IW2	
IB0	IB1	IB2	IB3
IW1			

عنوان الكلمة

ملاحظة : عند معالجة الكلمات يجب الانتباه إلى أن كلمتا الدخل IW0 و IW1 يتشاركان في بايت. بالإضافة إلى ذلك فعد البتات يبدأ من البت الموجود في أقصى اليمين. مثلاً البت 0 من الكلمة IW1 هو البت 12.0، البت 1 هو 12.1 ... البت 7 هو 12.7، فيما البت 8 هو 11.0 ... البت 15 هو 11.7. توجد قفزة بين البت 7 والبت 8.

2.3.8. عنوان الكلمة المزدوجة

ينتج عنوان الكلمة المزدوجة عن ترقيم الكلمات المزدوجة.

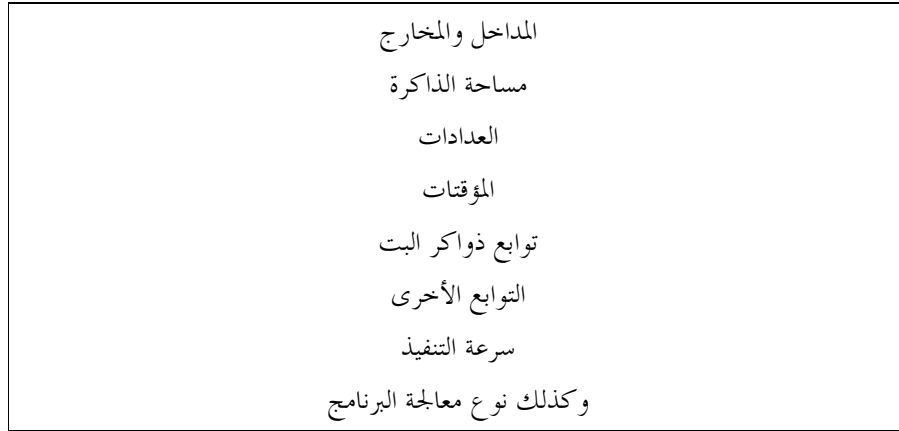
ملاحظة : عند استخدام الكلمات المزدوجة مثلاً ID، QD، MD، فإن عنوان الكلمة المزدوجة هو العنوان الأصغر للكلمتين المكونتين للكلمة المزدوجة.

ID0			
IW0		IW2	
IB0	IB1	IB2	IB3
IW1			

عنوان الكلمة المزدوجة

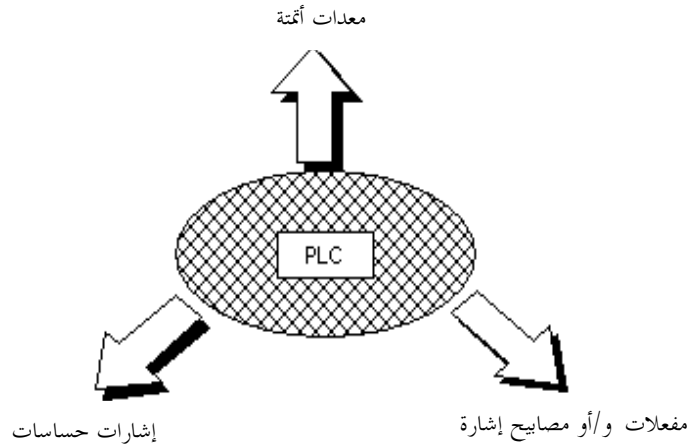
2. 4. تجميع الـ PLC

إن المتحكمات المنطقية القابلة للبرمجة هي من الأجهزة التي تصنع ضمن سلاسل تم تصميمها بهدف حل مشاكل عامة. كل الأشياء المطلوبة من أجل هندسة التحكم وهي العناصر المنطقية، توابع الذاكرة، عناصر التوقيت، العدادات إلخ... مصممة من قبل المصنع وموصولة بالمتحكم الوظيفي بواسطة رموز البرمجة. تعرض المتحكمات ضمن وحدات وظيفية مختلفة. تختلف هذه الوحدات بشكل رئيسي باختلاف عدد الأمور التالية :

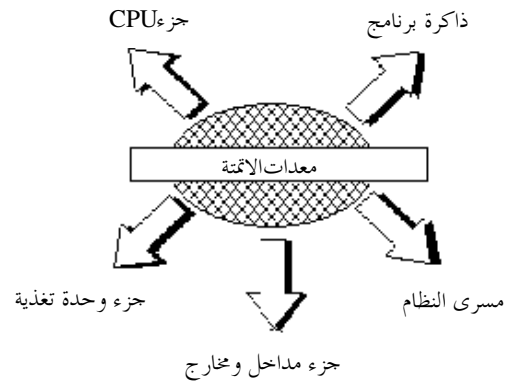


تبنى المتحكمات الكبيرة بشكلٍ إفرادي ضمن هيكلية مركبة مشكلة من وحدات فردية. تدار المتحكمات مع هذه الهيكلية المركبة من قبل كيان صلب مركزي ترتبه أنظمة الـ PLC ويمكن مواءمته وفق التطبيق. من أجل مهام تحكم أصغر توجد متحكمات متكاملة. تمثل هذه المتحكمات وحدات مكثفة ذاتياً ولها عدد ثابت من المداخل والمخارج.

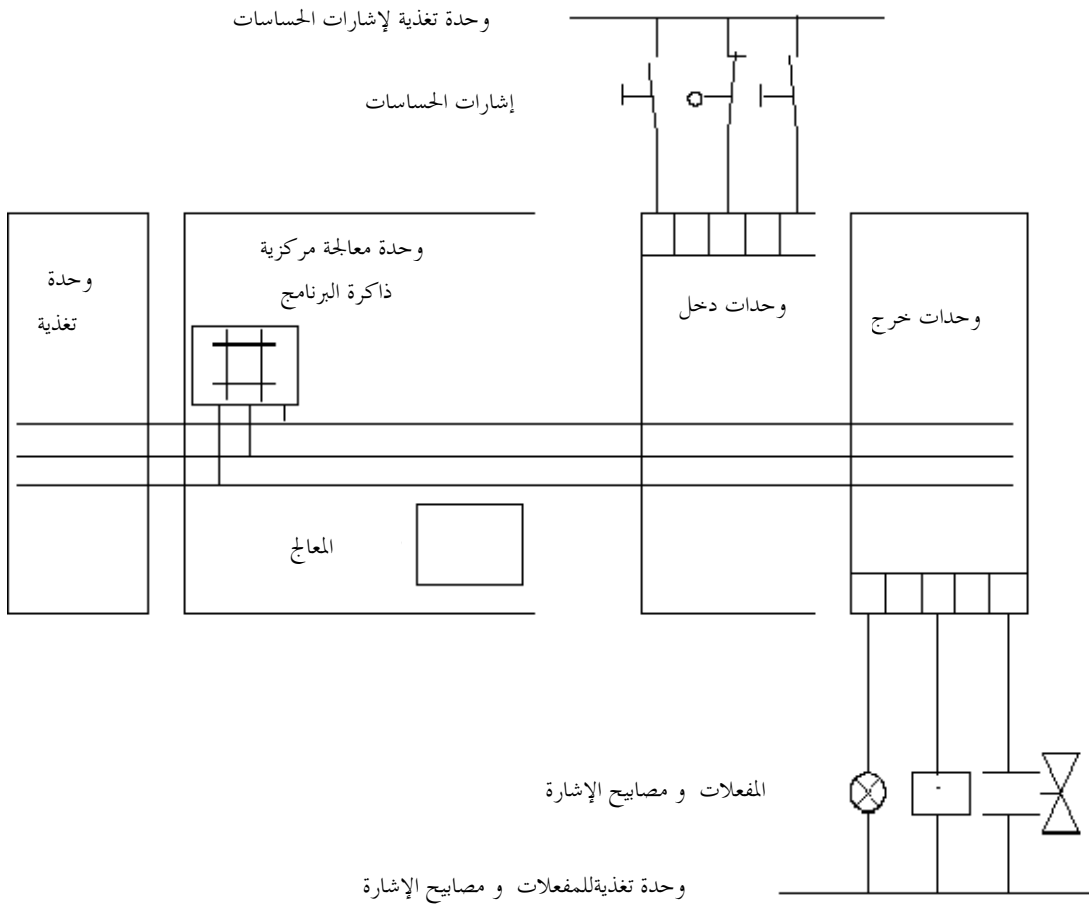
ينتمي ما يلي مبدئياً لمتحكم ميرمج :



تحتوي معدات الأتمتة بشكلٍ أساسي على :



تصميم متحكم مبرمجة :

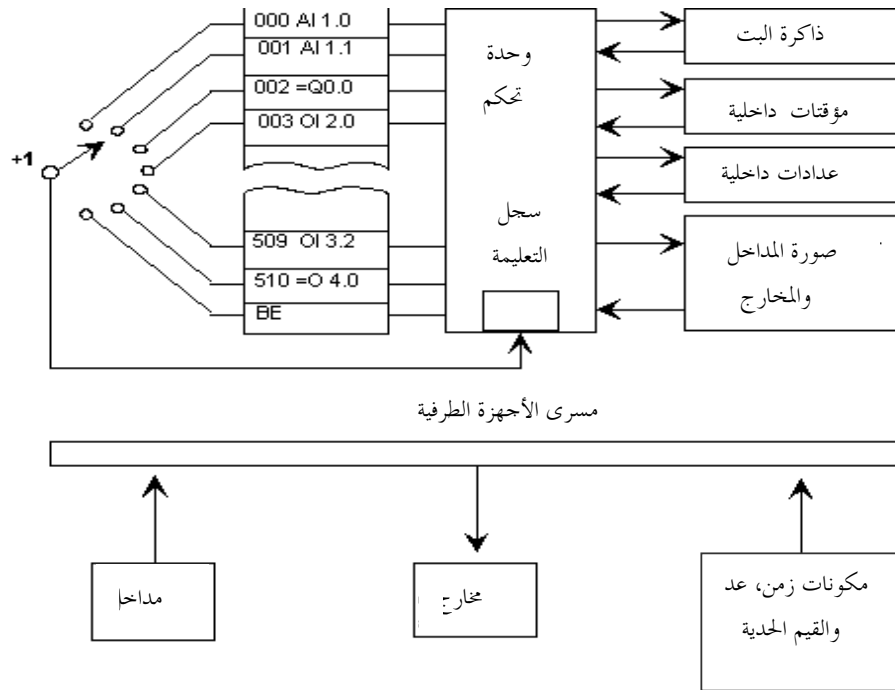


2. 5. الوحدات الوظيفية الرئيسية للـ PLC

2. 5. 1. وحدة المعالجة المركزية CPU

تصل جهود إشارات الحساسات إلى مداخل وحدات الدخل. يقوم المعالج ضمن وحدة المعالجة المركزية بالعمل وفق البرنامج الموجود في الذاكرة ويسأل كل مدخل فردي عن وجود أو غياب الجهد المطبق عليه. حسب شروط هذه الجهود والبرنامج المخزن في الذاكرة يأمر المعالج أجهزة الخرج بتوصيل الجهد إلى النهايات المناسبة من لوحات الخرج. وهكذا يتم تشغيل وإطفاء المفاعلات ومصابيح الإشارة الموصولة إلى هذه النهايات.

وحدة معالجة الـ PLC :

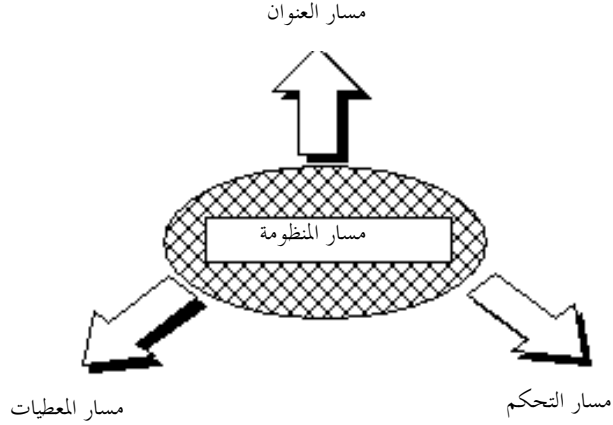


يقوم عداد العناوين بسير ذاكرة تعليمات البرنامج بالتتابع (بالتسلسل) بحثاً عن التعليمات ومسبباً نقل المعلومات المتعلقة بالبرنامج من ذاكرة البرنامج إلى سجل التعليمات. هذا وتتكون كل ذاكرة العملية من سجلات. يتلقى ميكانيزم التحكم تعليماته من سجل التعليمات. بينما يقوم ميكانيزم التحكم بتنفيذ التعليمات الحالية يقوم عداد العناوين بنقل التعليمات التالية إلى سجل التعليمات. يتبع تنفيذ العمليات نقل الحالات من المداخل إلى جدول صورة المداخل ضمن المعالج (PAE)، استخدام المؤقتات، العدادات، المدخرات ونقل نتائج العمليات المطبقة إلى جدول صورة الخرج (PAA). بعد معالجة بلوك نهاية برنامج المستخدم (BE) والتعرف على نهاية جزء يتم نقل الحالات الموافقة من PAA إلى المخارج.

ينتهي مسار الطرفيات تبادل المعطيات بين الـ CPU والطرفيات. هذا وتنتمي كل من المداخل الرقمية والتماثلية، المخارج الرقمية والتماثلية، المؤقتات، العدادات ووحدات المقارنة إلى مسار الطرفيات.

2.5.2. مسار المنظومة the BUS SYSTEM

إن مسار المنظومة هو خط تجميع لنقل الإشارات. لذا يتم تبادل الإشارات ضمن تجهيزات الأتمتة بين المعالج والمداخل والمخارج بواسطة مسار المنظومة. يتكون مسار المنظومة من ثلاث خطوط إشارة متوازية :



- تتم عنونة الوحدات فردياً على مسار العناوين.
- يتم نقل المعطيات مثلاً من أجل أجهزة الدخل والخرج على مسار المعطيات.
- يتم نقل الإشارات على مسار التحكم للتحكم ومراقبة تنفيذ الوظائف ضمن تجهيزات الأتمتة

2.5.3. وحدة التغذية

تؤمن وحدة التغذية الجهد اللازم للأجهزة الإلكترونية ضمن تجهيزات الأتمتة انطلاقاً من جهد الشبكة. تصل قيمة هذه التغذية حتى 24 فولط. أما الحساسات، المفاعلات ولمبات الإشارة التي تحتاج لجهود تزيد عن 24 فولط فتتطلب إضافة جهد أو محولات إلى وحدة التغذية.

2.5.4. ذاكرة البرنامج

عناصر الذاكرة هي عناصر قادرة على تخزين المعلومات ضمنها بشكل إشارات ثنائية. تستخدم ذواكر أنصاف النواقل بشكل طاع كذواكر البرنامج. تتألف الذاكرة من 512، 1024، 2048 إلخ خانة ذاكرة. ينصح عادةً بتحديد سعة ذاكرة البرنامج (أي عدد خانات الذاكرة) بمضاعفات 1 كيلو (يساوي الكيلو هنا 1024). يمكن كتابة تعليمات التحكم (برمجتها) ضمن ذاكرة البرنامج بواسطة أجهزة البرمجة. هذا ويمكن أن تقبل كل خانة من خانات الذاكرة حالة الإشارة "1" أو "0".

2.5.5. الرام RAM

تشير كلمة الـ RAM إلى ذاكرة الكتابة/القراءة المضمنة بتكنولوجيا أنصاف النواقل. تتم الإشارة إلى جميع مواضع التخزين بشكل إفرادي بواسطة العناوين ويمكن الدخول إليها بمساعدة خانات الذاكرة. تكتب المعلومة

عادةً بشكل عشوائي ضمن خانات الذاكرة وتسترجع المعلومات دون ضياع في مضمونها. مهما يكن فذاكرة الـ RAM هي ذاكرة طيارة. بمعنى أن مضمون المعلومات يضيع في حال حصول عطل في جهد التغذية. يتم مسح ذاكرة الـ RAM كهربائياً. إن الذاكرة الداخلية الرئيسية لـ SIMATIC S7-300 هي من نمط الـ RAM. إن بطارية الحماية التي توضع ضمن الـ PLC تؤمن الحماية لهذه الذاكرة.

2. 5. 6. فلاش ايروم Flash- EPROM

EPROM : ERASABLE, PROGRAMMABLE read-only memory ذاكرة قراءة فقط قابلة للمسح والبرمجة. يمكن مسح محتويات الـ EPROM وإعادة برمجتها بواسطة الأشعة فوق البنفسجية أو الجهد الكهربائي. تناسب مثل هذه الذاكر لعمليات النقل بدون تجاوز حدودها. يمكن تأمين البرنامج بكتابتته على ذاكرة بطاقة (Flash-EPROM) بواسطة جهاز البرمجة واستعادة النظام بسرعة في حال حصول عطل في التغذية. يتم تسجيل ومسح الـ EPROM بجهد 5 فولط. لذا يمكن أن تمسح إذغ حصل هبوط في الجهد أثناء وصلها مع الـ CPU.

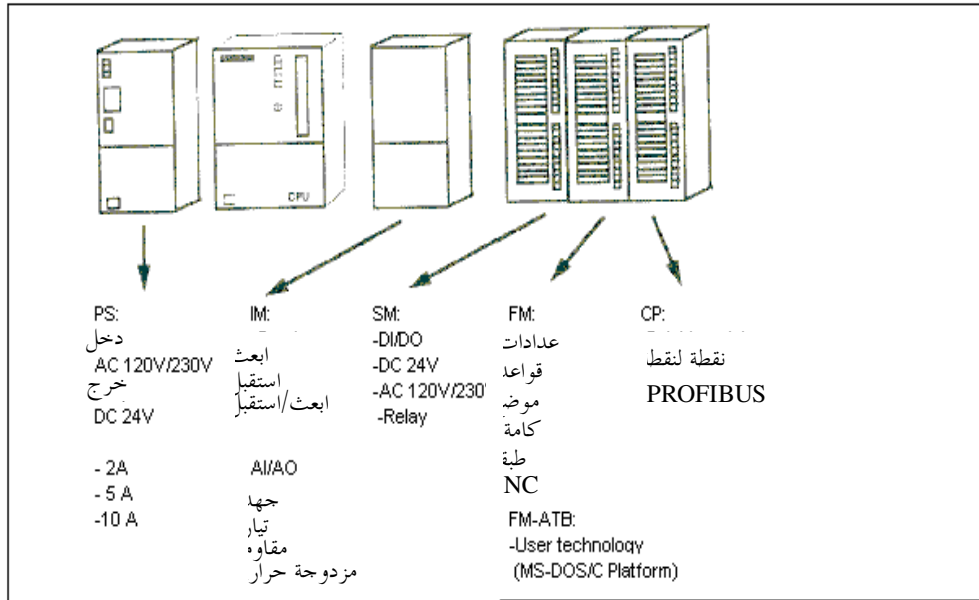
2.6 . نظام الأتمتة SIMATIC S7

SIMATIC S7 هو منتج من تصميم SIEMENS يستخدم من أجل السلاسل الحالية من المتحكمات المبرمجة. هذه العائلة من حواسيب SIMATIC S7 هي جزء من تصميم الأتمتة من أجل التصنيع وتقنيات عملية الأتمتة المتكاملة تماماً.

2.6 .1 . SIMATIC S7 - 300

طيف الأجزاء :

تشكل الأجزاء التالية مع الـ CPU بنية SIMATIC S7-300 :



وحدات المعالجة المركزية - الخيار:

فيما يلي قائمة بوحدات المعالجة المرتبطة بهذا التدريب. هناك العديد من وحدات المعالجة الأكثر فعالية مما يظهر هنا كما أن وحدات جديدة يمكن أن تظهر دوماً. تتميز القائمة هنا بأداءٍ هندسي محسن إلا أن هذه الميزة غير ضرورية من أجل أغراض التمرين البسيط.

CPU 312 IFM	CPU 313	CPU 314 IFM	CPU 314	CPU 315	CPU315-2DP
6 Kbyte/2K RAM تعليمات (مكاملة) 20Kbyte RAM	12Kbyte/4K RAM تعليمات (مكاملة) 20Kb RAM	24Kbyte/8K RAM تعليمات 40Kbyte (مكاملة) RAM	24Kbyte/8K RAM تعليمات 40Kbyte (مكاملة) RAM	48Kbyte/16K RAM تعليمات (مكاملة) 80Kbyte RAM	48Kbyte/16K RAM تعليمات (مكاملة) RAM
128 Byte DI/DO	128 Byte DI/DO	512 Byte DI/DO	512 Byte DI/DO	1024 Byte DI/DO	1024 Byte DI/DO
32 Byte AI/AO	32 Byte AI/AO	64 Byte AI/AO	64 Byte AI/AO	128 Byte AI/AO	128 Byte AI/AO
0,6 ms / 1K تعليمة	0,6 ms / 1K تعليمة	0,3 ms / 1 K تعليمة	0,3 ms / 1K تعليمة	0,3 ms / 1K تعليمة	0,3 ms / 1K تعليمة
1024 bit ذواكر	2048 bit ذواكر	2048 bit ذواكر	2048 bit ذواكر	2048 bit ذواكر	2048 bit ذواكر
32 عداد	64 عداد	64 عداد	64 عداد	64 عداد	64 عداد
64 مؤقت	128 مؤقت	128 مؤقت	128 مؤقت	128 مؤقت	128 مؤقت
10 DI/6DO على اللوحة، حيث 4 DI من أجل تنبيه المعالج أو الوظائف المكاملة عدادات أسرع 20KByte EPROM مكاملة		2 DI/16DO على اللوحة، حيث 4 DI من أجل تنبيه المعالج أو الوظائف المكاملة عدادات أسرع 4 AI / 1AO على اللوحة، تمييز 11Bit +: إشارة			مواءم PROFIBUS DP مكامل (سيد\عبد) قفل إسناد بارامترات العنونة

وحدات المعالجة المدمجة :

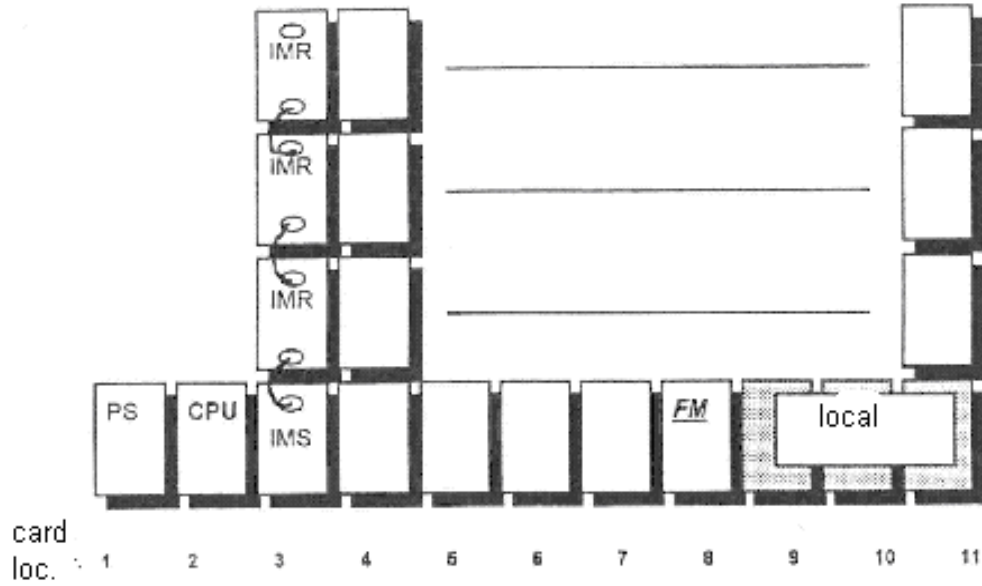
في هذه الأثناء توجد وحدات معالجة مشكلة بطريقة بنوية أكثر ضغطاً يجعلها سعرها المستحسن وواجهة اتصالها البينية المكاملة أنسب لأهداف التمرين.

يمكن مقارنة هذه الوحدات بالوحدات المعيارية من حيث الأمور الوظيفية والتعامل مع الوحدات المعيارية.

يظهر الجدول التالي مجموعة من وحدات المعالجة هذه :

	CPU 312C	CPU 313C	CPU 313C-2DP	CPU 314C-2DP
.زمن تنفيذ العملية زمن الانزلاق /مقياسي/ثنائية	0.2 / 4 / 40µs	0.1 / 2 / 20µs	0.1 / 2 / 20µs	0.1 / 2 / 20µs.
RAM	16 KB	32 KB	32 KB	48 KB
SIMATIC بطاقة ذاكرة	64 KB to 4 MB	64 KB to 4 MB	64 KB to 4 MB	64 KB to 4 MB
الطرفيات على اللوحة DI/DO AI/AO *PT100	10 / 6 -/-	24 / 16 4+1*/2	16 / 16 -/-	24 / 16 4+1* / 2
الوظائف التقنية -العدادات/التردد -نبضة الخرج -تحكم دائرة مغلقة	2 (10KHz) 2 (2,5 KHz) no no	3 (30KHz) 4 (2,5 KHz) yes no	3 (30KHz) 4 (2,5 KHz) yes no	4 (60KHz) 4 (2,5 KHz) yes 1
واجهة بينية - MPI 187,5 kBaud - DP-Functionality	Yes No	Yes No	Yes Master/Slave	Yes Master/Slave

إمكانيات التوسع في SIMATIC S7 - 300



تظهر الصورة إمكانيات التوسع العظمى لـ SIMATIC S7-300/CPU314. يسمح التجميع الكلي بالوصول إلى 32 جزء (في حالة CPU 313 و CPU 314 FM) ، مع 8 أجزاء من أجل كل لوحة تجميع.

تطبق القواعد التالية على توزيع مواضع البطاقات :

- | | |
|--------------------|---|
| موضع البطاقة 1 | وحدة تغذية PS (موضع مخصص) |
| موضع البطاقة 2 | وحدة معالجة مركزية CPU (موضع مخصص) |
| موضع البطاقة 3 | وحدة واجهة بنية IM (موضع مخصص) |
| موضع البطاقات 4-11 | وحدات إشارة SM، وحدات وظيفية FM ومعالجات اتصالات CP (مواضع غير مخصصة) |

تؤمن وحدة الواجهة البنية (IM 361) إيصال المسار بين لوحات التجميع. تمثل الوصلة IMS الباعث و IMR المستقبل. يجب وضع وحدات الاتصال في مواضع البطاقات المخصصة لها. هذا وتحتاج لوحات التجميع الإضافية إلى وحدات تغذية إضافية. يوجد كبديل اقتصادي لبني الخطتين وحدات منطقية موصلة داخلياً مثل IM 365 حيث لا حاجة لوحات تغذية إضافية.

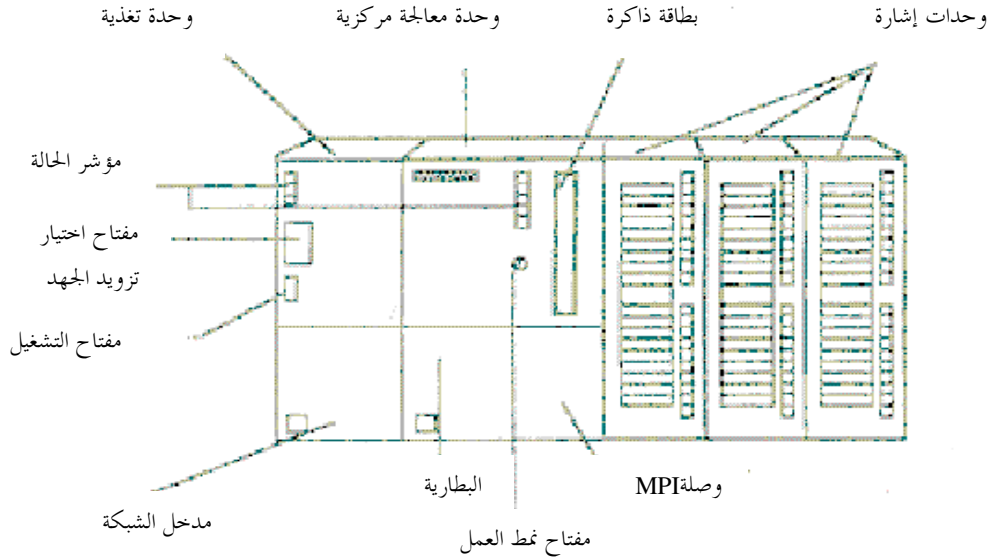
تتوفر شروط الأطوال التالية بين الخطوط :

- بين مع خطين IM 365 حد أعظمي 1 متر.
- بين مع عدة خطوط IM 361 حد أعظمي 10 أمتار

يمكن تخصيص طرفيات خاصة بالوحدات الوظيفية مثل SINUMERIK FM numerical control. وبالتالي تمتلك وحدات FM مجال طرفياتها الخاصة بما بحيث تستطيع الوصول إليها بسرعة. يدعى مجال الطرفيات هذا

بالقطعة المحلية. يمكن تطوير قطعة محلية واحدة لكل لوحة تجميع. لا يمكن للـ CPU الوصول أثناء العمل إلى هذه الطرفيات المحلية.

عناصر هامة لوحدة تزويد الجهد ووحدة المعالجة المركزية

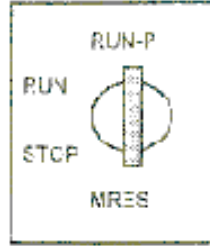


إشارات الوضع والخطأ للـ CPU :

بت الذاكرة	المعنى	توضيح
SF (أحمر)	خطأ نظام	تشير وحدات التشخيص إلى وجود خطأ في النظام
BAF (أحمر)	بطارية منخفضة	إعلان أن جهد بطارية الامتصاص غير كافي
DC5V (أخضر)	تغذية DC5V من أجل الـ CPU و مسار اللوحة الخلفية	إعلان عن جاهزية التغذية الداخلية 5V ضمن الـ CPU.
FRCE (أصفر)	إجبار	إعلان شرط الـ CPU الذي يتم فيه إجبار المدخل والمخارج لأخذ القيم المفروضة بعملية كشف الأخطاء
RUN (أخضر)	وضع العملية RUN	يوضع عند عمل الـ CPU ثابت للإعلان عن أن الـ CPU في حالة RUN
STOP (أصفر)	وضع العملية STOP	يوضع عند طلب إعادة تصفير الذاكرة ثابت للإعلان بأن الـ CPU في وضعية STOP

مفهوم حماية الـ CPU :

تمتلك كل وحدة معالجة مركزية منتقياً لنمط العمل يقوم بتحديد نمط عمل الوحدة. والأنماط الممكنة للعمل هي التالية :



- RUN-P: يتم تنفيذ البرنامج مع السماح بجميع وظائف أداة البرمجة
- RUN: يتم تنفيذ البرنامج مع السماح فقط بوظائف القراءة لأداة البرمجة
- STOP: البرنامج متوقف مع السماح بجميع وظائف أداة البرمجة
- MRES: يمكن بهذه الوضعية إعادة تصفير الوحدة

يسمح تصميم الحماية لـ SIMATIC S7-300 بحماية بعض أجزاء منظومة الأتمتة من الدخول بدون إذن. هناك :

- ♦ الـ CPU وجميع الوحدات القابلة للبرمجة.
- ♦ كل العناصر (مثل البلوكات)

يمكن التأثير على هذه الأجزاء الحمية بأجهزة البرمجة PG و B&B.

يقسم مفهوم حماية الـ CPU إلى ثلاث مراحل. تحدد مراحل الحماية هذه ما هو مسموح للمستخدم.

- ♦ المرحلة 1 : وضعية المفتاح Run-P أو Stop : لا توجد حماية، جميع الوظائف مسموحة.
- ♦ المرحلة 2 : وضعية المفتاح Run : الحماية من الكتابة، ووظائف القراءة مسموحة مثل وظائف المراقبة، ووظائف الإستعلام، الترجمة من الـ CPU.
- ♦ المرحلة 3 : بارامتر قفل تركيب الـ S7 (حماية كلمة السر). يسمح فقط بوظائف المراقبة والاستعلام بدون كلمة سر.

يمكن إعادة تصفير ذاكرة وحدة المعالجة المركزية من مفتاح نمط العمل كالاتي .:

الخطوة	التنفيذ	النتيجة
1	أدر المفتاح إلى وضعية STOP	يضيء مؤشر STOP
2	أدر المفتاح إلى وضعية MRES وأبقه في هذه الوضعية (حوالي 3 ثوان) حتى يظهر مؤشر STOP من جديد	ينطفئ مؤشر STOP وبعد حوالي 3 ثوان يعود مجدداً. من أجل وحدات المعالجة الحديثة انتظر حتى يضيء مؤشر STOP للمرة الثانية.
3	أعد المفتاح إلى وضعية STOP وخلال الثانيتين التاليتين أعد الإطلاق في وضعية MRES.	يوميض مؤشر STOP لمدة حوالي 3 ثوان ثم يضيء مرة أخرى بشكل عادي، عندئذ يكون كل شيء جاهزاً ويكون قد تمت إعادة تصفير وحدة المعالجة

2.7. معالجة البرنامج

2.7.1. ذاكرة البرنامج

توجد أثناء معالجة البرنامج إمكانيتان تعتمدان على طريقة البرمجة ونوع المتحكمة المستخدمة. تحتاج معالجة كل تعليمة بشكل منفرد بعض الوقت (من رتبة ميكرو ثانية). يدعى الزمن اللازم لمعالجة كل التعليمات مرة واحدة بزمن الدورة الذي هو زمن التنفيذ الوحيد للبرنامج (زمن مسح حلقة البرنامج).

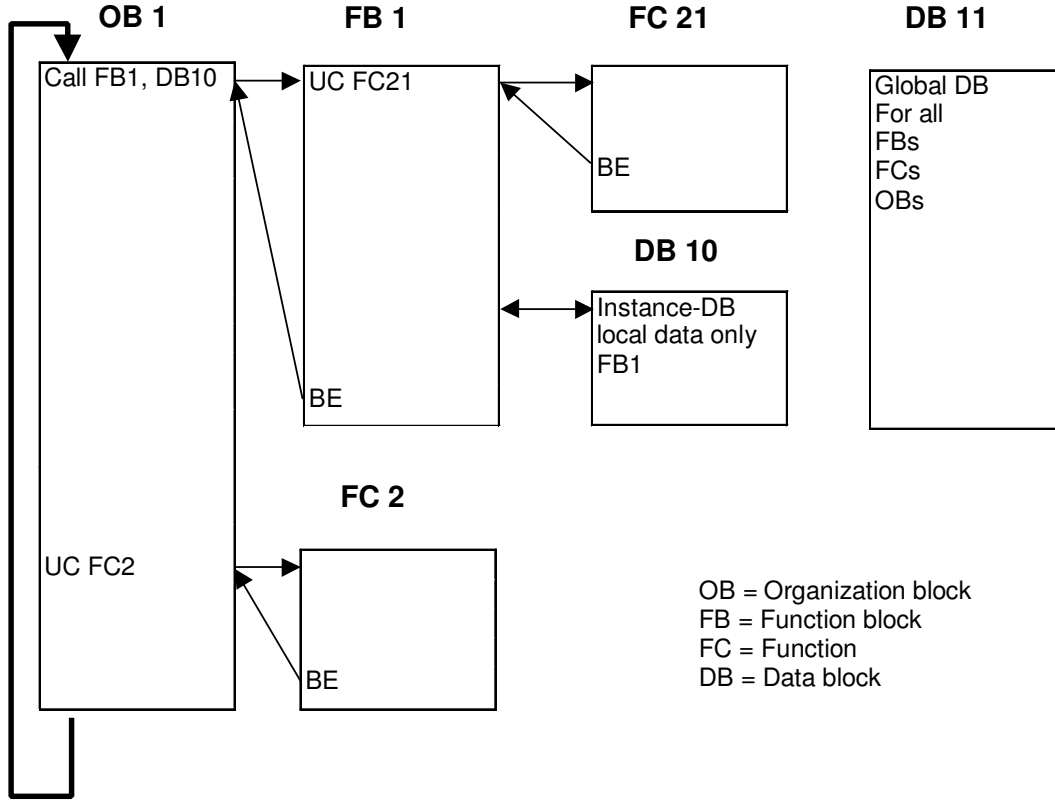
2.7.2. المعالجة الخطية للبرنامج

في المعالجة الخطية للبرنامج يتم التعامل مع التعليمات من فلب المبرمجة بالترتيب الذي حفظت فيه ضمن ذاكرة البرنامج. إذا تم الوصول إلى نهاية البرنامج BE تبدأ معالجة البرنامج من الخطوة الأولى بمفهوم المعالجة الدورية. يدعى الزمن اللازم لمعالجة جميع التعليمات مرة واحدة بزمن الحلقة. تستخدم المعالجة الخطية عادةً من أجل المتحكمات البسيطة ويمكن تحقيقها ضمن OB واحد فقط.



2. 7. 3. معالجة برامج بنوية

يتم تقسيم البرنامج إلى أجزاء برمجية صغيرة وواضحة مرتبة حسب الوظائف باستخدام مهام تحكم معقدة. تتمتع هذه الطريقة بميزة إمكانية كشف أخطاء البرامج الجزئية على حدا منفردة عن الوظيفة الكلية. يتم استدعاء هذه الأجزاء بموجب تعليمة الاستدعاء (call xx/UC xx/CC xx). عند التعرف على نهاية جزء تتم العودة إلى الجزء الذي قام باستدعائه والمتابعة في معالجته.



2. 4. 7. 2. أجزاء المستخدم

يقدم 7 STEP أجزاء المستخدم التالية للبرمجة البنوية :

◆ الجزء التنظيمي (OB : Organization Block)

يتم استدعاء OB دورياً من قبل نظام التشغيل ليشكل الواجهة البينية بين برنامج المستخدم ونظام التشغيل. يتم نقل البرنامج الذي يجب تحريره ضمن هذا الجزء (OB) إلى ميكانيزم التحكم بواسطة تعليمات استدعاء الأجزاء.

◆ الجزء الوظيفي (FB Function Block)

يملك FB منطقة حفظ مسندة إليها. عند استدعاء FB يمكن إسناد جزء معطيات (DB Data Block) إليه. يمكن الوصول إلى DB بطلب من FB عند البحث عن المعطيات. يمكن إسناد أجزاء DB مختلفة لنفس الجزء الوظيفي FB، كما ويمكن استدعاء وظائف FC وأجزاء وظيفية FB أخرى من قبل الـ FB بواسطة تعليمة الاستدعاء.

◆ الوظيفة (FC Function)

لا تمتلك الوظيفة مناطق حفظ مسندة إليها. بعد تحرير الوظيفة توضع المعلومات المحلية الخاصة بها. يمكن استدعاء وظائف FC وأجزاء وظيفية FB أخرى من قبل الـ FC بواسطة تعليمة الاستدعاء.

◆ جزء معطيات (DB Date Block)

تستخدم أجزاء المعطيات حول أماكن الحفظ لتحويلات المعطيات. يوجد نوعان من أجزاء المعطيات: عامة تستطيع جميع الأجزاء OB، FB، FC أن تقرأ منها وتكتب فيها وأجزاء DB طلبية تسند لأجزاء FB محددة.

2. 5. 7. 2. أجزاء النظام للوظائف العيارية ووظائف النظام

تتعلق أجزاء النظام بوظائف جاهزة داخل الـ CPU يمكن استدعاؤها من قبل المستخدم ضمن برنامج.

يقدم 7 STEP أجزاء النظام التالية:

◆ أجزاء نظام وظيفية (SFB System Function Block)

موجودة ضمن نظام تشغيل الـ CPU ويمكن استدعاؤها من قبل أجزاء المستخدم.

◆ وظائف النظام (SFC System Function)

موجودة ضمن نظام تشغيل الـ CPU ويمكن استدعاؤها من قبل أجزاء المستخدم.

◆ أجزاء معطيات النظام (SDB System Data Block)

مناطق تخزين ضمن البرنامج تقوم بتزويدها الأدوات المختلفة لـ 7 STEP (مثل أدوات الاتصال، الضبط...) بهدف حفظ المعلومات حول إعدادات النظام لمنظومة التحكم.

3. لغة البرمجة STEP 7

3.1. لغة البرمجة STEP 7 بشكل عام

نظراً لفصل SIMATIC S5 عن SIMATIC S7 تم تطوير برنامج
برمجة جديد (STEP7) وفق المعيارية IEC 61131.
يعمل STEP 7 تحت بيئة WINDOWS 95, 98, NT ويتمتع
بواجهة تخطيطية بيانية



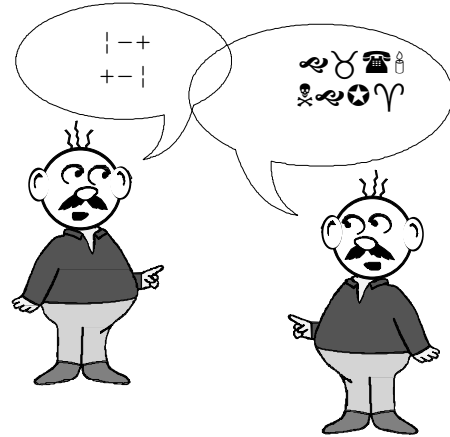
3.2. تحويل STEP 7 ⇒ STEP 5

تسمح الأداة 'S5 file conversion' في STEP 7 بتحويل ملفات STEP 5 إلى ملفات STEP 7.

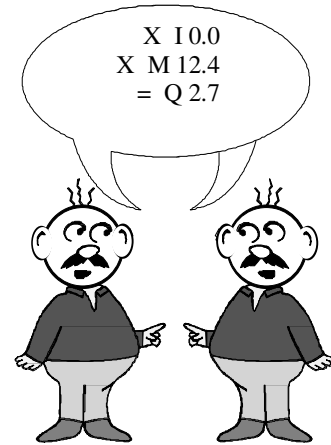
يمكن الحصول على معلومات إضافية حول عملية تحويل برامج STEP 5
ضمن دليل الاستخدام أو في الجزء -> Module B6 (Conversion STEP 5 ->
STEP 7).



3.3. المعيارية IEC 61131 من أجل الـ PLC



قاد التطور الحالي لظهور تنوع غي اللغات واللهجات الخاصة بمصنعي تكنولوجيا الـ PLC. وأخذت أسس القواعد المشتركة تضمحل أكثر فأكثر لتظهر المشاكل عند تخاطب متحكمات PLC من أنواع مختلفة.



تم بفضل المعيارية IEC 61131 وضع تكنولوجيا الـ PLC للمرة الأولى على أسس موحدة عالمياً. قامت اللجنة الدولية لتكنولوجيا الكهرباء (International Electrotechnical Commission) بقيادة الولايات المتحدة بتحديد معايير الـ PLC ضمن خمس بنود :

الجزء 1 : تعاريف عامة ومواصفات العملية المنطقية

الجزء 2 : متطلبات الأجهزة الكهربائية الميكانيكية والوظيفية

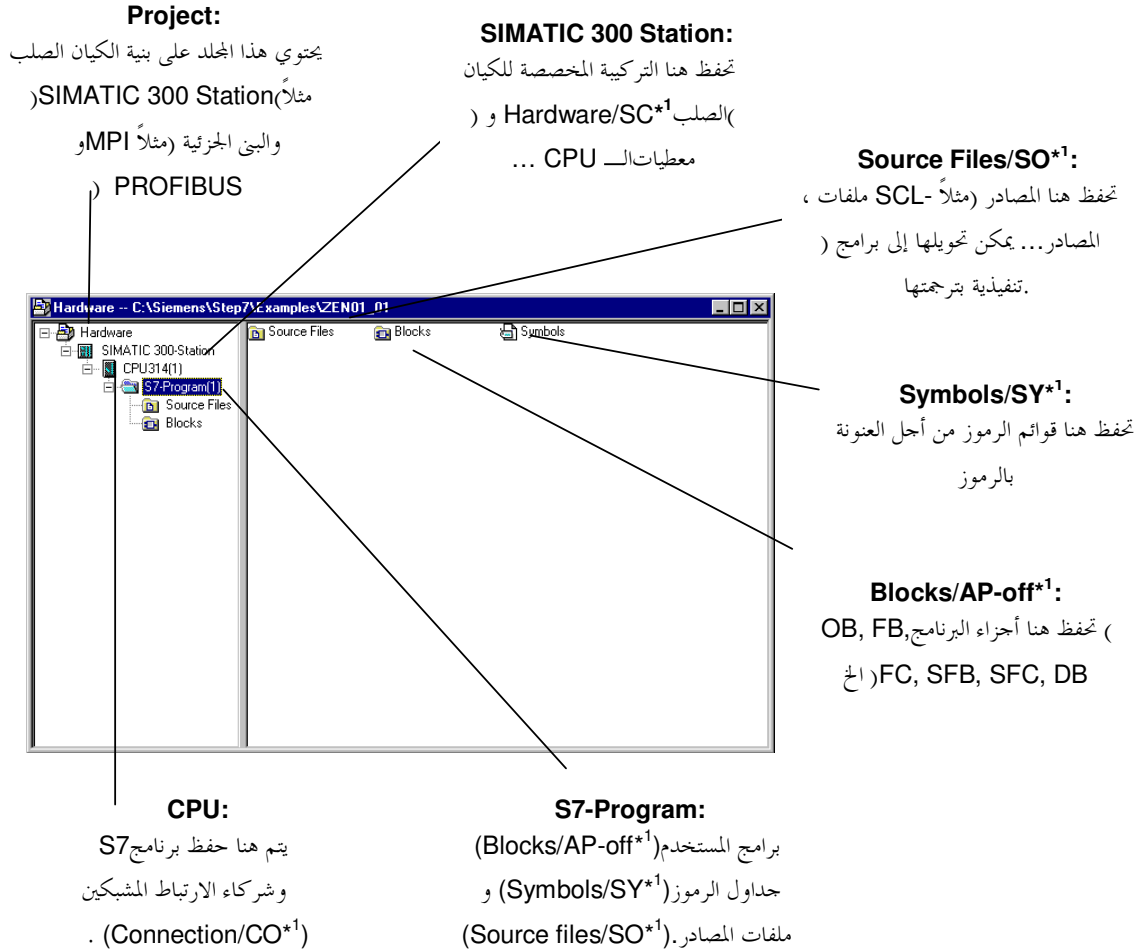
الجزء 2 : خمس لغات برمجة

الجزء 4 : نمج المستخدم لجميع مراحل المسروع

الجزء 5 : إتصالات المصنعين المختلفين للـ PLC .

3.4. هيكلية المجلدات

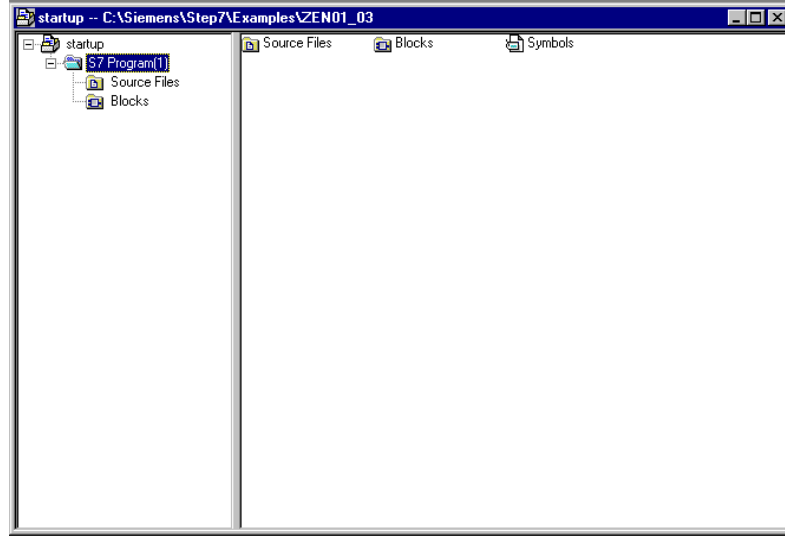
تتم إدارة الملفات في STEP 7 بواسطة **SIMATIC Manager**. يتم هنا مثلاً نسخ أجزاء البرنامج أو استبدالها للمعالجة بواسطة أدواتٍ أخرى. بمجرد النقر عليها بواسطة الفأرة. تتطابق العمليات هنا بالمعايير المستخدمة عادةً في نظام ويندوز (مثلاً يقوم زر الفأرة الأيمن باستدعاء القائمة الخاصة بكل جزء).
تظهر بنية الكيان الصلب للـ PLC ضمن المجلد **SIMATIC 300 station** و **CPU**. وعليه يمكن النظر إلى مثل هذا المشروع على أنه مخصص لكيان صلب معين.
يرتب كل مشروع ضمن STEP 7 وفق بنية محددة بحزم. يتم حفظ البرامج ضمن المجلدات التالية :



¹المصطلحات وفق STEP 7 Version 2.x

بهدف فصل المشروع عن الكيان الصلب يمكن خلق مشروع لا يحتوي جميع الملفات الممكنة.

سيمتلك مثل هذا المشروع البنية التالية :



3.5. تعريف التركيبة والبارامترات

يُخرج الـ PLC أثناء بدء البرنامج التركيبية المستهدفة ويضعها ضمن الجزء الخاص بمعطيات النظام. (SDB : System Data Block). يمكن إنشاء تركيبية مختلفة عن التركيبية الموجودة في SDB بواسطة الأداة 'Hardware Configure' وبالتالي إعادة تشكيل المتحكم. إضافةً إلى ذلك يمكن تحميل تشكيلة موجودة من الـ CPU. يمكن أيضاً تغيير بارامترات وحدات مثل الـ CPU (مثلاً إقلاع وسلوك حلقة الـ CPU)

The screenshot shows the HW Config interface for a SIMATIC 300(1) rack. The rack configuration is as follows:

Slot	Module	Order number	MPI address	I address	Q address	Comment
1	PS 307 2A	6ES7 307-1BA00-0AA0				
2	CPU 314	6ES7 314-1AE01-0AB0	2			
3						
4	DI16xDC24V	6ES7 321-7BH80-0AB0		0..1		
5	DO16xDC24V/0.5A	6ES7 322-1BH81-0AA0			4..5	
6	CP 342-5	6GK7 342-5DA02-0XE0	3	288..303	288..303	
7						
8						
9						
10						
11						

3.6. تعليمة التحكم

تقسم مهمة التحكم إلى تعليمات تحكم فردية لتحريرها من قبل المتحكم. إن تعليمة التحكم هي وحدة مستقلة من برنامج التحكم وتمثل تنظيم عمل ميكانيزم التحكم.

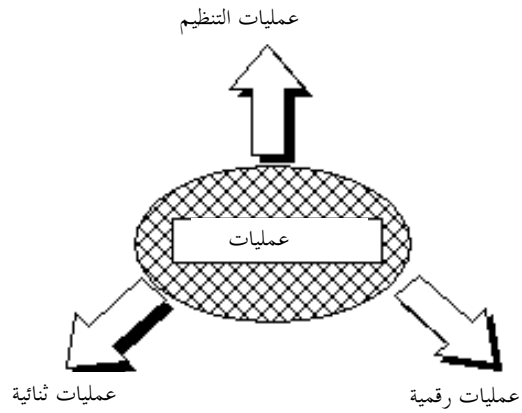
تعرق خواص، تمثيل ورموز تعليمات التحكم وفق المعيارية DIN 19 239.

تبنى تعليمة التحكم كما يلي :

تعليمة التحكم		
جزء العملية	جزء المعاملات	
	خصائص	بارامترات
A	I	0.0

3.6.1. جزء العملية

تصف العملية الوظيفة التي يمكن طلبها وتميز المعيارية DIN 19 239 :



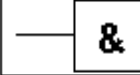
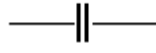

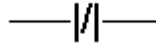
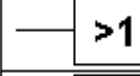
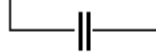
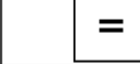
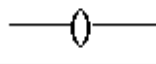
مثال العمليات الرقمية :

Load (حمل)	L
Transfer (انقل)	T
Larger than integer (أكبر من)	>I
Equal to counter/timer (يساوي عداد/مؤقت)	==R

إلخ.

مثال العمليات الثنائية:

من الـ DIN 19 239

FBD	LAD	STL	
		A	AND
		N	NOT
		O	OR
		=	EQUAL

إلخ.

مثال عمليات التنظيم :

Condition call (استدعاء شرطي)	CC
Unconditional call (استدعاء غير شرطي)	UC
Open a data block (افتح بلوك معطيات)	OPN
Jump unconditional (قفزة غير مشروطة)	JU
Jump if RLO=1 (اقفز إذا كان RLO=1)	JC
Block end unconditional (نهاية غير مشروطة للبلوك)	BEU
Block end conditional (نهاية مشروطة للبلوك)	BEC

إلخ.

3. 6. 2. جزء المعاملات

يحتوي جزء المعاملات على كافة الإفادات اللازمة لتنفيذ العملية. يدل هذا القسم ما هو ميكانيزم التحكم الواجب استخدامه مع العملية. تحتوي حقااص لمعاملات على نمط المعامل. مثلاً :

Input (دخل)	I
Output (خرج)	Q
Memory bit (بت ذاكرة)	M
Local data (internal block variables)	L
معطيات محلية— متحولات داخلية للبلوك	
Timer (مؤقت)	T
Counter (عداد)	C
Organization block (بلوك تنظيم)	OB
Function block (بلوك وظيفي)	FB
Function (وظيفة)	FC
Data block (بلوك معطيات)	DB
System functions block (بلوك وظائف نظام)	SFB
System function (وظيفة نظام)	SFC
32-Bit-constant ثابت 32 (بت)	L#
	الخ.



يدل بارامتر المعامل على عنوان المعامل.

3.7. العنونة

3.7.1. العنونة بالرموز

غالباً ما تساعد العنونة بالرموز على فهم أفضل للعناوين. إنها تجعل من الممكن إسناد إسم رمزي لعنوانٍ مطلق محدد. يمكنك مثلاً إسناد الإسم END_STOP للدخل 0.0 I و BOOL لنمط المعطيات . يمكن إعطاء كل اسم رمزي مرةً واحدة فقط. يتم الإسناد بواسطة أداة محرر الرموز (symbol editor) الذي يمكن تشغيله من SIMATIC manager.

3.7.2. العنونة المطلقة

توجد الأنماط التالية من العنونة المطلقة في STEP 7:

- العنونة الفورية
- العنونة المباشرة
- العنونة الغير مباشرة للذاكرة.

العنونة الفورية :

يتم في العنونة الفورية إدخال المعامل مباشرةً ضمن العملية ، مثلاً يمكن للعمل أن تعمل أو تستخدم المعامل مع القيمة التي تلي العنوان مباشرةً

مثال :

SET أسند القيمة 1 إلى RLO : result of logic operation (نتيجة العملية المنطقية).
+D أضف القيمة من ACCU 1 مع القيمة من ACCU 2. وضع النتيجة في ACCU 1.

العنونة المباشرة :

يتم في العنونة المباشرة ترميز عنوان المعامل ضمن العملية. أي أن المعامل يدل على عنوان القيمة التي ستعالجها العملية. يحتوي المعامل على خصائص وبارامتر المعامل ويؤشر مباشرةً إلى عنوان القيمة.

مثال :

A I 0.0 أتم عملية AND من بت المدخل. I 0.0.
L IB 0 حمل بت المدخل IB 0 إلى ACCU 1.
= Q 4.0 أسند RLO إلى بت الخرج. Q 4.0.

العنونة الغير مباشرة للذاكرة:

في العنونة الغير مباشرة للذاكرة يتم إعطاء عنوان المعامل بشكل غير مباشر بواسطة معامل يحتوي هذا العنوان، أي أن المعامل يدل على عنوان القيمة التي ستعالجها العملية. يتكون المعامل من خصائص المعامل وأحد المؤشرات الآتية :

- كلمة تحتوي على رقم المؤقت (T)، العداد (C)، بلوك المعطيات (DB).
- الوظيفة (FC) أو بلوك الوظيفة (FB).
- كلمة مزدوجة تحتوي على العنوان الدقيق لقيمة في الذاكرة العليا التي يحددها علام المعامل. يشير العنوان أو العدد إلى المعامل بشكل غير مباشر بواسطة مؤشر. يمكن للكلمة أو الكلمة المزدوجة أن تتواجد في ذواكر البت (M)، بلوك المعطيات (DB)، بلوك معطيات العملية (IDB)، أو معطيات محلية (L).

مثال :

A I [MD 3]	أتم عملية الـ AND لبت المدخل. العنوان الدقيق يوجد في كلمة الذاكرة المزدوجة MD3
L IB [DID 4]	حمل بت المدخل إلى 1 ACCU. يوجد العنوان الدقيق في كلمة العملية المزدوجة DID4.
OPN DB [MW 2]	افتح بلوك المعطيات. يوجد رقم البلوك في بت الذاكرة MW2.

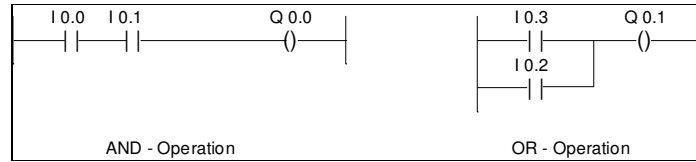
3. 8. وصف البرنامج

يمكن إظهار وبرمجة البرامج ضمن STE 7 بإحدى ثلاث لغات بواسطة الأداة LAD/STL/FBD :

- المخطط السلمي LAD
- مخطط الكتل الوظيفية FBD
- قائمة التعليمات STL

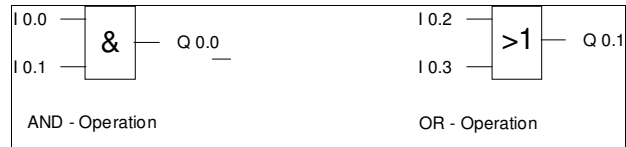
3. 8. 1. المخطط السلمي LAD

المخطط السلمي هو التمثيل الشكلي لمهمة التحكم بواسطة الرموز وفق المعيارية DIN 19 239 التي تستخدم في الولايات المتحدة. يحمل هذا التمثيل الكثير من الشبه مع رسوم الدارات الكهربائية إلا أن مسارات التيار ليست عمودية بل أفقية لأسباب تتعلق بالإظهار على الشاشة.



3. 8. 2. مخطط الكتل الوظيفية FBD (في STEP 7 VERSION 3.x و أعلى)

إن مخطط العمليات هو التمثيل الشكلي لمهمة التحكم باستخدام رموز المعياريات DIN 19 و DIN 40 700 و 239. يتم تمثيل الوظائف برموز مع معرف الوظيفة. تظهر المدخل على الطرف الأيسر للوظيفة والمخرج على الطرف الأيمن.



3.8.3 القائمة المعيارية stL

يتم وصف مهمة التحكم في قائمة التعليمات بواسطة تعليمة مفردة. تمثل تعليمة التحكم (العملية والمعامل) المهمة مع اختصار mnemonic لاسم الوظيفة (وفق المعيارية DIN 19 239).

جزء العملية:	جزء المعامل :الخصائص البارامتر	البارامتر
A	0.0 I	AND- Operation
A	0.1 I	
=	4.0 Q	OR- Operation
O	0.2 I	
O	0.3 I	
=	4.1 Q	

لكل تمثيل خصائصه وحدوده. في حال الالتزام ببعض القواعد أثناء البرمجة فمن الممكن التنقل بين الأنماط الثلاثة بدون مشاكل. مبدئياً يمكن دوماً تحويل البرامج المكتوبة بلغة LAD أو FDB إلى قائمة التعليمات STL. تكتب البرامج ضمن ذاكرة البرامج في المتحكم دوماً بلغة STL (بلغة الآلة).

3. 9. ذواكر البت

يمكن استخدام ذواكر البت من أجل العمليات التي يقوم بها التحكم ولا يحتاج إلى إخراجها إلى الخارج. إن ذواكر البت هي عناصر ذاكرة الكترونية (عناصر ذاكرة R-S) يمكنها أن تحتفظ بحالتين لوضع الإشارة (1 أو 0). يتوفر لكل PLC عدد كبير من ذواكر البت. هذا وتتم برمجة ذواكر البت كبرمجة المخارج. في حال حصول أعطال في التغذية فإن المحتويات المخزنة في هذه الذواكر تضيع.

3. 9. 1. ذواكر البت الباقية

يوجد جزء من ذواكر البت باقية (عند حدوث هبوط في الجهد). يتم تفادي هبوط الجهد بواسطة بطارية امتصاص. لذا لا تضيع الشروط المنطقية.



باستخدام ذواكر البت الباقية فإن الحالة الأخيرة للمنظومة أو الآلة قبل غياب شروط العمل تبقى محفوظة. عند إعادة الإقلاع يمكن للمنظومة أو الآلة متابعة العمل من النقطة التي توقفت فيها. يتم تحديد مجال الإبقاء بواسطة بارامترات الـ CPU في أداة S7 Configuration.

3. 9. 2. ذواكر البت غير الباقية



يتم تصفير ذواكر البت غير الباقية بعمليات من نمط "RUN>STOP" أو "NET 1".